パフォーマンスを引き出すコードを生成

インテル® Parallel Studio XE 2020

エンタープライズ、クラウド、HPC、AI アプリケーションの
並列コードを高速化

30-3-30 プレゼンテーション
CVCG 開発製品部門
2019 年 12 月

インテル® Parallel Studio XE - 概要

エンタープライズ、クラウド、HPC、AI 向けの高速でスケーラブルな並列アプリケーションを開発

インテル® Parallel Studio XE とは

エンタープライズ、クラウド、HPC、AI 向けのハイパフォーマンスでスケーラブルな並列アプリケーションを開発するための統合ツールスイート

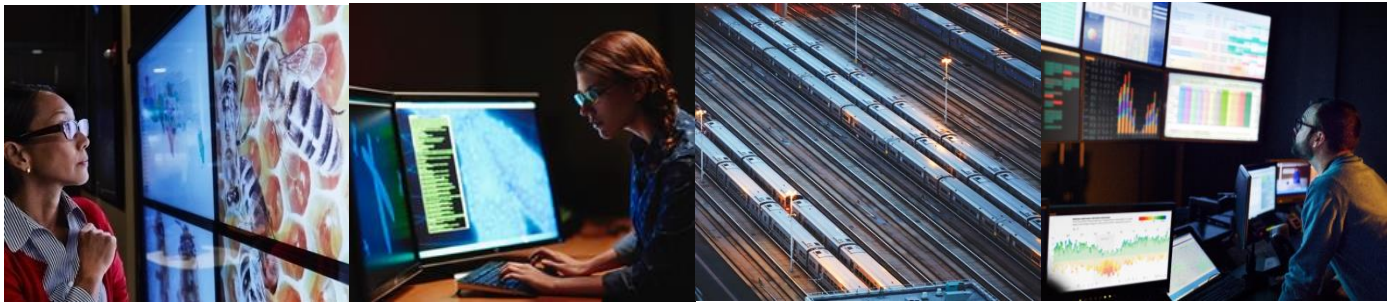
- C++、Fortran、Python* パフォーマンス・ツールを含む: 業界最先端のコンパイラー、数値ライブラリー、パフォーマンス・プロファイラー、コード・アナライザー
- Windows*、Linux*、macOS* をサポート

対象ユーザー

- OEM/ISV
- C++、Fortran、Python* 開発者
- エンタープライズ、データセンター/クラウド、HPC、AI アプリケーションのソフトウェア開発者、ドメイン・スペシャリスト

使用すべき理由

- インテル® Xeon® プロセッサーおよびインテル® Core™ プロセッサーのパフォーマンスを向上
- 少ない労力で、高速かつ安定した、スケーラブルな並列コードを作成
- コードを効率的に現代化 - 現在および将来のインテル® プラットフォーム向けに最適化
- 標準規格に対応



30 日間無料評価版のダウンロード: www.xlsoft.com/jp/products/download/intelj.html

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

並列コードを高速化

インテル® Parallel Studio XE の機能

エンタープライズ、クラウド、HPC、AI 向けの高速でスケーラブルな並列アプリケーションを開発

- **最新のインテル® プラットフォームの機能とパフォーマンスを活用し、**実証済みのベクトル化、マルチスレッド、マルチノード、およびメモリーの最適化手法を利用して**簡単にコードを現代化**
- 最先端のコンパイラー、ライブラリー、Python* 向けインテル® ディストリビューションにより各種ワークロードやマシンラーニングを高速化して**アプリケーションのパフォーマンスを向上**
- **開発者の生産性を向上** - コードの高速化の可能性を素早く特定
  - アプリケーション・パフォーマンス・スナップショット機能により、**メモリー、ネットワーク、ストレージ、MPI、CPU、FPU の使用状況を表示。**フローグラフ・アナライザーにより、**アルゴリズムをインタラクティブにビルド、検証。**ルーフライン解析により、**パフォーマンスへの影響が大きく、最適化が不十分なループを特定。**
  - **一般的な開発環境で利用** - Docker* および Mesos* コンテナー内の、Java* サービスやデーモンを実行するエンタープライズ・アプリケーションをプロファイル。
- **エクサスケールへの道を開く HPC ソリューションの拡張** - インテル® MPI ライブラリーにより、優れたスケーラビリティーを実現し、レイテンシーの軽減を支援。
- **プライオリティー・サポートの利用** - コードのパフォーマンスを最大限に引き出す方法、開発の課題を解消する方法など、インテルのエンジニアに技術的な質問を直接問い合わせることが可能。[1]

[1]ライセンス購入者のみ。学生/アカデミック向けにインテル® ソフトウェア・ツールの割引または無料版 (英語) も用意

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

バージョン 2020 の新機能

インテル® Parallel Studio XE: クラウド、HPC、AI アプリケーションの並列コードを高速化

人工知能 (AI) の推論を高速化 - インテル® コンパイラーおよびアナライザーで、第 2 世代インテル® Xeon® スケーラブル・プロセッサー (開発コード名 Cascade Lake/Cascade Lake AP) で利用可能なベクトル・ニューラル・ネットワーク命令 (VNNI) をサポート

最大 512GB DIMM のパーシステント・メモリーに対応 - インテル® VTune™ プロファイラーを使用して、インテル® Optane™ DC パーシステント・メモリー向けのインテル® プラットフォームを特定、最適化、およびチューニング可能

言語規格のサポートを拡張 - 追加の Fortran 2018 機能、C++17 をフルサポート、イニシャル C++20 をサポート

粗粒度のプロファイルを拡張 - インテル® VTune™ プロファイラーのプラットフォーム・レベルの収集と解析

HPC クラウドをサポート - AWS* Elastic Fabric Adapter のサポートにより、MPI アプリケーションで低レイテンシー、高帯域幅の通信を実現

新しい OS をサポート - Amazon* Linux* 2

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Parallel Studio XE のコンポーネント

包括的なソフトウェア開発ツールスイート

Composer Edition

ビルド
コンパイラーとライブラリー

インテル® C/C++、Fortran コンパイラー

インテル® MKL[1]

インテル® DAAL[2]

インテル® TBB[3]
C++ スレッド・ライブラリー

インテル® IPP[4]
画像、信号、データ処理

Python* 向けインテル® ディストリビューション
ハイパフォーマンスな Python*

Professional Edition

解析
解析ツール

インテル® VTune™ プロファイラー
パフォーマンス・プロファイラー

インテル® Inspector
メモリー/スレッドのデバッガー

インテル® Advisor
ベクトル化の最適化、スレッドのプロトタイプ生成、フローグラフ解析

Cluster Edition

スケール
クラスターツール

インテル® MPI ライブラリー
メッセージ・パッシング・インターフェイス・ライブラリー

インテル® Trace Analyzer & Collector
MPI チューニングと解析

インテル® Cluster Checker
クラスター診断エキスパート・システム

オペレーティング・システム: Windows*、Linux*、macOS*[5]

インテル® アーキテクチャー・ベースのプラットフォーム

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

[1] インテル® マス・カーネル・ライブラリー
[2] インテル® データ・アナリティクス・アクセラレーション・ライブラリー
[3] インテル® スレッディング・ビルディング・ブロック
[4] インテル® インテグレーテッド・パフォーマンス・プリミティブ
[5] インテル® Parallel Studio XE Composer Edition でのみ利用可能

インテル® Parallel Studio XE の活用例

さまざまな業界でハイパフォーマンスでスケーラブルなソフトウェアを実現

人工知能	Google Cloud Platform*	23 倍						
エネルギー	Schlumberger	10 倍						
EDA	Mentor Graphics	11 倍						
科学/研究	the Walker Molecular Dynamics lab	4 倍	Novosibirsk State University THE REAL SCIENCE	3 倍	京都大学	8 倍	NERSC	1.35 倍
製造業	Altair	1.4 倍	esi	4 倍				
政府機関	AWE	25 倍						
コンピューター・ソフトウェア	FIXSTARS	2.5 倍	FLOW Science	1.25 倍	NIK Software	1.3 倍		
IT	NEC	5 倍	f5		OPENCASCADE	2 倍		
ヘルスケア	MASSACHUSETTS GENERAL HOSPITAL	20 倍						
デジタルメディア	DREAMWORKS							
通信	pexip	2.5 倍						

ほかの成功事例

- インテル® Parallel Studio XE のケーススタディー
- ケーススタディー (英語) サイト

インテル® テクノロジーの機能と利点はシステム構成によって異なり、対応するハードウェアやソフトウェア、またはサービスの有効化が必要となる場合があります。詳細については、http://www.intel.co.jp/ を参照するか、OEM または販売店にお問い合わせください。性能の測定結果は ~2015-2017 年のテストに基づいています。また、現在公開中のすべてのセキュリティー・アップデートが適用されているとは限りません。詳細については、公開されている構成情報を参照してください。絶対的なセキュリティーを提供できる製品はありません。性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。結果はこれらの要因によって異なります。製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。さらに詳しい情報をお知りになりたい場合は、http://www.intel.com/benchmarks/ (英語) を参照してください。システム構成は、インテル® Parallel Studio XE ケーススタディーおよびケース・スタディー・サイト (英語) を参照してください。

最適化に関する注意事項

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。注意事項の改訂 #20110804

ハイパフォーマンスによりもたらされる利点

- インテル® ハードウェアの能力を最大限に引き出してパフォーマンスを向上
- アプリケーションとワークロードの処理をスピードアップ
- 効率と開発者の生産性を向上
- ビジネスの課題を解決し、革新を促進
- フォワード・スケーリング、互換性と相互運用性を促進

インテル® Parallel Studio XE

- 現在および将来のインテル® プラットフォームでパフォーマンスを向上
- ハイパフォーマンスで安定したスケーラブルな並列コードを少ない労力で簡単に作成

3 つのエディション – Composer、Professional、Cluster
無料評価版のダウンロード

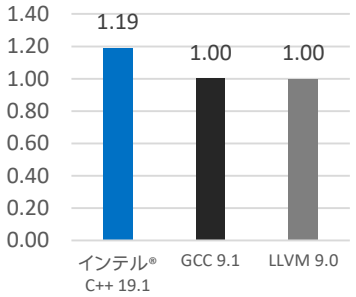
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® C++ コンパイラーによる優れたアプリケーション・パフォーマンス — Linux*

相対 (相乗平均) パフォーマンス (FP レートベースおよび FP 速度ベース、数値が大きいほど高性能)

浮動小数点演算

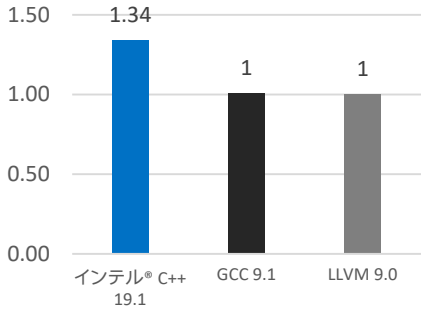
SPECfp* レート



SPEC* CPU2017 の幾何平均の推定値

整数演算

SPECint* レート

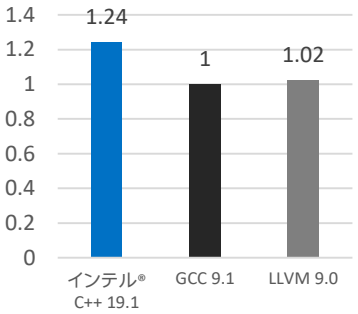


SPECint*_rate_base2017 の推定値

浮動小数点**レートベース**の C/C++ ベンチマーク

浮動小数点演算

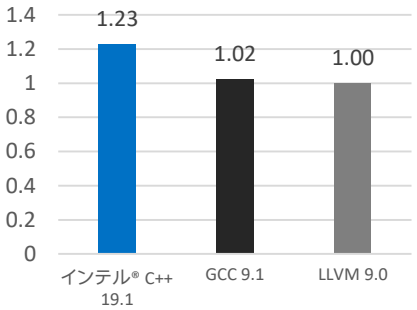
SPECfp* 速度



SPEC* CPU2017 の幾何平均の推定値

整数演算

SPECint* 速度



SPECint*_speed_base2017 の推定値

浮動小数点**速度ベース**の C/C++ ベンチマーク

Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Aug. 26, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Aug. 26, 2019. Linux hardware: Intel® Xeon® Platinum 8180 CPU @ 2.50GHz, 384 GB RAM, HyperThreading is on. Software: Intel® C++ Compiler 19.1, GCC 9.1.0. Clang/LLVM 9.0. Linux OS: Red Hat* Enterprise Linux Server release 7.4 (Maipo), 3.10.0-693.el7.x86_64. SPEC* Benchmark (www.spec.org). SPECint®_rate_base_2017 compiler switches: qkmalloc was used for Intel C++ Compiler 19.1 SPECint rate test, jemalloc 5.0.1 was used for GCC and Clang/LLVM SPECint rate test. Intel® C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-mem-layout-trans=4. GCC 9.1.0 -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops –flto. SPECfp®_rate_base_2017 compiler switches: jemalloc 5.0.1 was used for Intel C++ Compiler 19.1, GCC and Clang/LLVM SPECfp rate test. Intel C/C++ compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-prefetch -ffinite-math-only -qopt-mem-layout-trans=4. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -fno-associative-math -funroll-loops -flto. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops –flto. SPECint®_speed_base_2017 compiler switches: Intel C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-mem-layout-trans=4 -qopenmp. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp=libomp. SPECfp®_speed_base_2017 compiler switches: Intel C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-prefetch -ffinite-math-only -qopenmp. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -fno-associative-math -funroll-loops -flto -fopenmp. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp=libomp. compiler switches: jemalloc 5.0.1 was used for Intel C++ Compiler 19.0 update 4, GCC and Clang/LLVM SPECfp rate test. Intel C/C++ compiler 19.1:-.

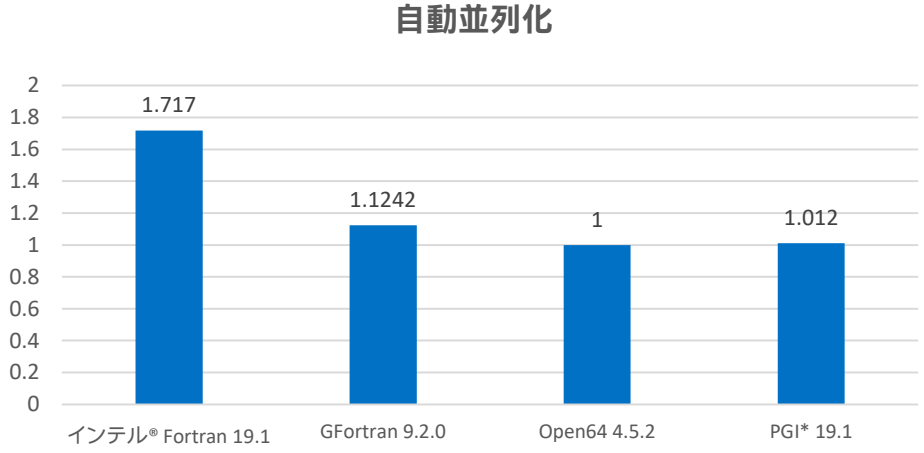
最適化に関する注意事項

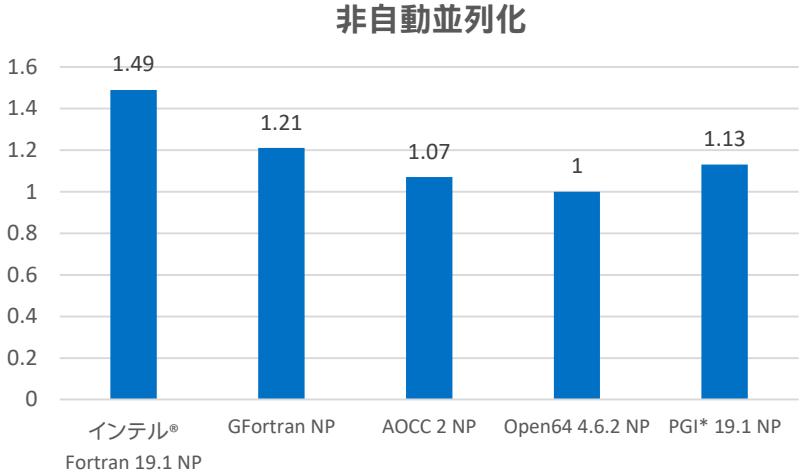
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

インテル® Fortran コンパイラーによる優れたアプリケーション・パフォーマンス — Linux*

Polyhedron* ベンチマーク
相対 (相乗平均) パフォーマンス (数値が大きいほど高性能)





Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Dec. 12, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Dec. 12, 2019. Hardware: Intel® Core™ i7-6700 CPU @ 3.40GHz, HyperThreading is on. RAM 8G. Software: Intel® Fortran Compiler 19.1, PGI Fortran* 19.1, Open64* 4.6.2, gFortran* 9.2.0. Red Hat Enterprise Linux Server release 7.4 (Maipo), Kernel 3.10.0-693.11.6.el7.x86_64 Polyhedron Fortran Benchmark (www.fortran.uk). Linux compiler switches: Auto-parallel: Gfortran:gfortran -Ofast -mfpmath=sse -flto -march=skylake -funroll-loops -ftree-parallelize-loops=8. Intel Fortran compiler: -fast -parallel -xCORE-AVX2 -nostandard-realloc-lhs. PGI Fortran: pgf95 -fast -Mipa=fast,inline -Msmartalloc -Mfprelaxed -Mstack_arrays -Mconcur –mp=bind. Open64: openf95 -march=auto -Ofast -mso -apo. Non-auto parallel (NP): ifort -fast -xCORE-AVX2 -nostandard-realloc-lhs. open64:openf95 -march=auto -Ofast -mso. gcc: gfortran -Ofast -mfpmath=sse -flto -march=native -funroll-loops. pgi: pgf95 -fast -Mipa=fast,inline -Msmartalloc -Mfprelaxed -Mstack_arrays. aocc: flang -flto -Wl,-mllvm -Wl,-function-specialize -Wl,-mllvm -Wl,-region-vectorize -Wl,-mllvm -Wl,-reduce-array-computations=3 -ffast-math -Wl,-mllvm -Wl,-inline-recursion=4 -Wl,-mllvm -Wl,-lsr-in-nested-loop -Wl,-mllvm -Wl,-enable-iv-split -O3 -flto -march=znver2 -funroll-loops -Mrecursive -mllvm -vector-library=LIBMVEC -z muldefs -lamdlibm -lflang -lamdlibm -lm

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

ニーズに応じて 3 つのエディションから選択

インテル® Parallel Studio XE

無料評価版のダウンロード

		Composer Edition	Professional Edition	Cluster Edition
ビルド	**インテル® C++ コンパイラー**	√	√	√
	インテル® Fortran コンパイラー	√	√	√
	Python* 向けインテル® ディストリビューション	√	√	√
	インテル® MKL - 高速な数学ライブラリー	√	√	√
	インテル® IPP - 画像、信号、およびデータ処理	√	√	√
	インテル® TBB - C++ スレッド・ライブラリー	√	√	√
	インテル® DAAL - マシンラーニングとデータ解析	√	√	√
解析	**インテル® VTune™ プロファイラー** - パフォーマンス・プロファイラー		√	√
	インテル® Advisor - ベクトル化の最適化、スレッドのプロトタイプ生成、フローグラフ解析		√	√
	インテル® Inspector - メモリー/スレッドのデバッガー		√	√
スケール	**インテル® MPI ライブラリー** - メッセージ・パッシング・インターフェイス・ライブラリー			√
	インテル® Trace Analyzer & Collector - MPI チューニングと解析			√
	インテル® Cluster Checker - クラスター診断エキスパート・システム			√

フローティングおよびアカデミックを含むライセンスオプションの詳細:
https://www.xlsoft.com/jp/products/intel/purchase/intel_license.html?tab=0

インテル® ソフトウェア開発ツールのフローティング・ライセンスに関する変更 – 2018 年 9 月 12 日以降、インテル® ソフトウェア開発ツールの**バージョン 2017、2018、2019 と 2020** のフローティング・ライセンスを使用してインストールする場合、最新バージョンのインテル® Software License Manager (インテル 2.5/lmgrd 11.14.1.1) が必要です。最新のインテル® Software License Manager は、インテル® ソフトウェア開発製品レジストレーション・センターから入手できます。詳細は、「インテル® Software License Manager のアップグレードに関連したインストール・エラー」(英語) を参照してください。

ローグウェーブ IMSL* ライブラリーはインテルから直接提供されないようになりました。ローグウェーブまたはローグウェーブの販売代理店から入手してください。IMSL* の詳細については、www.roguewave.com (英語) を参照してください。

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

HPC ソフトウェアの最適化の成功事例

インテル® Parallel Studio XE

科学/研究

アプリケーション・パフォーマンスが最大 **35 倍**向上

NERSC (National Energy Research Scientific Computing Center)

ケーススタディー

人工知能

インテルにより最適化された scikit-learn は stock scikit-learn の最大 **23 倍**高速

Google Cloud Platform*

blog (英語)

ライフサイエンス

シミュレーションが最大 **7.6 倍**高速化し電力効率が **9 倍**向上**

LAMMPS コード - Sandia National Laboratories

テクノロジー概要 (英語)

その他の成功事例は、インテル® Parallel Studio XE のケーススタディーを参照

**インテル® Xeon Phi™ プロセッサー・ソフトウェア・エコシステム・モーメンタム・ガイド (英語)
インテル® テクノロジーの機能と利点はシステム構成によって異なり、対応するハードウェアやソフトウェア、またはサービスの有効化が必要となる場合があります。詳細については、http://www.intel.co.jp/ を参照するか、OEM または販売店にお問い合わせください。性能の測定結果は 2016-2017 年のテストに基づいています。また、現在公開中のすべてのセキュリティー・アップデートが適用されているとは限りません。詳細については、公開されている構成情報を参照してください。絶対的なセキュリティーを提供できる製品はありません。性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。結果はこれらの要因によって異なります。製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。詳細については、http://www.intel.com/performance/ (英語) を参照してください。システム構成は、個々のケーススタディーのリンクを参照してください。

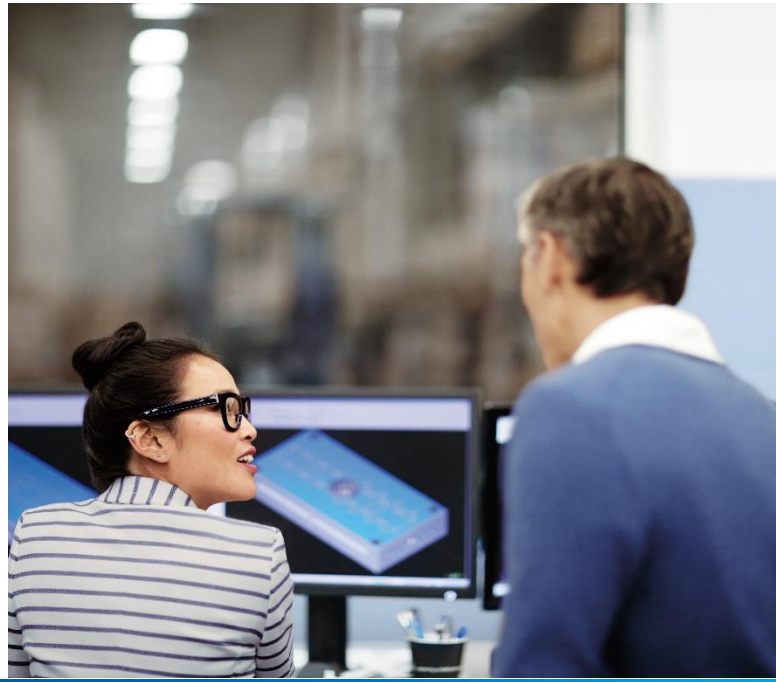
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。注意事項の改訂 #20110804

プライオリティー・サポートの利用

インテル® ソフトウェア開発ツールの有償ライセンスには購入日から 1 年間のプライオリティー・サポートが含まれており、満了時に割引価格で更新可能

利点

- **パフォーマンスと生産性を向上** - インテル® ハードウェアでコードのパフォーマンスを最大限に引き出す方法、パフォーマンス・ボトルネックや開発の課題を解消する方法などを問い合わせ可能
- インテルのエンジニアに**直接問い合わせることができ**、機密の問い合わせやコードサンプルを送信可能
- 技術的な質問やその他の製品ニーズに対する**ヘルプ**
- 製品の新しいアップデートおよび以前のバージョンへの**無料アクセス**



関連情報

- **ほかのエキスパートと知識を共有できるコミュニティー製品フォーラム**
- 過去数十年のハイパフォーマンス・コード作成の経験を基に構築された**ドキュメント・ライブラリー**

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

最適化に役立つ情報

インテル® Parallel Studio XE

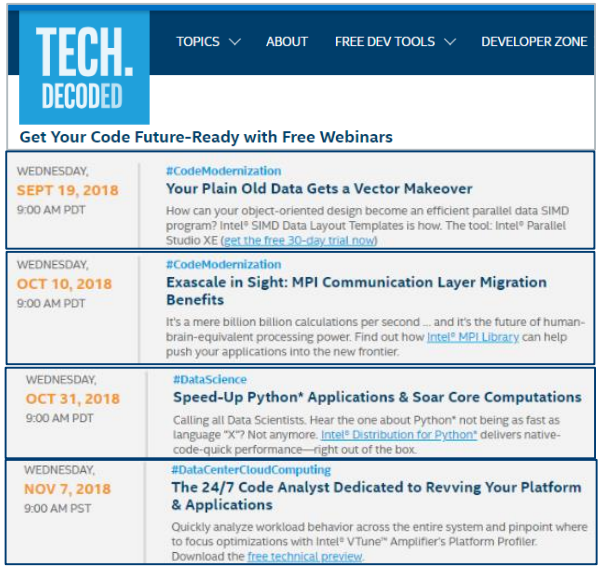
- 概要、機能、サポート、コードサンプル (英語)
- トレーニング資料、Tech.Decoded ウェビナー (英語)、HOW TO ビデオと記事 (英語)
- お客様の声 (英語) & ケーススタディー
- その他のインテル® ソフトウェア開発製品

インテル® Code Modernization Program

- 概要 (英語)
- ライブ・トレーニング (英語)
- リモートアクセス

最適化の近道 TEC ウェビナーを視聴する

登録 (英語)



intel.ly/2PdkNhN (英語)

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Parallel Studio XE コンポーネント・ツール

ビルド

インテル® C++ コンパイラー
インテル® Fortran コンパイラー
Python* 向けインテル® ディストリビューション
インテル® MKL
インテル® IPP
インテル® TBB
インテル® DAAL
Composer Edition に含まれる

解析

インテル® VTune™ プロファイラー
インテル® Advisor
インテル® Inspector

Professional Edition に含まれる

スケール

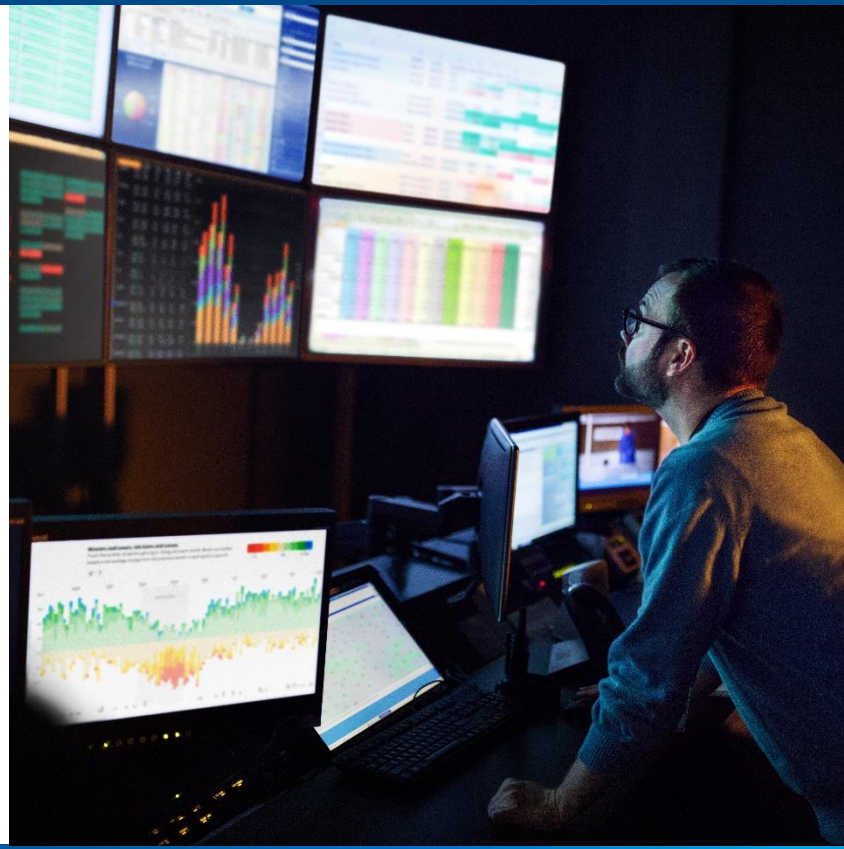
インテル® MPI ライブラリー
インテル® Trace Analyzer & Collector
インテル® Cluster Checker

Cluster Edition に含まれる

インテル® コンパイラーによる高速でスケーラブルな並列コード

最先端の C/C++ および Fortran コード・パフォーマンスを実現、最新のインテル® プロセッサーの能力を最大限に活用

- インテル® Xeon® プロセッサーを含むインテル® アーキテクチャー向けに最適化およびベクトル化されたコードを開発
- 最新の言語標準と OpenMP* 標準規格の利用、主要なコンパイラーおよび IDE との互換性



詳細: xlsoft.com/jp/products/intel/compilers/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® コンパイラー 19.1 の新機能

すべてのバージョンに共通の更新内容

インテル® アーキテクチャーのサポートを強化 - Intel Atom® プロセッサーからインテル® Xeon® スケーラブル・プロセッサーまで、広範なインテル® アーキテクチャー向けに最適化されたコードを生成

優れた並列パフォーマンスを実現 - (OpenMP* を使用した) ベクトル化とスレッド化により、インテル® アドバンスト・ベクトル・エクステンション 512 (インテル® AVX-512) 命令を含む最新の SIMD 対応ハードウェアを活用

C++ の新機能

C++17 標準規格をフルサポート

- ラムダ式と定数式のサポートを向上
- GNU* C++ コンパイラーおよび Microsoft* コンパイラーとの互換性を向上

標準規格に基づく並列化により C++ 開発者を支援

- OpenMP* 5[1] の一部をサポート
- 最新の並列化仕様によりコードを現代化

Fortran の新機能

Fortran 2018 の大部分をサポート

- Co-Array 機能: EVENTS および COSHAPE
- IMPORT 文の拡張
- デフォルトのモジュールアクセス

OpenMP* 4.5 の完全サポート (ユーザー定義のリダクションに対応)

- ランタイムに配列の適合性をチェックする check shape オプション

[1]OpenMP* 5 はドラフト

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® コンパイラー: 開発者に大きな価値を提供

ソフトウェア開発者にとって重要なポイント		課題	インテル® コンパイラーの利点
	パフォーマンス 高速なアプリケーションを開発する必要がある	最新のハードウェア・イノベーションを利用しなければならない	最新の x86 互換プロセッサーと命令セットの能力を最大限に引き出すことができる
	生産性 生産性を向上でき、使いやすくなければならない	主要な言語とプログラミング・モデルがサポートされていなければならない	最新の Fortran、C/C++、OpenMP* 標準規格をサポートし、主要なコンパイラーおよび IDE と互換性がある
	スケーラビリティー アプリケーションをローカルで開発・デバッグし、グローバルに配置する必要がある	急速に増え続けるコア数とベクトル幅に合わせてコードを保守しなければならない	新しい世代のプロセッサーでもコードを変更することなくスケーラブルなパフォーマンスを実現できる

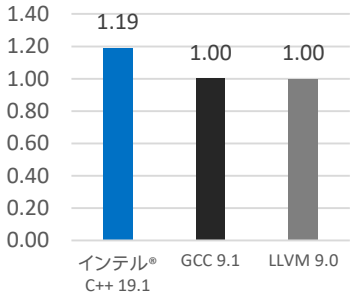
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® C++ コンパイラーによる優れたアプリケーション・パフォーマンス — Linux*

相対 (相乗平均) パフォーマンス (FP レートベースおよび FP 速度ベース、数値が大きいほど高性能)

浮動小数点演算

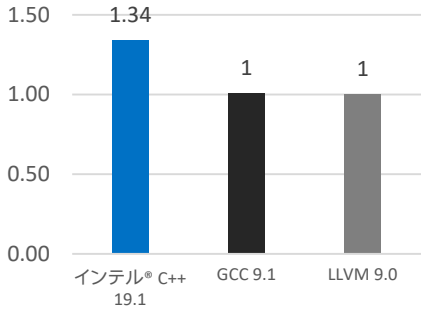
SPECfp* レート



SPEC* CPU2017 の幾何平均の推定値

整数演算

SPECint* レート

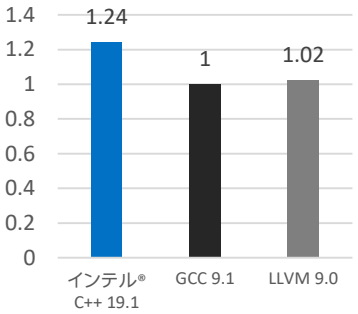


SPECint*_rate_base2017 の推定値

浮動小数点**レートベース**の C/C++ ベンチマーク

浮動小数点演算

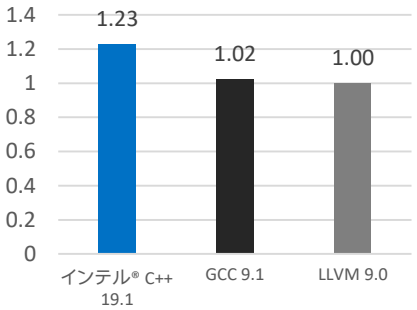
SPECfp* 速度



SPEC* CPU2017 の幾何平均の推定値

整数演算

SPECint* 速度



SPECint*_speed_base2017 の推定値

浮動小数点**速度ベース**の C/C++ ベンチマーク

Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Aug. 26, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Aug. 26, 2019. Linux hardware: Intel® Xeon® Platinum 8180 CPU @ 2.50GHz, 384 GB RAM, HyperThreading is on. Software: Intel® C++ Compiler 19.1, GCC 9.1.0. Clang/LLVM 9.0. Linux OS: Red Hat* Enterprise Linux Server release 7.4 (Maipo), 3.10.0-693.el7.x86_64. SPEC* Benchmark (www.spec.org). SPECint®_rate_base_2017 compiler switches: qkmalloc was used for Intel C++ Compiler 19.1 SPECint rate test, jemalloc 5.0.1 was used for GCC and Clang/LLVM SPECint rate test. Intel® C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-mem-layout-trans=4. GCC 9.1.0 -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops –flto. SPECfp®_rate_base_2017 compiler switches: jemalloc 5.0.1 was used for Intel C++ Compiler 19.1, GCC and Clang/LLVM SPECfp rate test. Intel C/C++ compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-prefetch -ffinite-math-only -qopt-mem-layout-trans=4. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -fno-associative-math -funroll-loops -flto. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops –flto. SPECint®_speed_base_2017 compiler switches: Intel C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-mem-layout-trans=4 -qopenmp. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp=libomp. SPECfp®_speed_base_2017 compiler switches: Intel C Compiler / Intel C++ Compiler 19.1: -xCORE-AVX512 -ipo -O3 -no-prec-div -qopt-prefetch -ffinite-math-only -qopenmp. GCC 9.1.0: -march=skylake-avx512 -mfpmath=sse -Ofast -fno-associative-math -funroll-loops -flto -fopenmp. Clang 9.0: -march=skylake-avx512 -mfpmath=sse -Ofast -funroll-loops -flto -fopenmp=libomp. compiler switches: jemalloc 5.0.1 was used for Intel C++ Compiler 19.0 update 4, GCC and Clang/LLVM SPECfp rate test. Intel C/C++ compiler 19.1:-.

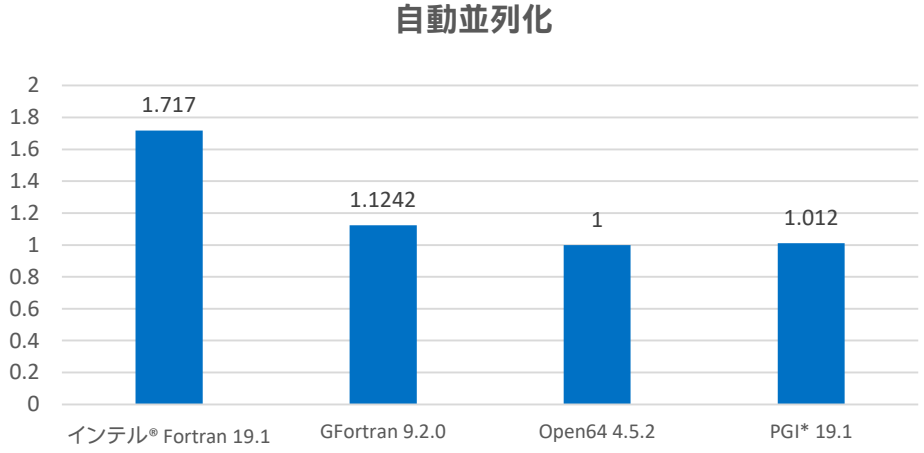
最適化に関する注意事項

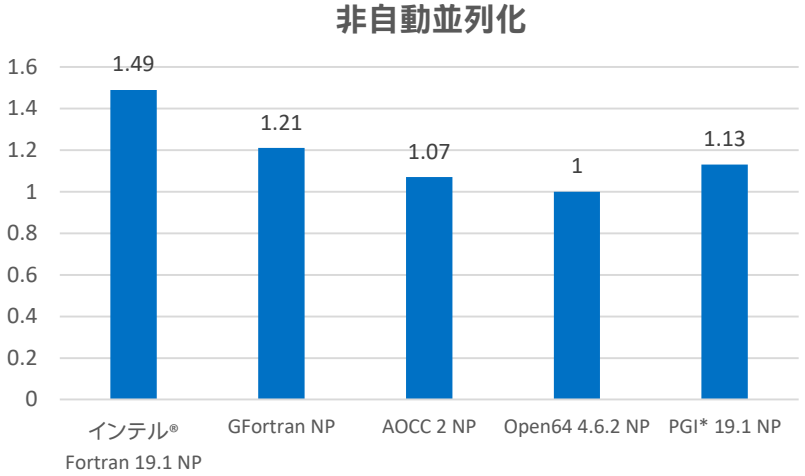
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

インテル® Fortran コンパイラーによる優れたアプリケーション・パフォーマンス — Linux*

Polyhedron* ベンチマーク
相対 (相乗平均) パフォーマンス (数値が大きいほど高性能)





Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Dec. 12, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Dec. 12, 2019. Hardware: Intel® Core™ i7-6700 CPU @ 3.40GHz, HyperThreading is on. RAM 8G. Software: Intel® Fortran Compiler 19.1, PGI Fortran* 19.1, Open64* 4.6.2, gFortran* 9.2.0. Red Hat Enterprise Linux Server release 7.4 (Maipo), Kernel 3.10.0-693.11.6.el7.x86_64 Polyhedron Fortran Benchmark (www.fortran.uk). Linux compiler switches: Auto-parallel: Gfortran:gfortran -Ofast -mfpmath=sse -flto -march=skylake -funroll-loops -ftree-parallelize-loops=8. Intel Fortran compiler: -fast -parallel -xCORE-AVX2 -nostandard-realloc-lhs. PGI Fortran: pgf95 -fast -Mipa=fast,inline -Msmartalloc -Mfprelaxed -Mstack_arrays -Mconcur –mp=bind. Open64: openf95 -march=auto -Ofast -mso -apo. Non-auto parallel (NP): ifort -fast -xCORE-AVX2 -nostandard-realloc-lhs. open64:openf95 -march=auto -Ofast -mso. gcc: gfortran -Ofast -mfpmath=sse -flto -march=native -funroll-loops. pgi: pgf95 -fast -Mipa=fast,inline -Msmartalloc -Mfprelaxed -Mstack_arrays. aocc: flang -flto -Wl,-mllvm -Wl,-function-specialize -Wl,-mllvm -Wl,-region-vectorize -Wl,-mllvm -Wl,-reduce-array-computations=3 -ffast-math -Wl,-mllvm -Wl,-inline-recursion=4 -Wl,-mllvm -Wl,-lsr-in-nested-loop -Wl,-mllvm -Wl,-enable-iv-split -O3 -flto -march=znver2 -funroll-loops -Mrecursive -mllvm -vector-library=LIBMVEC -z muldefs -lamdlibm -lflang -lamdlibm -lm

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

Python* 向けインテル® ディストリビューションで Python* を高速化

科学計算、データ解析、マシンラーニング、ディープラーニング向けのハイパフォーマンスな Python*

高速なパフォーマンス

パフォーマンス・ライブラリー、並列化、マルチスレッド化、言語拡張

- インテル® MKL[1] とインテル® oneDAL[2] により NumPy*/SciPy*/scikit-learn を高速化
- scikit-learn、daal4py によるデータ解析、マシンラーニング、ディープラーニング
- Numba と Cython によるスケーリング
- 最適化された mpi4py、Dask & PySpark で動作
- 最新のインテル® アーキテクチャー向けに最適化

優れた生産性

事前ビルドの高速化されたパッケージ

- 数値計算、マシンラーニング/ディープラーニング、HPC、データ解析向けの事前ビルドの最適化されたパッケージ
- 既存の Python* から簡単に移行可能 - コード変更不要
- Matplotlib を含む
- 商用開発を含むすべてのユーザーに無料で提供

エコシステムの互換性

Python* 3.7、conda、pip をサポート

- Python* 3.7 をサポート、最適化を Anaconda* ディストリビューションに統合
- ディストリビューションおよび最適化されたパッケージは conda、pip、apt get、yum、DockerHub から利用可能、さまざまなパフォーマンスの最適化を Anaconda* ディストリビューションに統合
- 最適化はメインの Python* トランクに反映される

オペレーティング・システム: Windows*、Linux*、macOS*[3]

インテル® アーキテクチャー・ベースのプラットフォーム

詳細: xlsoft.com/jp/products/intel/python/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

[1] インテル® マス・カーネル・ライブラリー
[2] インテル® oneAPI データ・アナリティクス・ライブラリー
[3] インテル® Parallel Studio XE Composer Edition でのみ利用可能

Python* 向けインテル® ディストリビューションで Python* を高速化

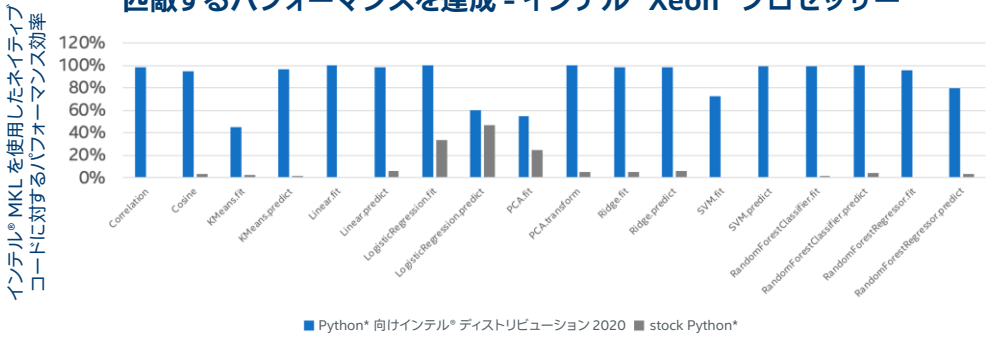
ネイティブコードに近いパフォーマンスを実現

- 科学計算、マシンラーニング、データ解析向けに NumPy*/SciPy*/scikit-learn を高速化
- 既存の Python* から簡単に移行可能 - コード変更不要
- 最新のインテル® プロセッサー向けの高度な最適化

バージョン 2020 の新機能

- Python* のバージョンを 3.7 に更新
- インテル® DAAL を使用して高速化された scikit-learn の主要アルゴリズムによりマシンラーニングのパフォーマンスを向上
- 改良された daal4py パッケージを使用して Python* API でインテル® DAAL 機能を利用するデータ・サイエンティストのニーズに対応

インテルによる Python* 向け最適化はネイティブコード scikit-learn に匹敵するパフォーマンスを達成 - インテル® Xeon® プロセッサー



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 27, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Nov. 27, 2019. Stock Python: python 3.7.5 h0371630_0 installed from conda, numpy 1.17.4, numba 0.46.0, llvmlite 0.30.0, scipy 1.3.2, scikit-learn 0.21.3 installed from pip; Intel Python: Intel® Distribution for Python* 2020 Gold: python 3.7.4 hf484d3e_3, numpy 1.17.3 py37ha68da19_4, mkl 2020 intel_133, mkl_fft 1.0.15 py37ha68da19_3, mkl_random 1.1.0 py37ha68da19_0, numba 0.45.1 np117py37_1, llvmlite 0.29.0 py37hf484d3e_9, scipy 1.3.1 py37ha68da19_2, scikit-learn 0.21.3 py37ha68da19_14, daal 2020 intel_133, daal4py 2020 py37ha68da19_4; CentOS Linux 7.3.1611, kernel 3.10.0-514.el7.x86_64; Hardware: Intel(R) Xeon(R) Platinum 8280 CPU @ 2.70GHz (2 sockets, 28 cores/socket, HT: off), 256 GB of DDR4 RAM, 16 DIMMs of 16 GB@2666MHz

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® MKL による高速でスケーラブルなコード

- 高度に最適化、スレッド化、ベクトル化された数学関数により、科学、工学、金融アプリケーションにおける計算を高速化
- 密/疎線形代数 (BLAS、LAPACK、PARDISO)、FFT、ベクトル演算、サマリー統計、スプラインなどの主な機能を提供
- コードを分岐せずに各プロセッサー向けに最適化されたコードを自動ディスパッチ
- シングルコアのベクトル化およびキャッシュ効率を向上する最適化
- マルチコア CPU の自動並列化、コアからクラスターにスケーリング
- yum、apt-get、conda、Cloudera および NuGet でダウンロードまたは無料のライブラリー・プログラムの一部として入手

インテル® MKL に含まれる機能

- 密線形代数
- 疎線形代数
- 高速フーリエ変換
- ベクトル演算
- ベクトル RNG
- その他 ...

インテル® Parallel Studio XE およびインテル® System Studio の一部として利用可能

インテル® アーキテクチャー・ベースのプラットフォーム

オペレーティング・システム: Windows*、Linux*、macOS*

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® MKL の機能

線形代数
- BLAS
- LAPACK
- ScaLAPACK
- スパース BLAS
- 反復法スパース ソルバー
- クラスター・スパース・ソルバー
- PARDISO

FFT
- 多次元
- FFTW インターフェイス
- クラスター FFT

ベクトル RNG
- エンジン
- 分布

サマリー統計
- 尖度
- 変化係数
- 順序統計量
- 最小/最大
- 分散/共分散

ベクトル演算
- 三角
- 双曲線
- 指数
- 対数
- 累乗
- 累乗根

その他
- スプライン
- 補間
- 信頼領域
- 高速ポアソン ソルバー

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® MKL 2020 の新機能 (ドメイン別リスト)

BLAS

- インテル® アドバンスト・ベクトル・エクステンション 2 (インテル® AVX2) およびインテル® AVX-512 命令セットで C オフセットが非ゼロの場合に小から中サイズの iGEMM のパフォーマンスが向上
- N が小さい TN ケースの SGEMM のパフォーマンスが向上
- GEMM_S8U8S32 および GEMM_S16S16S32 でインテル® TBB のスレッドを有効化
- インテル® AVX およびインテル® ストリーミング SIMD 拡張命令 4.2 (インテル® SSE4.2) 命令セットで 8 ビット/16 ビット iGEMM の最適化を追加
- アルファスケール係数が整数値でない場合のインテル® AVX2 およびインテル® AVX-512 アーキテクチャーにおける GEMM_S8U9S32 と SGEMM_S16S16S32 の精度問題に対処

ScaLAPACK

- 実上準三角行列の一部またはすべての右/左固有ベクトルの計算向けの P{D,S}TREVC 関数を追加

乱数ジェネレーター (RNG)

- MRG32k3a/Philox4x32-10/ARS-5 基本乱数ジェネレーターの乱数ジェネレーター向けの高度な SkipAhead メソッドを追加
- インテル® AVX-512 システムの ARS-5 基本乱数ジェネレーターのパフォーマンスを向上

サマリー統計

- インテル® AVX2 およびインテル® AVX-512 命令セットでロー/中心積率/和、分散/共分散/相関/クロス積行列の高速計算メソッドのパフォーマンスが向上

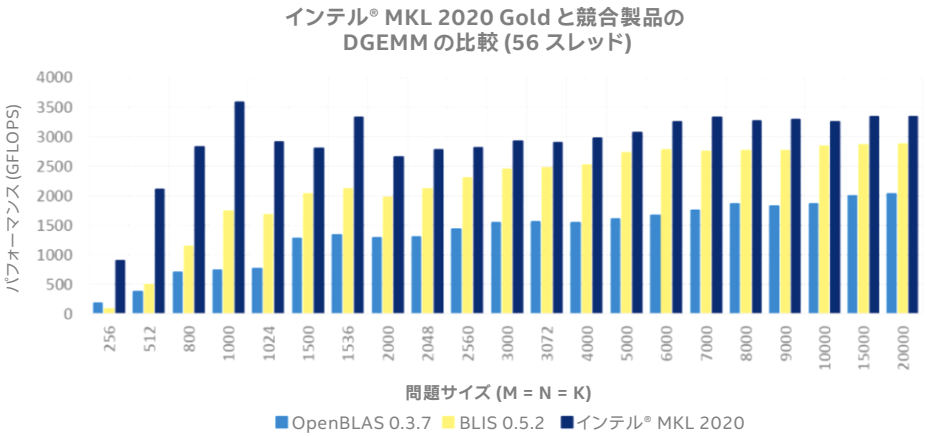
ライブラリー・エンジニアリング

- モジュール・ファイル・サポートを追加

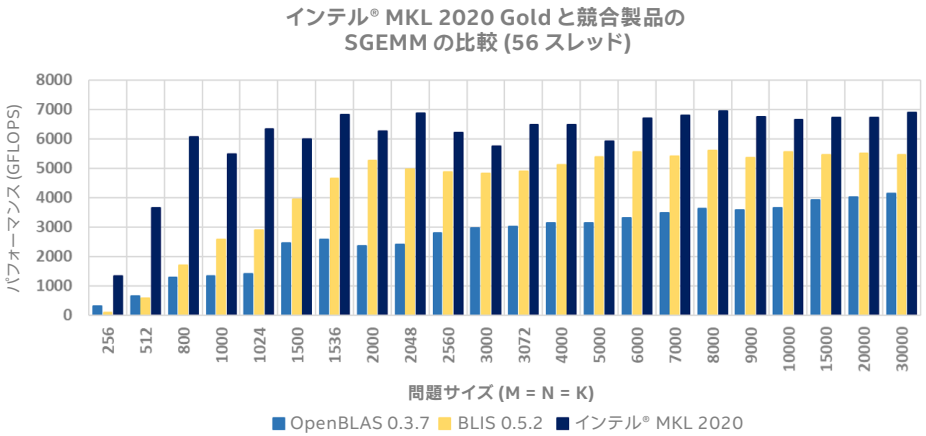
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

第 2 世代インテル® Xeon® スケーラブル・プロセッサーにおける インテル® MKL 2020 と競合製品のパフォーマンスの比較

インテル® Xeon® Platinum プロセッサー上での DGEMM



インテル® Xeon® Platinum プロセッサー上での SGEMM



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 7,2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration: 2x Intel® Xeon® Platinum 8280L H0 205W 2x28@2.7GHz 192GB DDR4-2666 using Intel® Math Kernel Library 2020. Benchmark Source: Intel® Corporation.

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

画像、信号、データ処理アプリケーション向けのビルディング・ブロック
インテル® IPP

インテル® IPP の概要
インテル® IPP は、画像処理、信号処理、データ圧縮、暗号化計算を高速化する、すぐに使える、プロセッサー向けに最適化された関数を開発者に提供

インテル® IPP を使用する理由
- ハイパフォーマンス
- 簡単に使える API
- 開発期間を短縮
- プロダクション環境にも対応
- クロスプラットフォーム API

インテル® IPP の入手方法
- インテル® Parallel Studio XE
- インテル® System Studio
- 無料ツールプログラム (英語)

さまざまな取り組み

データセンター

クラウド・
コンピューティング

IoT

組込みシステム

詳細: xlsoft.com/jp/products/intel/perflib/ipp/

画像処理
- 医療用画像
- コンピューター・ビジョン
- デジタル監視
- ADAS
- 自動ソート
- 生体認証
- 視覚探索

信号処理
- ゲーム (高度なオーディオコンテンツやエフェクト)
- エコー・キャンセレーション
- 通信
- エネルギー

データ圧縮と暗号化
- データセンター
- エンタープライズ・データ管理
- ID 検査
- スマートカード/スマートウォレット
- 電子署名
- 情報セキュリティー/サイバーセキュリティー

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® IPP

ハイパフォーマンスで使いやすいプロダクション環境対応の API

画像ドメイン	信号ドメイン	データドメイン
画像処理	信号処理	データ圧縮
コンピューター・ビジョン	ベクトル演算	暗号化
カラー変換		文字列処理

インテル® アーキテクチャー・ベースのプラットフォーム

オペレーティング・システム: Windows*、Linux*、Android*、macOS*[1]

[1]インテル® Parallel Studio XE Composer Edition でのみ利用可能

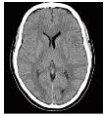
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® IPP の利点

クラウドおよびサーバー・アプリケーション

- ウェブ画像の処理 (サイズ変更、フィルターなど)
- ウェブデータの圧縮と転送、データ暗号化/復号化

医療用画像

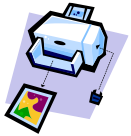


- CT、MRI 信号処理
- 医用画像処理

ストレージ

- ストレージデータ圧縮
- ストレージデータ暗号化/復号化

画像印刷

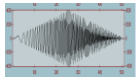


- 画像拡張および補正
- データ圧縮

デジタル監視

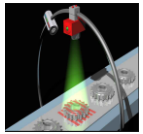
- コンピューター・ビジョン
- 画像認識

信号処理



- 地震データ解析、レーダーおよびソナー信号処理

マシンビジョン

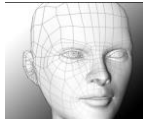


- 画像フィルター、セグメンテーション
- エッジ検出、パターン認識

車載システム

- 画像、オーディオデータ処理

生体認証



- 生体画像および信号処理

視覚探索

- 画像コンテンツの検査 (色、形、テクスチャーなど)

通信

- ワイヤレス通信信号処理
- 通信向け CRC および MIMO 関数

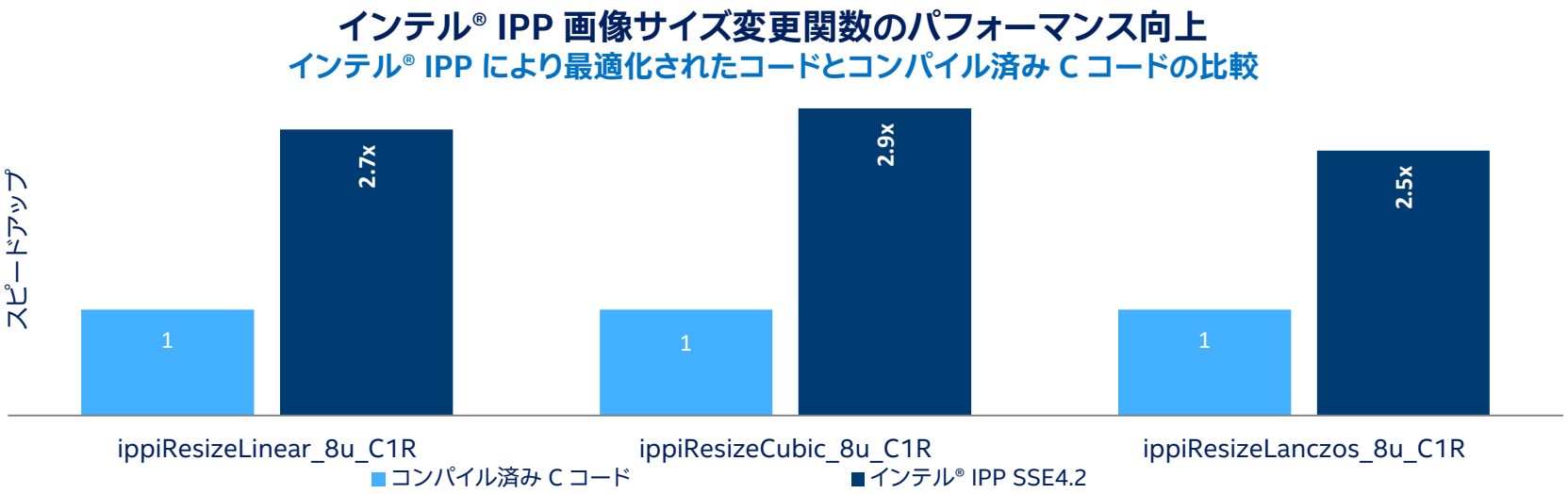
その他

- デジタルメディア、セキュリティー、モバイル……

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® IPP の画像処理サイズ変更関数によるスピードアップ

線形、立方、ランチョス補間、インテル® Pentium® J4205 プロセッサー



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 8, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Nov. 8, 2019. Intel® Xeon® Platinum 8260L CPU @ 2.30GHz, 64 GB RAM, Intel HyperThreading Technology is supported. Software: Intel® C++ Compiler 18.0.0, GCC 4.8.2. Linux OS: Red Hat Enterprise Linux* 7.4, Kernel 3.10.0-693.11.6.el7.x86_64. Intel® Integrated Performance Primitives v.2020.0.0. Compiler flags: Intel C++ 18.0.0: '-O3 –fstack-protector -ffreestanding –xATOM_SSE4.22'. GCC 4.8.2 '-O2'.

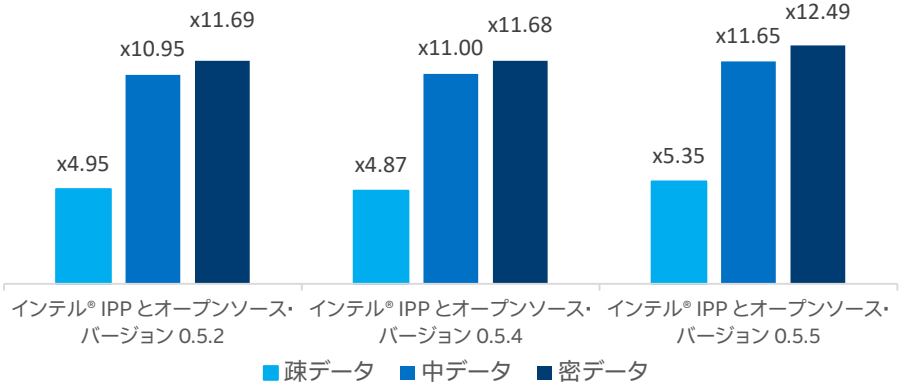
Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

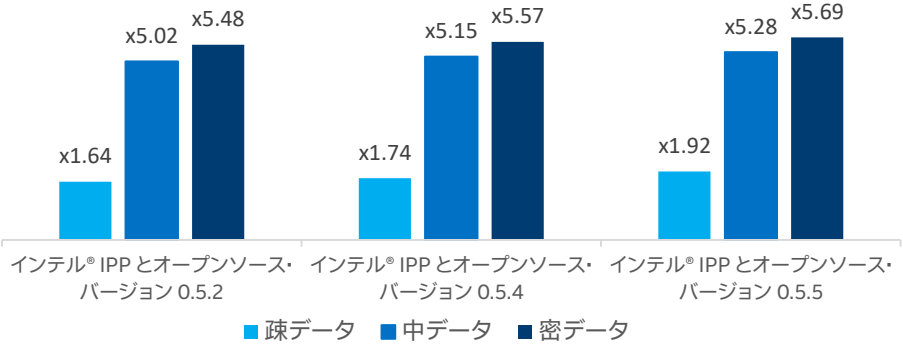
ZFP 圧縮/展開のパフォーマンスを向上

インテル® IPP

インテル® IPP とオリジナル ZFP ライブラリーの データ圧縮パフォーマンスの比較



インテル® IPP とオリジナル ZFP ライブラリーの データ展開パフォーマンスの比較



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of April 22, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.Refer to http://software.intel.com/en-us/articles/optimization-notice for more information regarding performance and optimization choices in Intel software products.

Configuration: Testing by Intel as of April 22, 2019. Intel® Xeon® Platinum 8180, 2.5 GHz, 2x28 cores; GNU compiler 4.8.2; 188 GB, L3=38,5 MB; Red Hat Enterprise Linux Server 7.5

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

最適化に関する注意事項

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® TBB による高度なスレッド化

スレッド化を利用してマルチコア・パフォーマンスとヘテロジニアス・コンピューティングを活用

- CPU、GPU、FPGA にわたって計算負荷の高い作業を並列処理 - C++ で高レベルのシンプルなソリューションを提供
- 並列プログラミング向けの機能が豊富で包括的なソリューション
- 優れた移植性、構成の容易性、コスト、アプローチを備えた将来にわたるスケーラビリティー

バージョン 2020 の新機能

- NUMA 対応アプリケーションの開発を簡素化するため task_arena インターフェイスを拡張
- 非推奨の機能が使用されたときに警告を表示
- フローグラフのノードに C++17 推定ガイドを追加

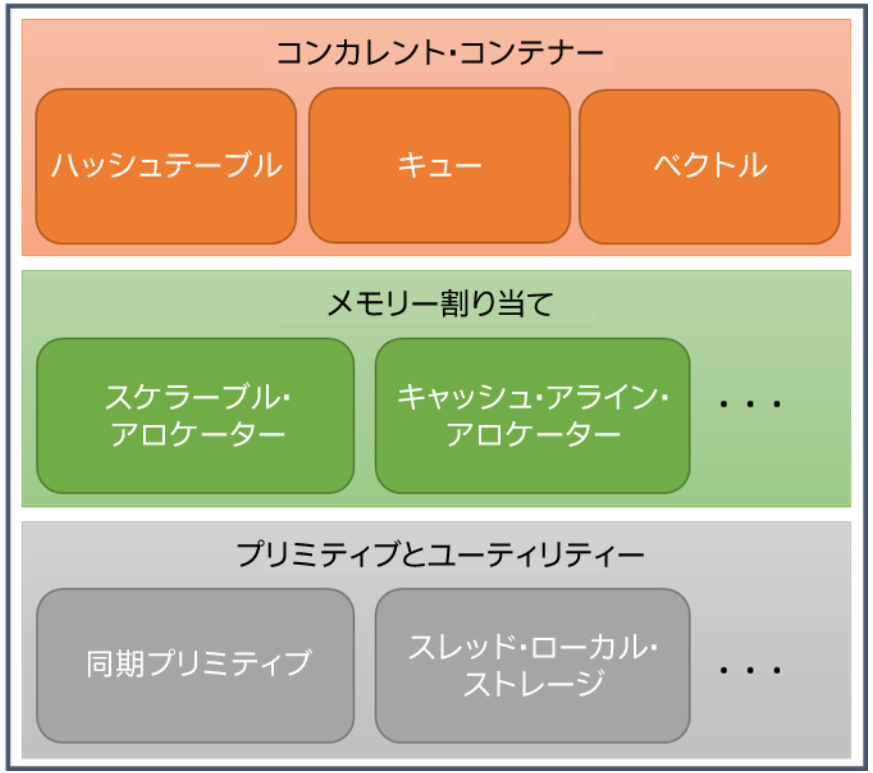
詳細: xlsoft.com/jp/products/intel/perflib/tbb/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® TBB のコンポーネント

並列実行インターフェイス

実行モデルに依存しないインターフェイス

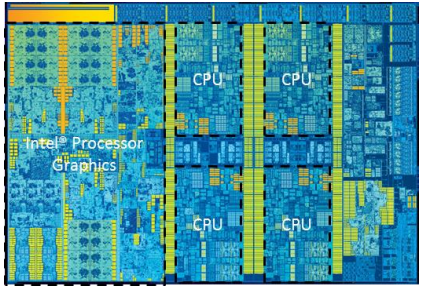


最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

ヘテロジニアス・サポート

インテル® TBB

ヘテロジニアス調整レイヤーとしてインテル® TBB のフローグラフは最適化の可能性を保持し、既存のモデルで構成



CPU、統合 GPU など

+

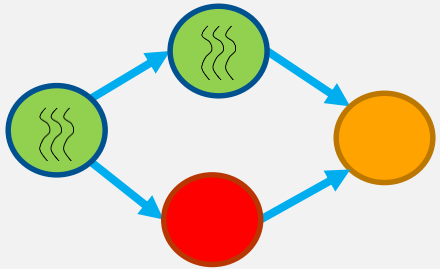
インテル® TBB
OpenVX*
OpenCL*
COI/SCIF
…

ライブラリー実装の**構成レイヤー**としてのインテル® TBB

- 1 つのスレッドエンジンで CPU 側の全処理に対応

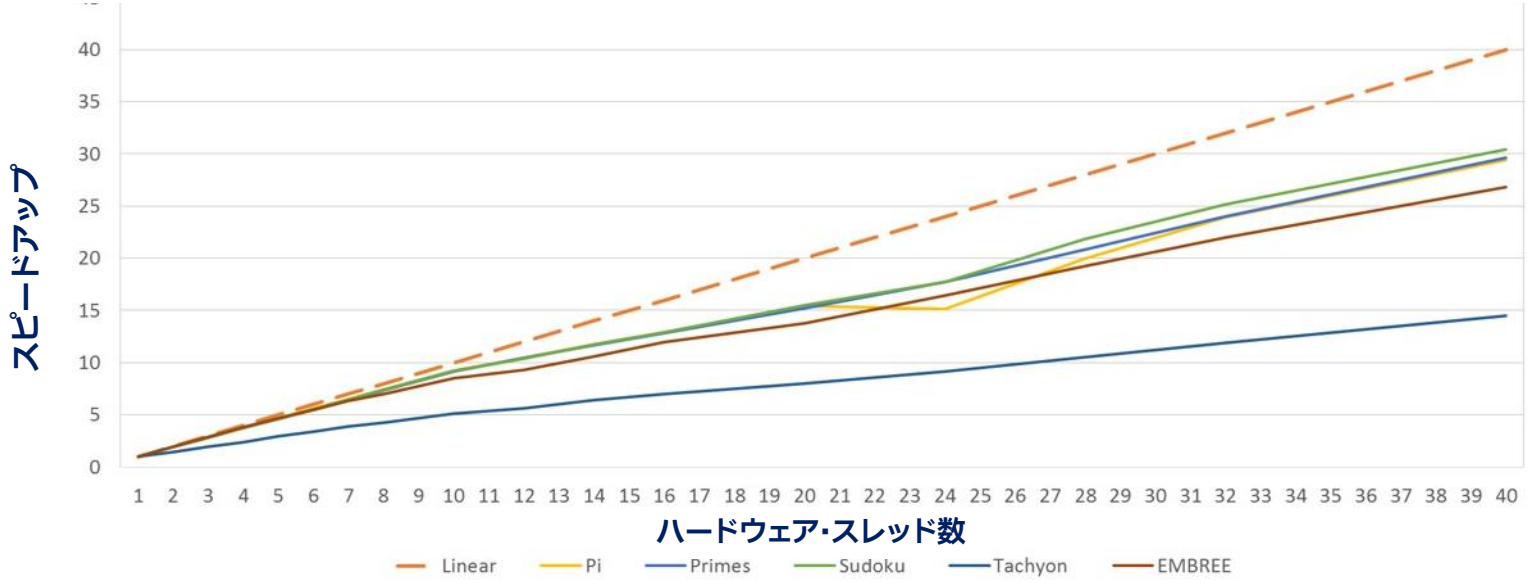
調整レイヤーとしてのインテル® TBB フローグラフ

- ヘテロジニアス・ハードウェアとソフトウェアをつなぎ合わせる
- ブロック間の並列性を示し、統合を容易にする



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Xeon® プロセッサーにおける インテル® TBB の優れたパフォーマンス・スケーラビリティー



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of July 31, 2018 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of July 31, 2018. Software versions: Intel® C++ Intel® 64 Compiler, Version 18.0, Threading Building Blocks (TBB) 2019; Hardware: 2x Intel® Xeon® Gold 6152 CPU @ 2.10GHz, 192GB Main Memory; Operating System: CentOS Linux* release 7.4 1708 (Core), kernel 3.10.0-693.e17.x86_64; Note: sudoku, primes and tachyon are included with Intel® TBB.

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® DAAL による解析とマシンラーニングのスピードアップ

マシンラーニングとビッグデータ解析のパフォーマンスを高速化

- アプリケーションがより速くより優れた予測を行えるように支援
- 最高のパフォーマンスを引き出せるようにデータの取り込みとアルゴリズムの計算を最適化
- 広範なアプリケーションのニーズを満たす、オフライン、ストリーミング、分散型使用モデルをサポート
- エッジデバイスとクラウドサービス間で解析ワークロードを分割してアプリケーション全体のスループットを最適化

詳細: xlsoft.com/jp/products/intel/perflib/daal/

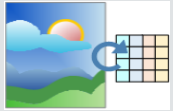
バージョン 2020 の新機能

新しいアルゴリズム

- **ハイパフォーマンス多項 Adaboost**、広く利用されている分類アルゴリズム
- **拡張勾配ブースティング機能**、確率的分類と変数の重要度計算を提供
- **拡張決定木機能**、確率的分類と加重データを提供

前処理 → 変換 → 解析 → モデリング → 検証 → 意思決定

展開、
フィルタリング、正規化

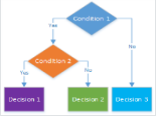


集計、
次元縮小

サマリー統計
クラスタリングなど

マシンラーニング (訓練)、
パラメーター推定、
シミュレーション

仮説検証、
モデルエラー

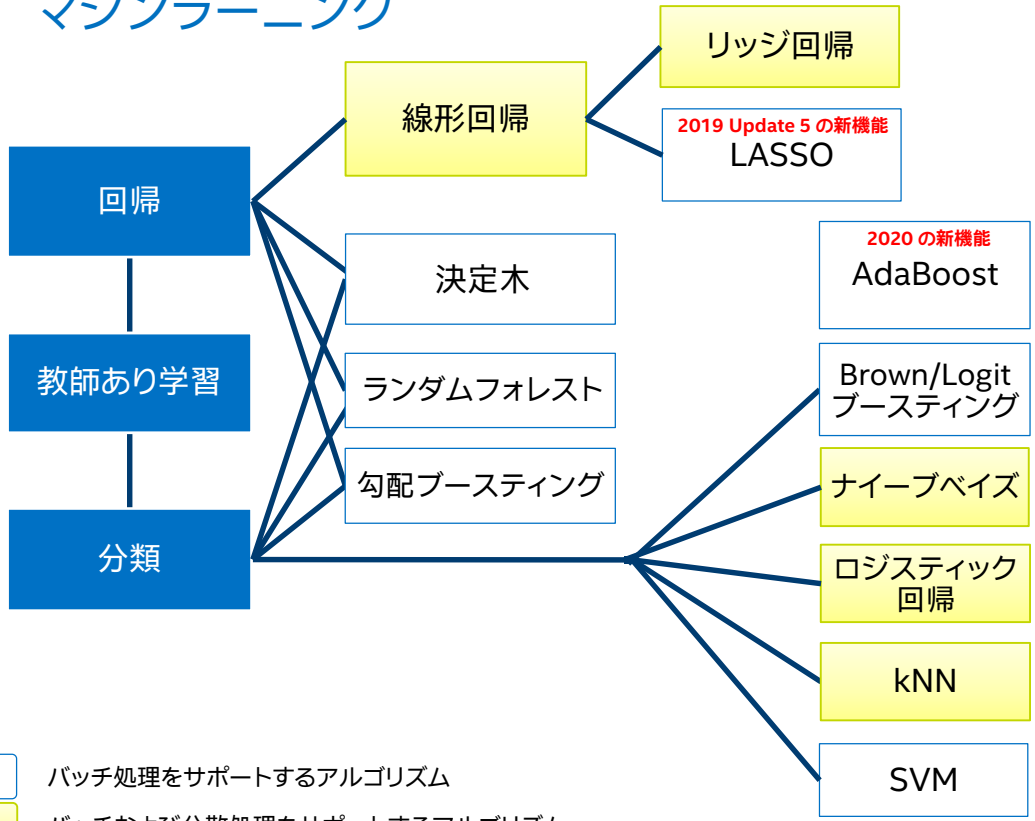


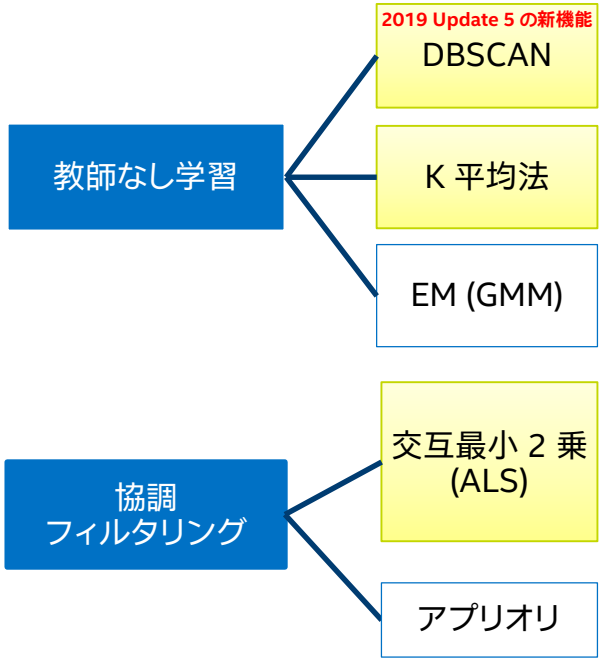
予測、
決定木など

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® DAAL のアルゴリズム

マシンラーニング





バッチ処理をサポートするアルゴリズム

バッチおよび分散処理をサポートするアルゴリズム

最適化に関する注意事項

© 2020 Intel Corporation. 無断での引用、転載を禁じます。

* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® DAAL のアルゴリズム

データ変換および解析

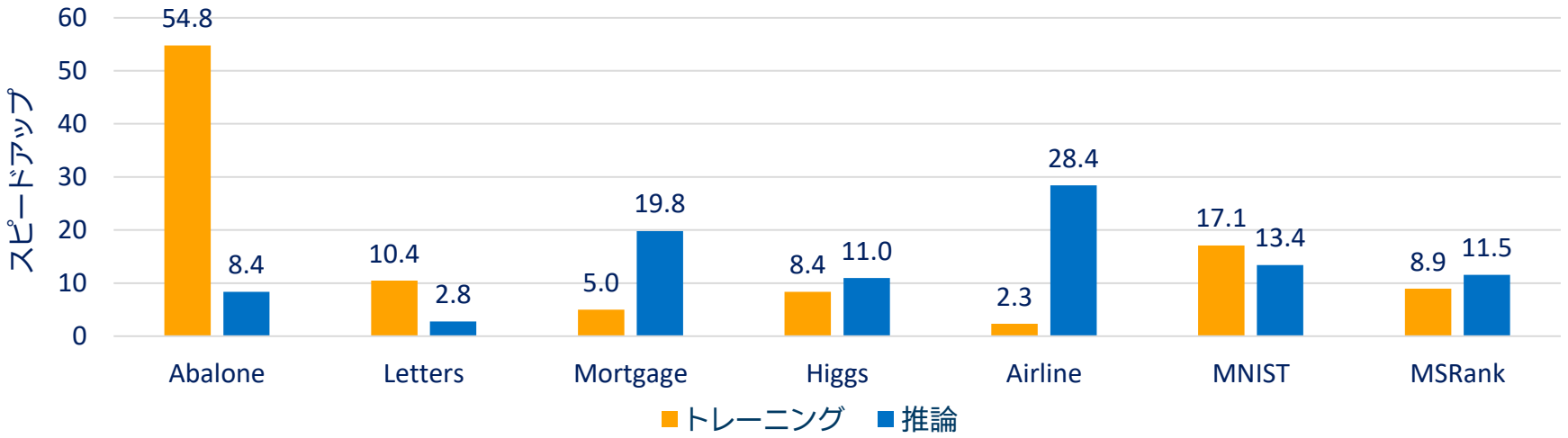
- データセットの基礎統計
  - 低次モーメント
  - 分位数
  - 順序統計量
- 補正と依存性
  - コサイン距離
  - 相関距離
  - 分散共分散行列
- 行列の因数分解
  - SVD
  - QR
  - コレスキー
  - tSVD
- 次元縮小
  - PCA
  - 相関ルールマイニング(アプリオリ)
  - 最適化ソルバー(SGD、AdaGrad、lBFGS、CD)
- 外れ値検出
  - 単変量
  - 多変量
  - 数学関数(exp、log、…)

バッチ処理をサポートするアルゴリズム

バッチ、オンライン、分散処理をサポートするアルゴリズム

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

勾配ブースティングのパフォーマンス (数値が大きいほど高性能)
インテル® DAAL 2020 と DMLC XGBoost* 0.9 の比較



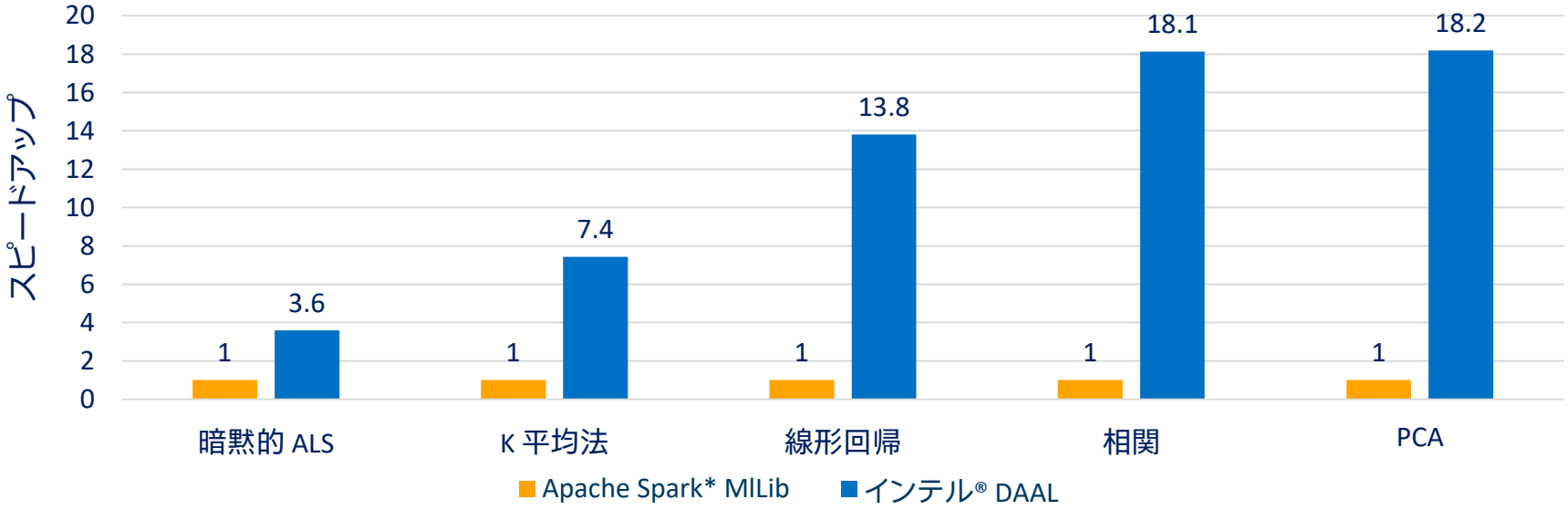
Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 11, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information about performance and benchmark results, visit www.intel.com/benchmarks.

Configuration:. CPU configuration: c5.metal AWS Instance (2nd Generation Intel® Xeon® Scalable Processors 2 sockets, HT:on, Turbo:on, OS: Ubuntu 18.04.2 LTS, Total Memory 193 GB (12 slots/16GB/2933 MHz), BIOS: 1.0 Amazone EC2 (ucode: 0x5000017), OMP Environment: OMP_NUM_THREADS=48 OMP_PLACES={0}:96:1). SW: XGBoost 0.9 download from PIP, Intel DAAL: 2020 version. Python env: Python 3.6, Numpy 1.16.4, Pandas 0.25, Scikit-lean 0.21.2. Parameters for XGBoost: on CPU = { 'alpha': 0.9, 'max_bin': 256, 'scale_pos_weight': 2, 'learning_rate': 0.1, 'subsample': 1, 'reg_lambda': 1, "min_child_weight": 0, 'max_depth': 8, 'max_leaves': 2**8, 'tree_method': 'hist', 'predictor': 'cpu_predictor' }. Parameters for XGB on GPU { 'alpha': 0.9, 'max_bin': 256, 'scale_pos_weight': 2, 'learning_rate': 0.1, 'subsample': 1, 'reg_lambda': 1, "min_child_weight": 0, 'max_depth': 8, 'max_leaves': 2**8, 'tree_method': 'gpu_hist', 'predictor': 'gpu_predictor' }. Input data format: Numpy array . objective functions: 'binary:logistic' for binary classification, 'multi:softmax' for multiclass, 'reg:squarederror' for regressions. Number of iterations: 200 for MNIST, 100 for Mortgage, 1000 for others.

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® DAAL 2020 と Apache Spark* MLlib のパフォーマンス (数値が大きいほど高性能)



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 11, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks.

Configuration: Testing by Intel as of Nov. 11, 2019. 7 x m5.2xlarge AWS instances, Intel® Data Analytics Acceleration Library 2020 (Intel® DAAL); Correlation (# samples = 10M, # features = 1000, (Intel® DAAL=35.2s, MLLib=638.2s)), PCA (# samples = 10M, # features = 1000 (Intel® DAAL=35.2s, MLLib=639.8s)), implicit ALS (# users = 1M, # items = 1M, # factors = 100, # Iterations = 1 (Intel® DAAL=37.6s, MLLib=134.9s)), Linear Regression (# samples = 100M, # features = 50 (Intel® DAAL=16.3s, MLLib=224.5s)), k-means (# samples = 100M, # features = 50, # clusters = 10, # Iterations = 100 (Intel® DAAL=211s, MLLib=1567.3s))

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

最適化に関する注意事項

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Parallel Studio XE コンポーネント・ツール

ビルド

インテル® C++ コンパイラー
インテル® Fortran コンパイラー
Python* 向けインテル® ディストリビューション
インテル® MKL
インテル® IPP
インテル® TBB
インテル® DAAL
Composer Edition に含まれる

解析

インテル® VTune™ プロファイラー
インテル® Advisor
インテル® Inspector

Professional Edition に含まれる

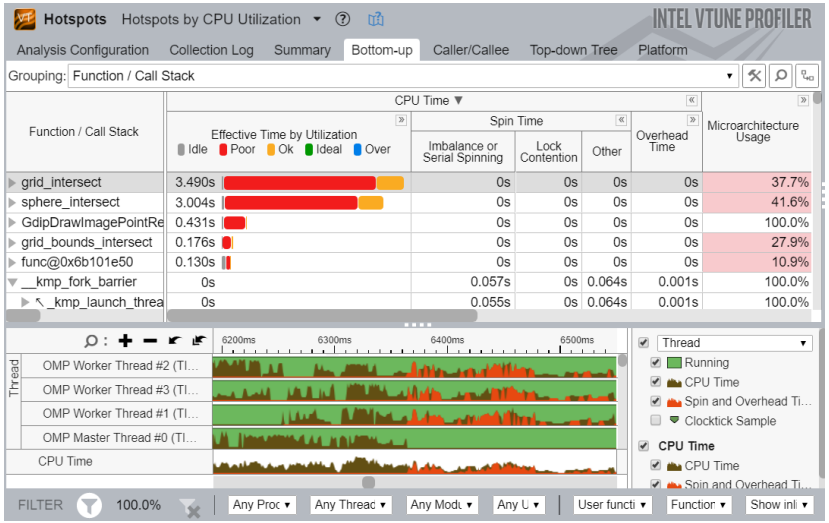
スケール

インテル® MPI ライブラリー
インテル® Trace Analyzer & Collector
インテル® Cluster Checker

Cluster Edition に含まれる

インテル® VTune™ プロファイラーによるアプリケーションのパフォーマンスの解析とチューニング

より分かりやすい製品名に変更



詳細: xlsoft.com/jp/products/intel/vtune/

コードの最適化にかかる時間を短縮

- C、C++、Fortran、Python*、Go*、Java* に加えて、これらの言語が混在したコードを正確にプロファイル
- CPU、スレッド、メモリー、キャッシュ、ストレージほかを最適化
- 時間を節約: 詳細な解析により洞察が得られる
- プライオリティー・サポートの利用
  - インテルのエンジニアに技術的な質問を直接問い合わせ可能 (有償バージョン)

バージョン 2020 の新機能 (一部のみ抜粋)

- プラットフォーム・プロファイラーの正式リリース - 長いデータ収集
- インテル® Optane™ DC パーシステント・メモリー向けに設計および最適化
- アプリケーション・パフォーマンス・スナップショット - 通信パターン診断を追加、多くのランクをプロファイル
- Linux* - perf の使用を拡張、ドライバーを追加しない解析が可能

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

さまざまな分野に対応した豊富なプロファイル機能

インテル® VTune™ プロファイラー

シングルスレッド

シングルスレッド・
パフォーマンスを最適化

マルチスレッド

利用可能なすべてのコアを
効率的に利用

システム

システムレベルのアプリケー
ション・パフォーマンスを表示

メディア/OpenCL* アプリケーション

ハイパフォーマンスな画像/
ビデオ処理パイプラインを実現

HPC/クラウド

HPC/クラウド・
コンピューティングに特化
した詳細な解析にアクセス

メモリーとストレージ管理

メモリー、ストレージ、データ
プレーンのボトルネックを診断

データの解析とフィルター

必要なデータを
マイニング

環境

各自の環境と
ワークフローに適合

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® VTune™ プロファイラー 2020

新機能(一部のみ抜粋)

新しいプロダクション機能

プロダクション機能

- インテル® Optane™ DC パーシステント・メモリー向けに設計および最適化
- プラットフォーム・プロファイラー - システムメトリックを素早く分かりやすく表示
- I/O 解析 - PCIe* デバイスメトリックを強化
- HPC 解析 - ベクトル化メトリックを合理化、プロセス/スレッド・アフィニティーを表示
- アプリケーション・パフォーマンス・スナップショット - 通信パターン診断、多くのランクをプロファイル
- マイクロアーキテクチャー解析 – 最新のプロセッサーに対応 (開発コード名 Cascade Lake など)
- OpenCL* 解析 – インラインフィルター、中間言語、命令カウント
- Linux* - perf の使用を拡張、ドライバーを追加しない解析が可能
- パフォーマンス解析クックブック – 一般的な解析手法のレシピ

新しいプレビュー/試験的機能

プレビュー機能

- プロセス・スレッド・アフィニティー可観測性 (プレビュー機能)
- ファブリック・プロファイラー – 通信ボトルネックを診断 (プレビュー機能)
- Lustre* 並列ファイル I/O 解析 (試験的機能)
- プロセッサー・トレース – 非常に短い異常検知 (試験的機能)

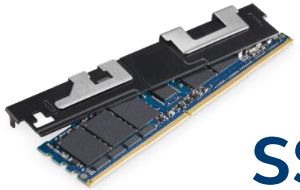
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Optane™ DC パーシステント・メモリー向けに最適化

新しいメモリー・テクノロジー

インテル® Optane™ DC パーシステント・メモリー

DRAM 属性



Nand SSD 属性

低レイテンシーで DRAM に匹敵するパフォーマンス[1]

DRAM よりも高容量でデータを保持[2]

インテル® VTune™ プロファイラーで解析

より大きなメモリーの構成の問題点と可能性を検出	プラットフォーム・プロファイラー
ホット/ウォーム/クールメモリーのデータ構造を識別	メモリー解析
I/O ボトルネックを特定	ストレージ解析
パーシステント・メモリーの使用をチューニング	上記のすべて

1. “DRAM に匹敵するパフォーマンス” - インテル® Optane™ DC パーシステント・メモリーは DDR4 DRAM に近いレイテンシーで動作すると予想される。ベンチマークおよび詳細は近日公開予定。
   “低レイテンシー” - メモリーバス間のデータ転送のレイテンシーは PCIe* または I/O バスと NAND/ハードディスク間のデータ転送に比べて桁違いに低い。ベンチマークおよび詳細は近日公開予定。
2. インテル® Optane™ DC パーシステント・メモリーは 3 つの異なる容量 (128GB、256GB、512GB) を提供。DDR4 DRAM の個々の DIMM は最大 256GB。

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。注意事項の改訂 #20110804

ワークロードとシステム構成のチューニング

インテル® VTune™ プロファイラー

検出

- 構成の問題点
- 適切にチューニングされていないソフトウェア

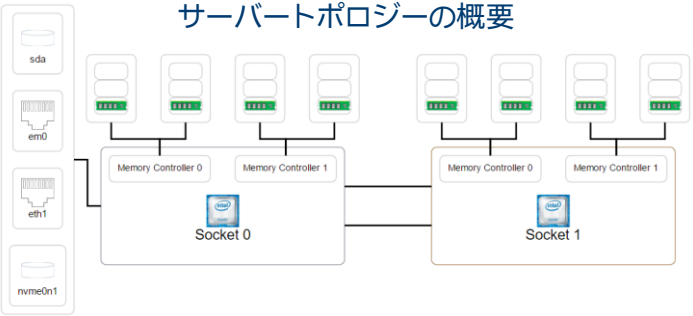
ターゲットユーザー

- インフラストラクチャー・アーキテクト
- ソフトウェア・アーキテクト/QA

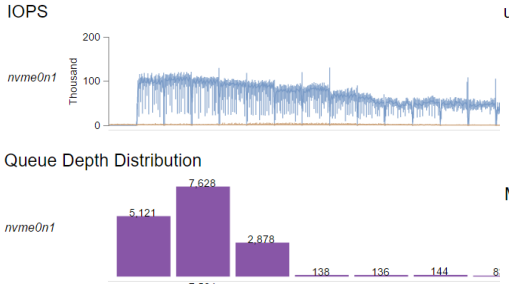
パフォーマンス・メトリック

- キャプチャー時間の拡張 (数分 ~ 数時間)
- 低オーバーヘッド – 粗粒度のメトリック
- OS/ハードウェア・パフォーマンス・カウンターのサンプリング
- スクリプトによる解析が簡単な RESTful API

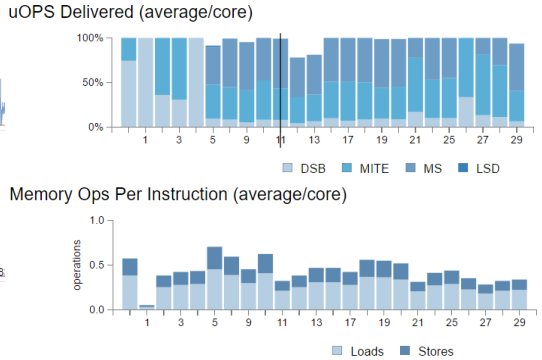
サーバートポロジーの概要



タイムラインとヒストグラム



コア間の比較



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

未活用のパフォーマンスを素早く発見する方法

インテル® VTune™ プロファイラー - アプリケーション・パフォーマンス・スナップショット

パフォーマンスの概要を簡単に素早く確認

- 休憩中にテストケースをインストールして実行可能

すべてのデータを 1 カ所に表示

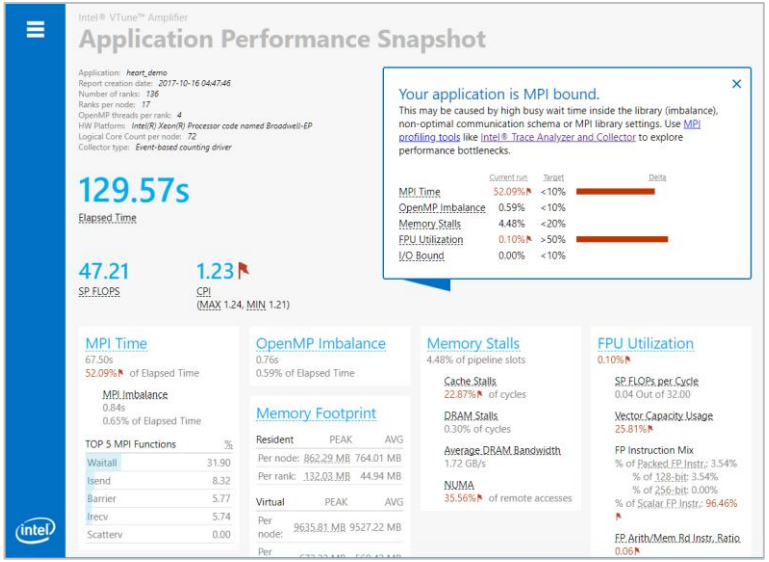
- MPI + OpenMP* + メモリー + 浮動小数点

一般的な MPI 実装をサポート

- インテル® MPI、MPICH、OpenMPI、Cray* MPI

バージョン 2020 の新機能

- 通信パターン診断
- 平均だけでなく高帯域幅の時間を確認
- 64K ランクを超える大きな MPI アプリケーションをプロファイル



無料ダウンロード: intel.com/performance-snapshot (英語)

Linux* のみ

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

多くのランクのスナップショット

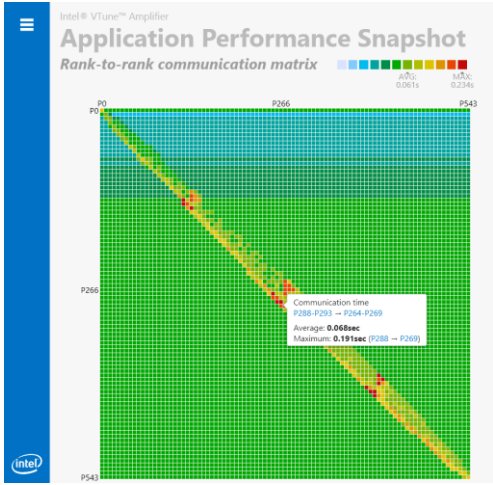
インテル® VTune™ プロファイラー - アプリケーション・パフォーマンス・スナップショット

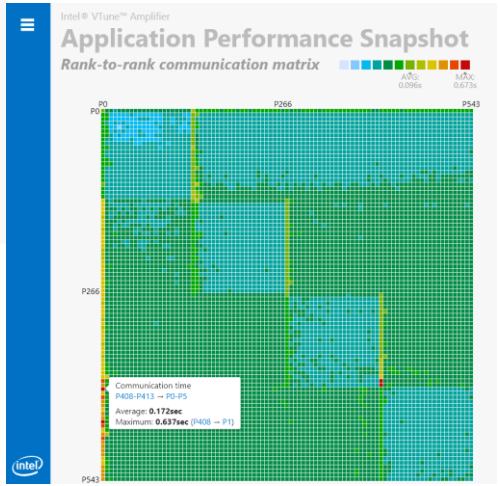
効率の低い MPI スケーリングを引き起こす MPI 通信パターンを検出

- 時間と量の両方でランク間通信を確認
- 平均だけでなく高帯域幅の時間を確認

大きな MPI アプリケーションをプロファイル

- 64K ランクを超えてスケール





最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

通信ボトルネックを診断
インテル® VTune™ プロファイラー

一般的なボトルネック
- 遅いスイッチまたは遅いノードアダプター
- 効率の低いスケジューリング

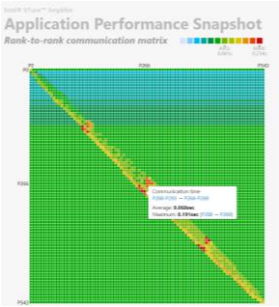
MPI ランク間通信
- アプリケーション・パフォーマンス・スナップショット

ファブリック・プロファイラー (プレビュー機能、旧 ESP)
- インテル® VTune™ プロファイラー 2020 に付属
- プレビューでは別のインターフェイス
- 最初は SHMEM のみ (MPI は未対応)
- InfiniBand*、Cray* Aries および インテル® Omni-Path アーキテクチャー

プロダクション機能

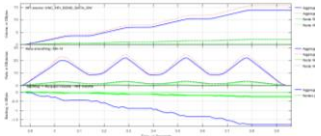
2020 プレビュー機能

アプリケーション・パフォーマンス・スナップショット



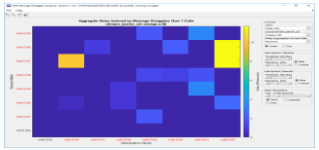
ファブリック・プロファイラー

通信時系列



同期統計

遅延 hotspot 解析



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

プロセス・スレッド・アフィニティー可観測性

インテル® VTune™ プロファイラー - HPC パフォーマンス特性

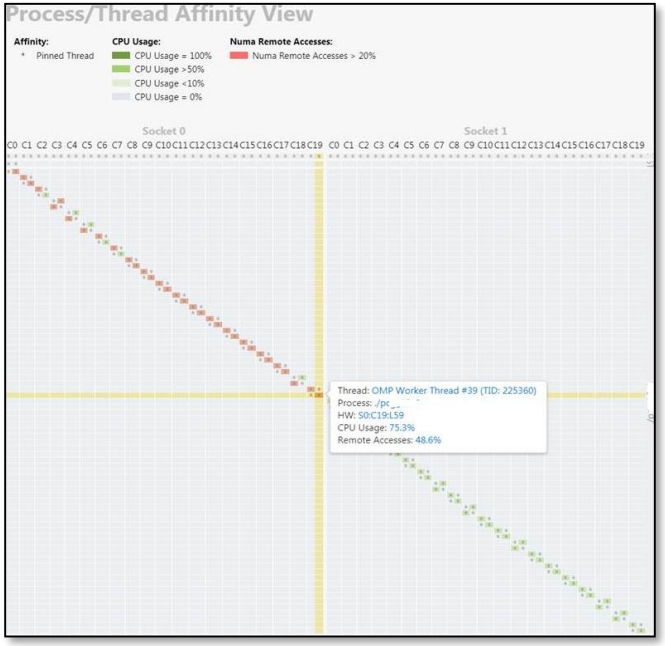
2020
プレビュー
機能

スレッド・アフィニティーとマイグレーションを視覚化

- CPU の不十分な利用と NUMA 関連のパフォーマンス問題を特定
- アフィニティー設定が予想通りに動作していることを素早く確認

コマンドラインまたは UI

- 個別の HTML レポートを生成



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

新規ユーザーにも使いやすい
インテル® VTune™ プロファイラー

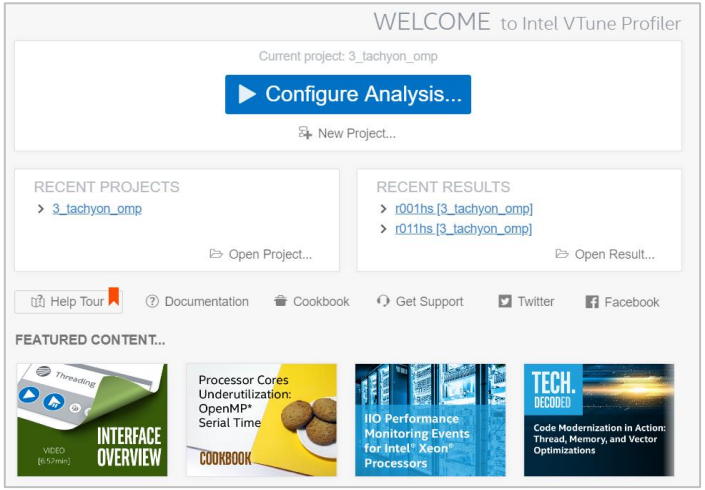
ようこそページに新規ユーザー向けの情報を追加
- ドキュメントとトレーニングへのクイックアクセス

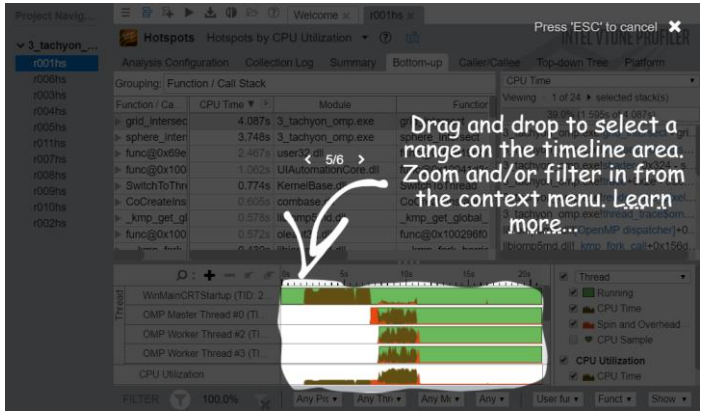
ビルトインのサンプルコード、事前収集済みの結果
- チュートリアルを容易に利用可能

ツアーを用意
- 重要なユーザー・インターフェイスのコントロールを素早く習得

コマンドライン・ヘルプを改良
- 構造を改良、詳細を提供

Linux* - さらに多くの perf をサポート
- インテルのドライバーをインストールできない場合に perf で結果を表示





最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

短いパフォーマンス異常を診断

インテル® VTune™ プロファイラー - プロセッサー・トレース

2020
試験的
機能

統計メソッドを示唆する問題を特定

- 外部割り込み
- スキップされたビデオフレーム
- 長いネットワーク・パケット処理
- 長い金融取引

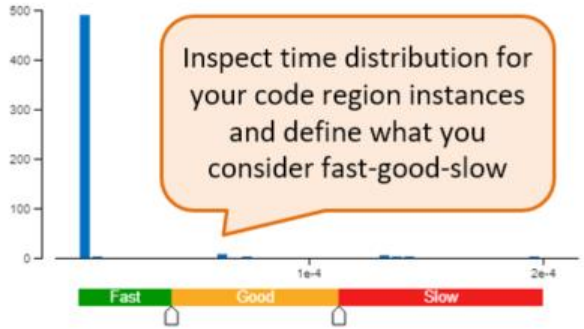
非常に細粒度の時間およびイベントデータ

- すべての分岐をキャプチャー
- マイクロおよびナノ秒の粒度
- 多くのデータを生成
- 循環バッファーおよびマネージ収集のトリガー

Code Region Of Interest Duration Histogram

This histogram shows the total number of code regions of interest (marked for anomaly detection) executed with a specific duration. Slow instances may signal a performance anomaly.

Code Region Of Interest: Stream Iterations



Code Region Of Interest / Duration Type	Count ▼
Stream Iterations	512
Fast	492
Good	19
Slow	1

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

Lustre* 並列ファイル I/O 解析

インテル® VTune™ プロファイラー

2020
試験的
機能

主要メトリックでアプリケーション・パフォーマンスに与える I/O の影響を測定

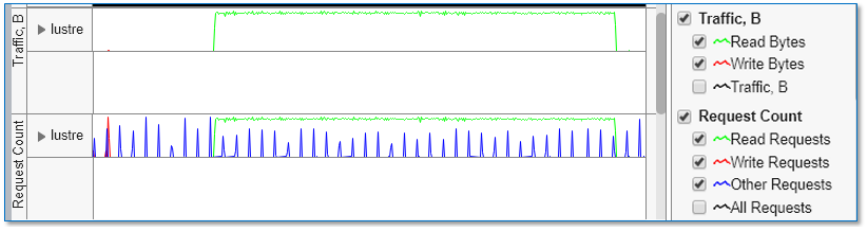
- I/O 待機時間、I/O 帯域幅、パケットレート、パケットサイズ

平均メトリックのサマリー:

Lustre File System IO Wait Time: 64.569s

Bandwidth, B/s:	6,011,995.982
Package Rate, pack/s:	25.750
Average Package Size, KB:	233

タイムライン: 時間でメトリックをフィルター



詳細メトリック: 並列ファイルシステム共有で整理

Parallel File System detailed info:

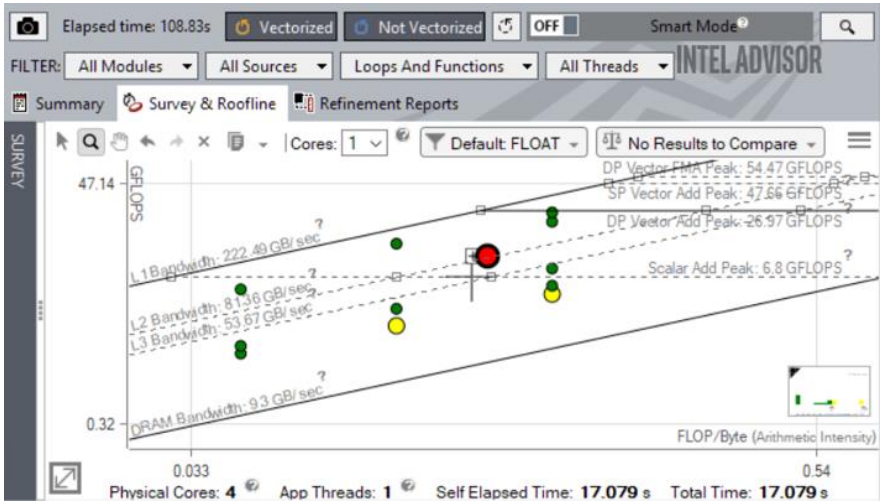
Parallel File System	Read Bytes	Read Requests	Read Wait Time	Write Bytes	Write Requests	Write Wait Time	All Requests	Request Wait Time
/lfs/lfs09	6,161,204,090	26,379	48.513s	381,814	12	0.011s	27,086	49.799s
/lfs/lfs12	0	0	0s	0	0	0s	6,058	11.961s
/lfs/lfs13	0	0	0s	0	0	0s	963	2.020s
/lfs/lfs11	0	0	0s	0	0	0s	635	0.789s

*N/A is applied to non-summable metrics.

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Advisor で最新のソフトウェアを設計

ベクトル化の最適化、スレッドのプロトタイプ生成、フローグラフの作成と解析



機能

- ベクトル化とその最適化
- メモリーパターン解析
- 迅速なスレッドのプロトタイプ生成
- 各ループのパフォーマンスのヘッドルームを示す
- フローグラフを作成して解析

バージョン 2020 の新機能 (一部のみ抜粋)

- インテル® AVX-512 VNNI をサポート
- 統合ルーフライン
  - ボトルネックを引き起こしているキャッシュレベルを正確に特定
- ルーフライン・ガイダンス
  - ループ固有の実行可能な最適化を推奨
- ルーフラインの比較
  - 1 つのグラフに複数のルーフラインの結果を表示して最適化の進捗を追跡

詳細: xlsoft.com/jp/products/intel/advisor/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

最新ハードウェア向けのコードを設計するツール

ベクトル化の最適化、スレッドのプロトタイプ生成、フローグラフの作成と解析

ルーフライン解析

メモリーと計算について
アプリケーションを最適化

ベクトル化の最適化

さらにベクトル並列化を
行い効率を高める

**スレッドの
プロトタイプ生成**

マルチスレッド設計を
モデル化、チューニング
およびテスト

**ヘテロジニアス・
アルゴリズムの構築**

データフローと
依存性計算グラフを
作成して解析

詳細: xlsoft.com/jp/products/intel/advisor/

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

“自動” ベクトル化では不十分

優れたコンパイラーはベクトル化の最適化によりさらなる利点を得ることができる

コンパイラーは常にベクトル化するとは限らない

- インテル® Advisor でループ伝播の依存性を確認
- 依存性がない場合はベクトル化を強制し、プラグマ simd (C++)、SIMD ディレクティブ (Fortran) を使用

すべてのベクトル化が効率的であるわけではない

- ストライド 1 のほうがストライド 2 以上よりもキャッシュ効率が良い - インテル® Advisor を使用して解析
- SIMD Data Layout Templates (英語) を利用してデータレイアウトの変更を検討

以前紹介したベンチマークはすべて “自動ベクトル化” したものではない。ベクトル化を強制し、さらなるパフォーマンスを引き出すため、コンパイラー・ディレクティブを使用している。

構造体配列はデータを直感的に整理するのには適しているが、配列構造体よりも効率が悪いため、SIMD Data Layout Templates (英語) を利用してベクトル化に適した効率良いレイアウトにデータをマップする。

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

ブレークスルーのベクトル化パフォーマンスを実現

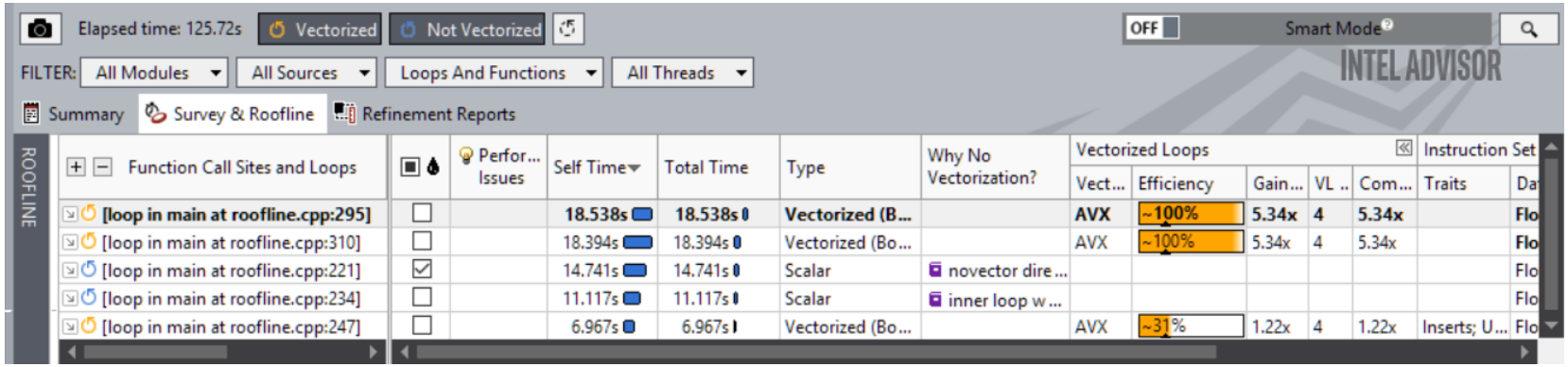
インテル® Advisor - ベクトル化アドバイザー

素早くベクトル化を最適化

- 最も大きな利点が得られる個所をベクトル化
- ベクトル化を妨げているものを素早く特定
- 効率良いベクトル化のためのヒント
- 安全にコンパイラーによるベクトル化を強制
- メモリーストライドを最適化

必要なデータとガイダンス

- コンパイラー診断 + パフォーマンス･データ + SIMD 効率
- 問題の検出と修正に関する推奨事項
- ループ伝播の依存性解析
- メモリー･アクセス･パターン解析



インテル® AVX-512 対応ハードウェアの有無に関係なくインテル® AVX-512 向けに最適化

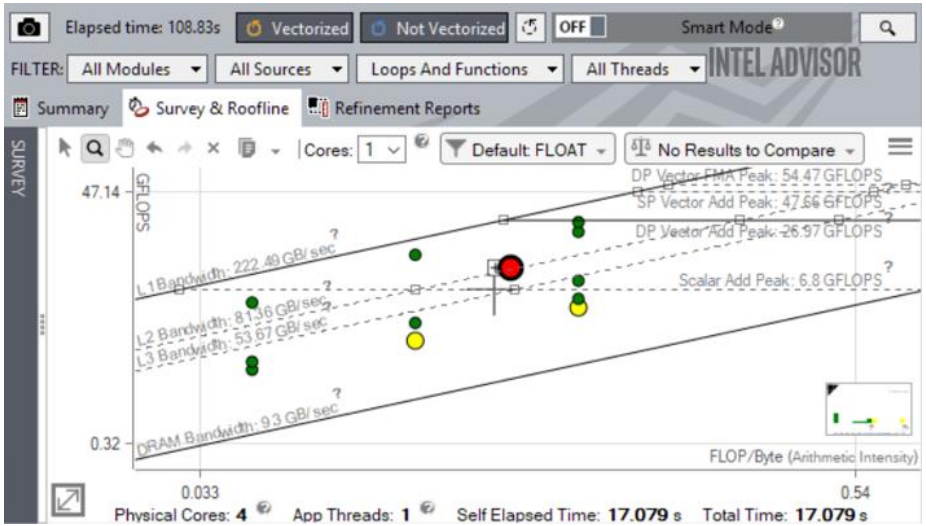
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

効率良い最適化手法を特定

インテル® Advisor - キャッシュを考慮したルーフライン解析

ルーフライン・パフォーマンスの詳細な情報

- パフォーマンスの悪いループをハイライト
- 各ループの「最大」パフォーマンスを表示
  - 最適化可能なループ
  - 最適化する価値のあるループ
- ボトルネックの原因の可能性を表示
- 次の最適化ステップを提案



「インテル® Advisor の新しい “統合ルーフライン” は素晴らしい機能です。メモリー転送の最適化とベクトル化という重要で難しい課題に、ステップ・バイ・ステップのアプローチで対処できるのです。」

Onera (フランス国立航空宇宙研究所)
ソフトウェア・アーキテクト、Nicolas Alferez 氏

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

設計、チューニング、デバッグ、実装

インテル® Advisor のスレッドのプロトタイプ生成 - 開発を妨げることなく設計可能

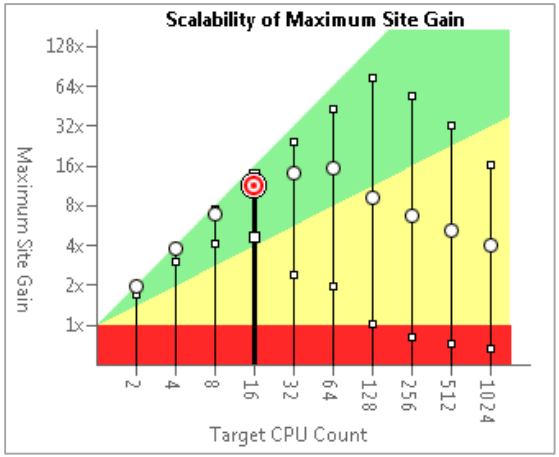
問題

- アプリケーションをスレッド化してもパフォーマンスがそれほど向上しない
- "スケーラビリティーの限界" に達したのか?
- 同期問題によりリリースを延期

データに基づくスレッド設計

- 複数の選択肢のプロトタイプを迅速に生成
- 大規模なシステムにおけるスケーリングを予測
- スレッド化する前に同期問題を発見
- 開発を妨げることなく設計可能

より少ない労力とリスクで、より大きな効果が得られる並列処理を実装



「**インテル® Advisor** により、並列化候補のプロトタイプを素早く生成し、開発者の時間と労力を節約することができました。」

Sandia National Laboratories
シニア・テクニカル・スタッフ
Simon Hammond 氏

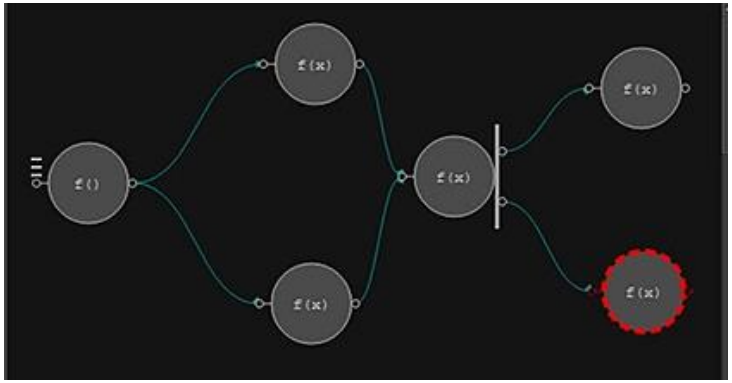
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

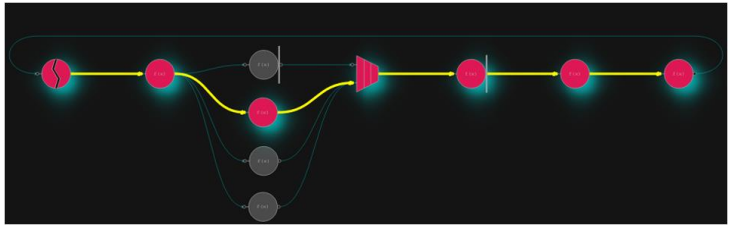
フローグラフをインタラクティブにビルド、検証、解析

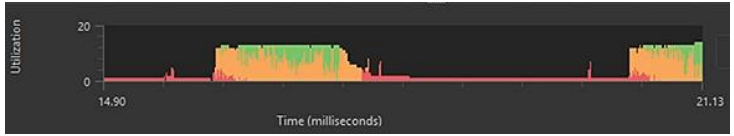
インテル® Advisor - フローグラフ・アナライザー

フローグラフの設計および解析

- コードスタブを視覚的に生成
- 並列 C++ プログラムを生成
- アルゴリズムのノードやエッジをクリックしてズームし、並列データとプログラムフローを理解
- ロードバランス、コンカレンシー、その他の並列特性を解析し、プログラムを細かくチューニング
- インテル® TBB または OpenMP* 5 (ドラフト) OMPT API を使用



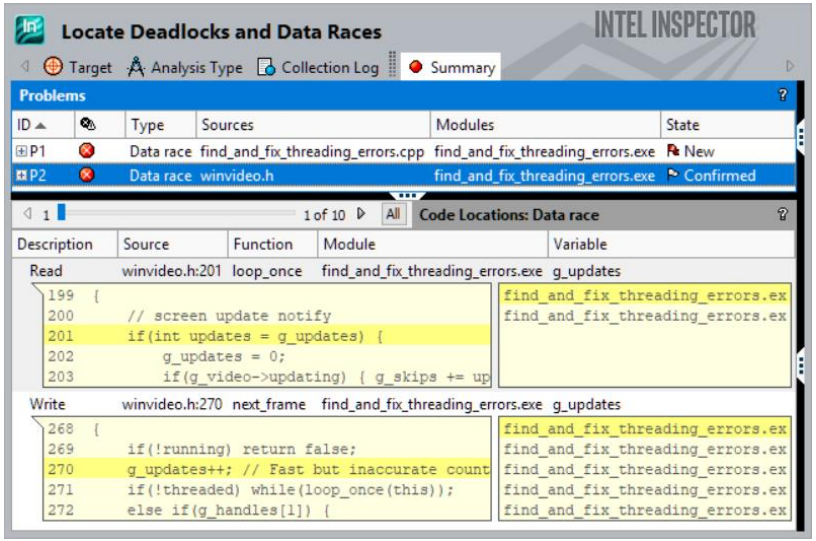




最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Inspector によるメモリーとスレッドのデバッグ

メモリーリーク、異常、データ競合、デッドロック、パーシステント・メモリー・エラーの特定とデバッグ



正当性検証ツールにより ROI が 12%-21%[1] 向上

- 早期に問題を発見したほうが修正コストが少なくて済む
- 競合やデッドロックは簡単に再現できない
- メモリーエラーをツールなしで発見するのは困難

デバッガー・ブレークポイントにより迅速な診断が可能

- 問題が発生する直前にブレークポイントを設定
- デバッガーで変数とスレッドを確認

パーシステント・メモリー・エラーをデバッグ

- 不足しているキャッシュフラッシュ、ストアフェンスなど

バージョン 2020 の新機能

- 最新の OS および IDE をサポート

詳細: xlsoft.com/jp/products/intel/inspector/

[1] コスト要因 - Square Project による分析
CERT: U.S. Computer Emergency Readiness Team および Carnegie Mellon CyLab
NIST: National Institute of Standards & Technology : Square Project の結果

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Parallel Studio XE コンポーネント・ツール

ビルド

インテル® C++ コンパイラー
インテル® Fortran コンパイラー
Python* 向けインテル® ディストリビューション
インテル® MKL
インテル® IPP
インテル® TBB
インテル® DAAL
Composer Edition に含まれる

解析

インテル® VTune™ プロファイラー
インテル® Advisor
インテル® Inspector

Professional Edition に含まれる

スケール

インテル® MPI ライブラリー
インテル® Trace Analyzer & Collector
インテル® Cluster Checker

Cluster Edition に含まれる

インテル® MPI ライブラリーによる高速でスケーラブルなコード

分散コンピューティング向けの標準規格準拠の最適化された MPI ライブラリー

- オープンソースの MPICH 実装をベースに開発
- 低レイテンシー、高帯域幅、高スケーラビリティー向けにチューニング
- 柔軟な展開を可能にするマルチファブリック・サポート

バージョン 2019 Update 6 の新機能

- Mellanox* InfiniBand* EDR/HDR インターコネクトのサポートを改善
- AWS* Elastic Fabric Adapter (EFA)、Parallel Cluster、Amazon* Linux* 2 によるクラウド HPC サポート
- 最新のインテル® Xeon® スケーラブル・プロセッサー向けにパフォーマンスを最適化

詳細: xlsoft.com/jp/products/intel/cluster/mpi/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® MPI ライブラリーの概要

最適化された MPI アプリケーション・パフォーマンス
- アプリケーション固有のチューニング
- 自動チューニング
- 最新のインテル® Xeon® スケーラブル・プロセッサーをサポート

低レイテンシーおよび複数のベンダーとの互換性
- 業界トップレベルのレイテンシー
- OpenFabrics* インターフェイス (OFI) により、ファブリック向けに最適化されたパフォーマンスをサポート

高速な MPI 通信
- 最適化された集合操作

持続性のあるスケーラビリティー (最大 34 万コアまで)
- ネイティブ InfiniBand* インターフェイス・サポートにより、低レイテンシー、高帯域幅、メモリー使用量の軽減を実現

安定性に優れた MPI アプリケーション
- インテル® Trace Analyzer & Collector とシームレスに連携

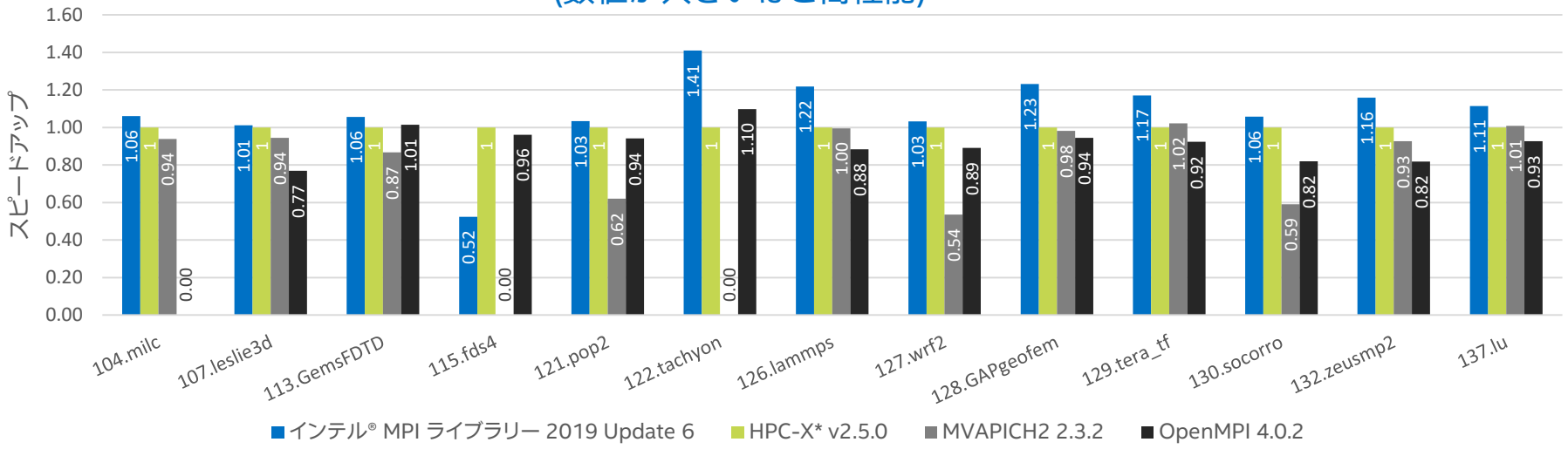
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Xeon® プロセッサー上でのアプリケーションのパフォーマンス

インテル® MPI ライブラリーの SPEC* MPI Medium ベンチマークのパフォーマンス

384 プロセッサー、8 ノード (Mellanox Technologies Family)、Linux* 64

(数値が大きいほど高性能)



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer.
Performance results are based on testing as of Nov. 8, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks. **Configuration:** Testing by Intel as of Nov. 8, 2019. Intel® Xeon™ Gold 6252 CPU @ 2.10GHz, 196 GB RAM, Intel HyperThreading Technology is supported but not enabled. Mellanox Technologies* MT28908 Family [ConnectX-6]. MLNX_OFED_LINUX-4.6-1.0.1.1(OFED-4.6-1.0.1). Software: Intel® C/C++ Compiler 19.0.0, Intel® Math Kernel Library 2016 Update 1. Linux OS: Red Hat Enterprise Linux 8.0 (Ootpa). Kernel 4.18.0-80.el8.x86_64. Compiler flags: '-O3 -no-prec-div -xCORE-AVX512'. Application: SPEC MPI® 2007 v2.0.
Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

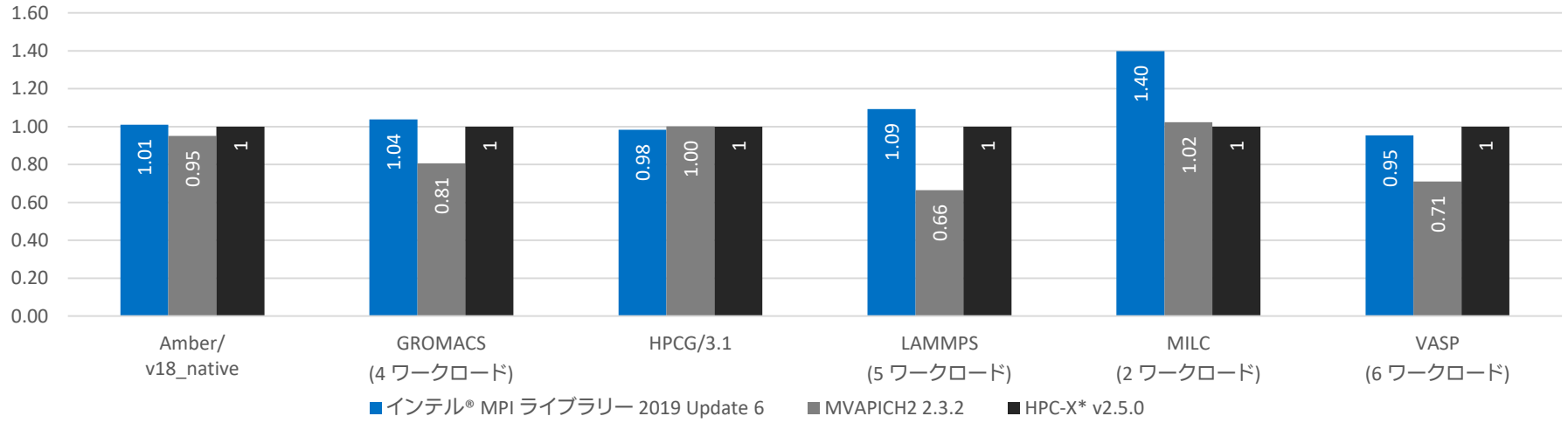
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Xeon® プロセッサー上でのアプリケーションのパフォーマンス

インテル® MPI ライブラリーの相対 (相乗平均) HPC アプリケーションのパフォーマンス

768 プロセッサー、16 ノード (Mellanox Technologies Family)

(数値が大きいほど高性能)



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer.
Performance results are based on testing as of Nov. 8, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks.
Configuration: Testing by Intel as of Nov. 8, 2019. Intel® Xeon™ Platinum 8260L CPU @ 2.40GHz, 196 GB RAM, Intel® Turbo Boost and HyperThreading Technologies are supported but disabled. Mellanox Technologies MT27700 Family [ConnectX-4]. MLNX_OFED_4.7-1.0.0.1-1062.4.1-2.10.8. Software: Intel® C/C++ Compiler 19.0.3, Intel® Math Kernel Library 2019 Update 1, Cmake* 3.10.2, Net CDF* 4.6.1.
Linux OS: CentOS Linux release 7.7.1908 (Core), Kernel 3.10.0-1062.4.1.el7.crt1.x86_64. Compiler flags: '-O3 -xCORE-AVX512'.
Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

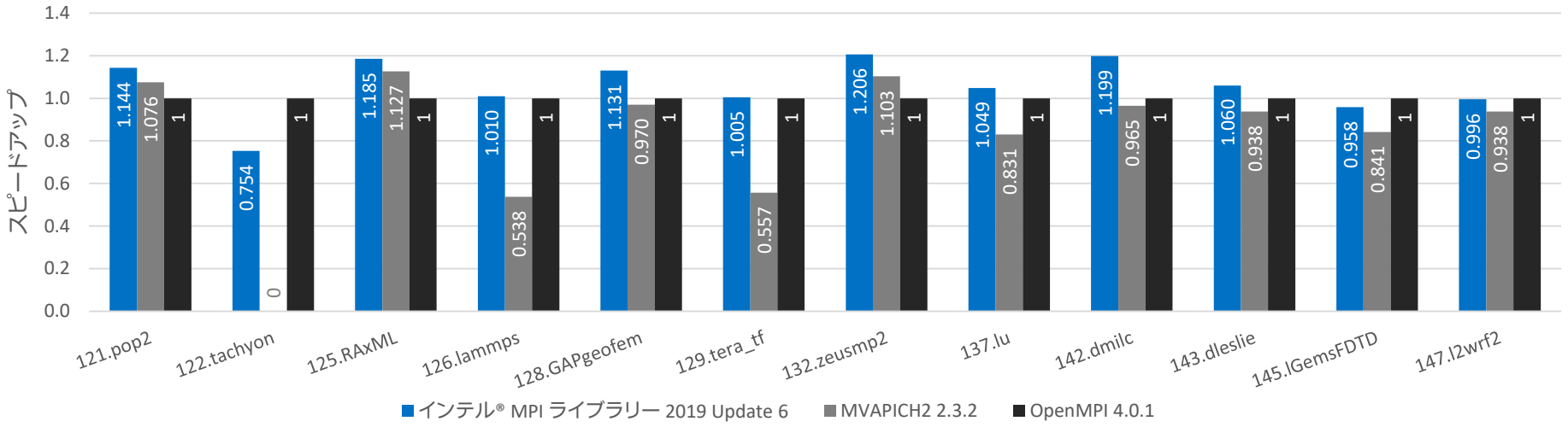
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Xeon® プロセッサー上でのアプリケーションのパフォーマンス

インテル® MPI ライブラリーの SPEC* MPI Large ベンチマークのパフォーマンス

768 プロセッサー、16 ノード (インテル® Omni-Path アーキテクチャー)、Linux* 64

(数値が大きいほど高性能)



Intel technologies' features and benefits depend on system configuration and may require enabled hardware, software or service activation. Learn more at intel.com, or from the OEM or retailer. Performance results are based on testing as of Nov. 8, 2019 and may not reflect all publicly available security updates. See configuration disclosure for details. No product can be absolutely secure. Software and workloads used in performance tests may have been optimized. for performance only on Intel microprocessors. Performance tests, such as SYSmark and MobileMark, are measured using specific computer systems, components, software, operations and functions. Any change to any of those factors may cause the results to vary. You should consult other information and performance tests to assist you in fully evaluating your contemplated purchases, including the performance of that product when combined with other products. For more complete information visit www.intel.com/benchmarks. **Configuration:** Testing by Intel as of Nov. 8, 2019. Intel® Xeon® Platinum 8260L CPU @ 2.40GHz, 196 GB RAM, Intel HyperThreading Technology is supported but not enabled. Turbo Boost is enabled. Intel® Corporation Omni-Path HFI Silicon 100 Series. IFS: 10.10.0.0.445_1062.4.1_2.10.8. Software: Intel® C/C++ Compiler 19.0.5, Intel® Math Kernel Library 2016 Update 1. Linux OS: CentOS Linux release 7.7.1908 (Core), Kernel 3.10.0-1062.4.1.el7.crt1.x86_64. Compiler flags: '-O3 -no-prec-div -xCORE-AVX512'. Application: SPEC MPI® 2007 v2.0.

Intel's compilers may or may not optimize to the same degree for non-Intel microprocessors for optimizations that are not unique to Intel microprocessors. These optimizations include SSE2, SSE3, and SSSE3 instruction sets and other optimizations. Intel does not guarantee the availability, functionality, or effectiveness of any optimization on microprocessors not manufactured by Intel. Microprocessor-dependent optimizations in this product are intended for use with Intel microprocessors. Certain optimizations not specific to Intel microarchitecture are reserved for Intel microprocessors. Please refer to the applicable product User and Reference Guides for more information regarding the specific instruction sets covered by this notice. Notice revision #20110804

最適化に関する注意事項

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Trace Analyzer & Collector による MPI 解析

MPI アプリケーション向けの強力なプロファイラー、解析、視覚化ツール

- 低オーバーヘッドで正確なプロファイル、解析、正当性チェック
- チューニングと最適化に必要なプロセスの相互作用、hotspot、ロードバランスを簡単に視覚化
- 柔軟なワークフロー: コンパイル、リンク、または実行

バージョン 2020 の新機能

- 機能の改良
- 最新のインテル® Xeon® スケーラブル・プロセッサーをサポート

詳細: xlsoft.com/jp/products/intel/cluster/tatc/

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

MPI アプリケーションを効率良くプロファイル

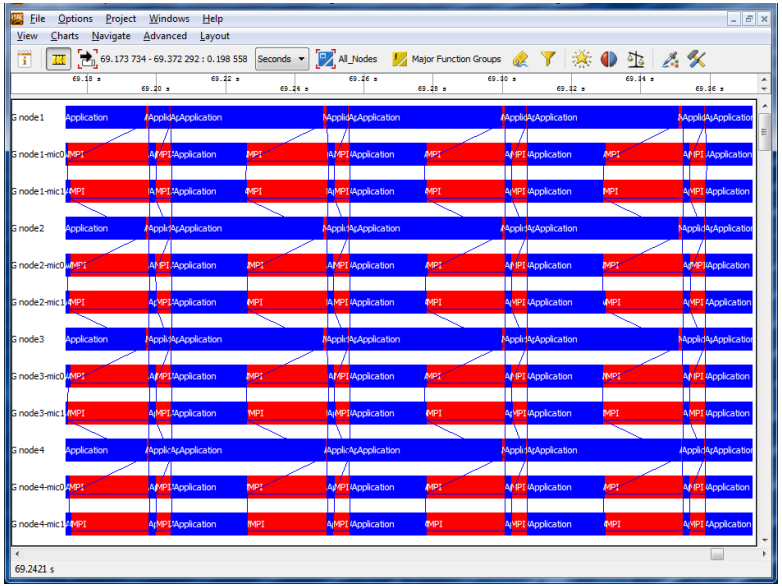
インテル® Trace Analyzer & Collector

開発者を支援

- 並列アプリケーションの動作を視覚化して確認
- プロファイル統計とロードバランスを評価
- 通信 hotspot を特定

機能

- イベントベースのアプローチ
- 低オーバーヘッド
- 優れたスケーラビリティー
- 強力な集合およびフィルター関数
- イデアライザー
- スケーラブル



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

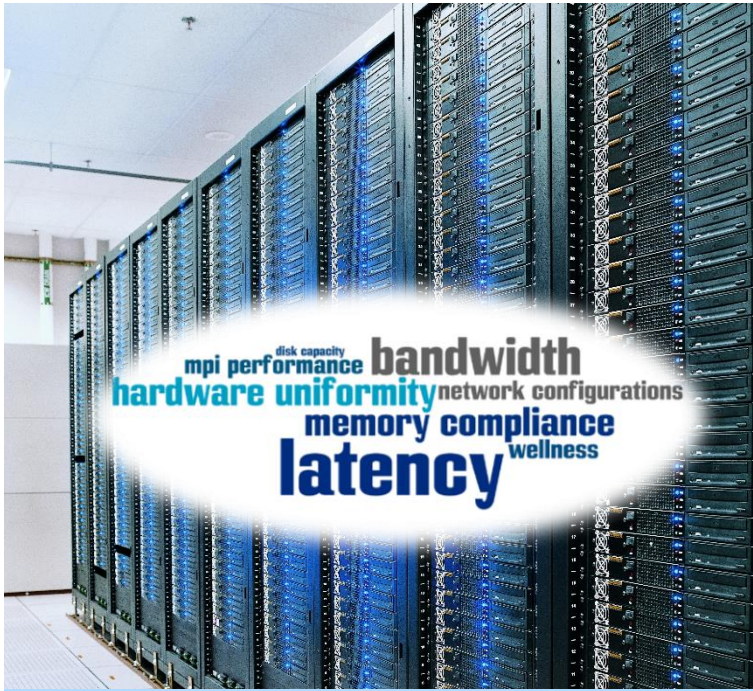
ハイパフォーマンスな計算クラスター向けの広範な診断ツールセット
インテル® Cluster Checker (Linux*)

クラスターシステムの状態を確認

- クラスターシステムの詳細を提供するエキスパート・システム・アプローチ - システム・ヘルス・チェック: 問題の特定、推奨アクションの提示
- 幅広いフレームワークを提供、統合サポート用 API
- 操作やパフォーマンスに影響する可能性のある 100 項目を超える特性をチェック – 稼働時間と生産性を向上

バージョン 2019 Update 5 の新機能: 出力と機能により使いやすさと機能を向上

- 実行速度の速い新しいデフォルトのテスト
- 新しい事前定義済みユーザー/管理者固有のテストおよび詳細な解析
- ノードと問題のサマリー出力を改良、ログファイルに詳細を出力
- インテル® MPI ライブラリーの必要条件のトラブルシューティング・テスト
- 最新のインテル® プロセッサーをサポート (インテル® Xeon® Platinum 9200 プロセッサー・ファミリー)
- 管理者向け BIOS チェック機能、‘syscfg’ ユーティリティーを使用



アプリケーション開発者、クラスター・アーキテクト/ユーザー、システム管理者向け

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

事前定義済みチェックグループにより実行を単純化

自動化されたテストと推奨により問題を修正

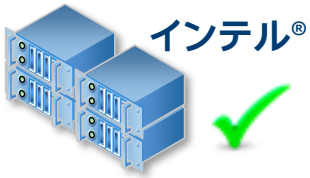
- 事前または事後アプリケーション実行
- トラブルシューティング
- 単純化されたサポート
- デプロイメントおよび QA

高速基本チェック (デフォルト)

包括的なテスト、ベンチマーク

個別のチェック、トラブルシューティング

インテル® Select ソリューションで検証



インテル® Cluster Checker

テストのリストを組み合わせてチェックをカスタマイズ

最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

インテル® Cluster Checker によるシステムの検証

起動から稼働中のクラスターの操作まで 3 つの使用フェーズ

インストールの検証	操作の検証	パフォーマンスの検証
評価 正しいインストールを確認	**評価** 正しい操作を確認	**評価** パフォーマンスを確認
設定 インストールを仕様に合わせる	**設定** 操作を仕様に合わせる	**設定** パフォーマンスを仕様に合わせる
確立 クラスターのベースライン	**確認** クラスターが仕様/システム・コンプライアンスを満たしている	**確認** クラスターが顧客のパフォーマンス目標を満たしている

インテル® Cluster Checker

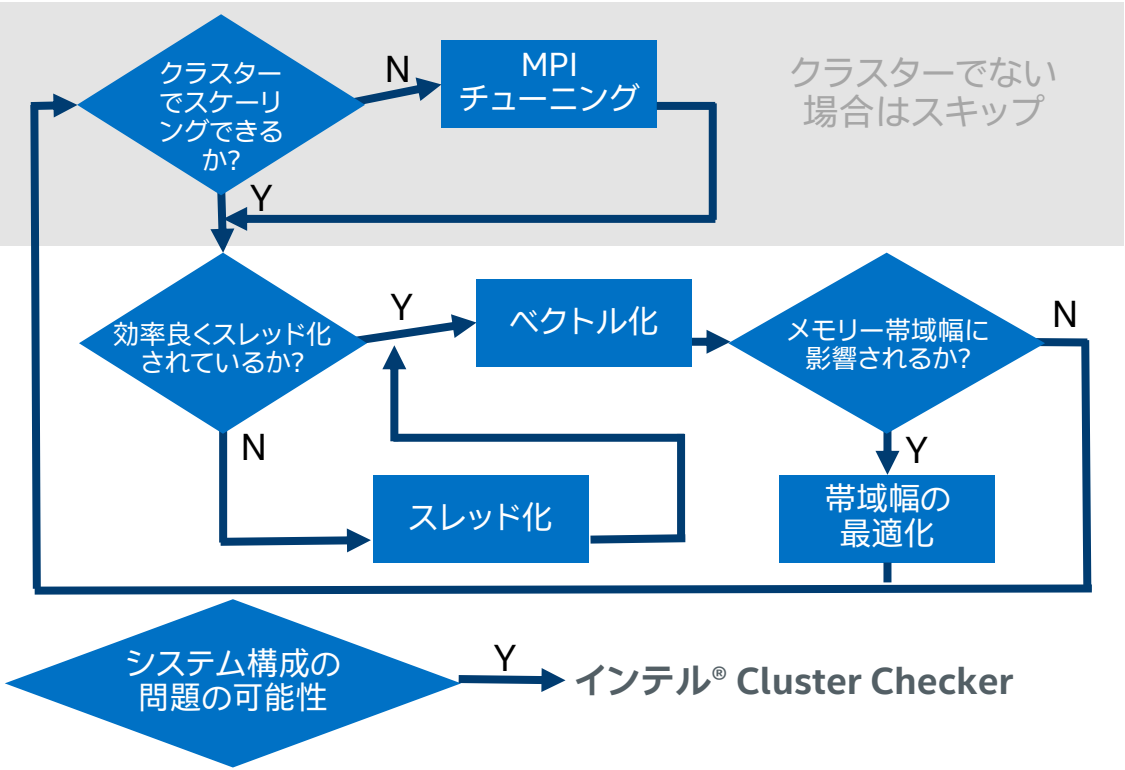
最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

スピーカーの方へ – このセクションのノートは重要です。
プレゼンテーションでは、必ず読むようにしてください。

どのツールを使用するべきか?

並列ハードウェアでパフォーマンスを最適化

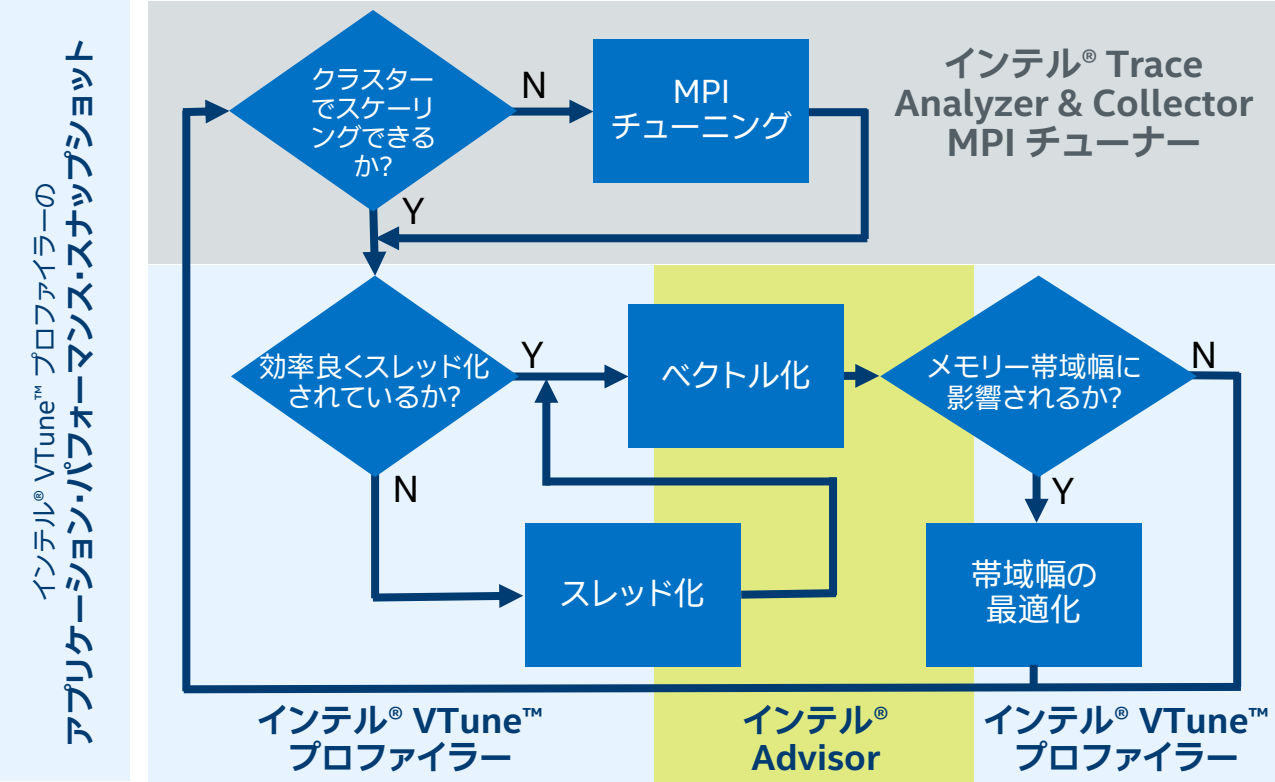
インテル® Parallel Studio XE - 繰り返し作業



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

診断を支援するパフォーマンス解析ツール

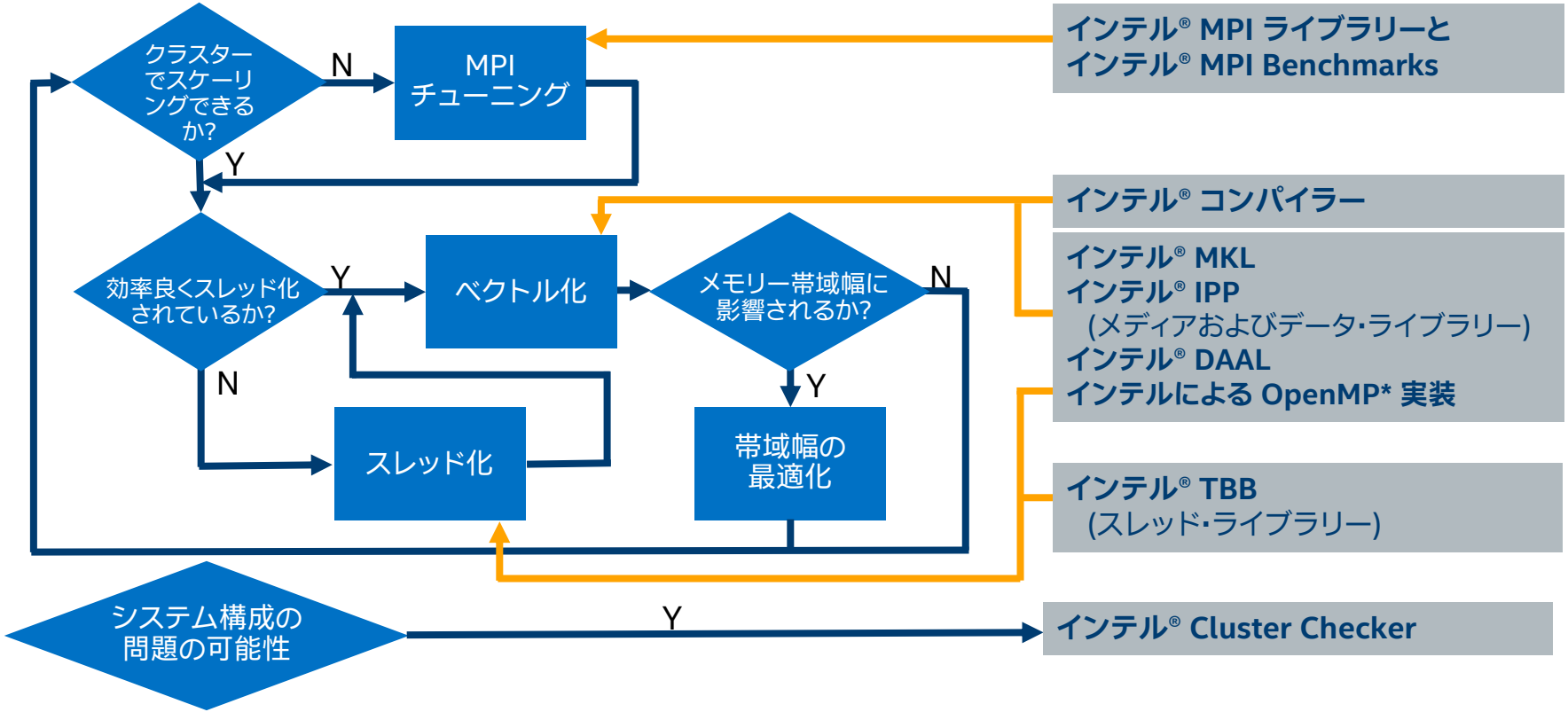
インテル® Parallel Studio XE



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

ハイパフォーマンスな実装を支援するツール

インテル® Parallel Studio XE



最適化に関する注意事項
© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

法務上の注意書きと最適化に関する注意事項

性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。結果はこれらの要因によって異なります。製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。さらに詳しい情報をお知りになりたい場合は、http://www.intel.com/benchmarks/ (英語) を参照してください。

性能の測定結果はシステム構成の日付時点のテストに基づいています。また、現在公開中のすべてのセキュリティー・アップデートが適用されているとは限りません。詳細については、公開されている構成情報を参照してください。絶対的なセキュリティーを提供できる製品はありません。

インテルは、サードパーティーのデータについて管理や監査を行っていません。原典を確認し、ほかの情報も参考にして、参照しているデータが正確かどうかを確認してください。

インテル® テクノロジーの機能と利点はシステム構成によって異なり、対応するハードウェアやソフトウェア、またはサービスの有効化が必要となる場合があります。実際の性能はシステム構成によって異なります。絶対的なセキュリティーを提供できる製品またはコンポーネントはありません。詳細については、各システムメーカーまたは販売店にお問い合わせいただくか、http://www.intel.co.jp/ を参照してください。

インテルは、明示されているか否かにかかわらず、いかなる保証もいたしません。ここにいう保証には、商品適格性、特定目的への適合性、および非侵害性の黙示の保証、ならびに履行の過程、取引の過程、または取引での使用から生じるあらゆる保証を含みますが、これらに限定されるわけではありません。

Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴ、Intel Atom、Intel Core、Pentium、Xeon、Intel Xeon Phi、Intel Optane、VTune は、アメリカ合衆国および / またはその他の国における Intel Corporation またはその子会社の商標です。

最適化に関する注意事項

インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。
注意事項の改訂 #20110804

© 2020 Intel Corporation. 無断での引用、転載を禁じます。
* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

intel®

Software