



# インテル® コンパイラーによる並列プログラミング: OpenMP\* 5.0 プレビュー

2018年3月  
iSUS 編集部



IP Software User Society

© 2018 iSUS \*その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

## このセッションの目的

- 明示的な並列プログラミング手法として注目されてきた OpenMP\* による並列プログラミングに加え、インテル® コンパイラーがサポートする OpenMP\* 4.0 と 4.5 の機能を使用したベクトル・プログラミングとオフロード・プログラミングの概要をリフレッシュし、インテル® コンパイラー V18.0 でサポートされる OpenMP\* 5.0 TR4 および TR6 の機能と実装を紹介します

## セッションの対象者

- 既に OpenMP\* でマルチスレッド・プログラミングを開発し、4.0 以降でサポートされる新たなベクトル化とオフロードを導入し、アプリケーションのパフォーマンス向上を計画する開発者



# 内容

- はじめに (OpenMP\* が必要とされる背景) 10 分
- 概要 (OpenMP\* とは、歴史、各バージョンの機能概要) 40 分
- OpenMP\* 4.0 と 4.5 および 5.0 の新機能 60 分
- インテル® Xeon® プロセッサ上で要件の厳しいワークロードのパフォーマンスを向上する 30 分



