インテル® Xeon® プロセッサー上で要件の厳しいワークロードのパフォーマンスを向上する

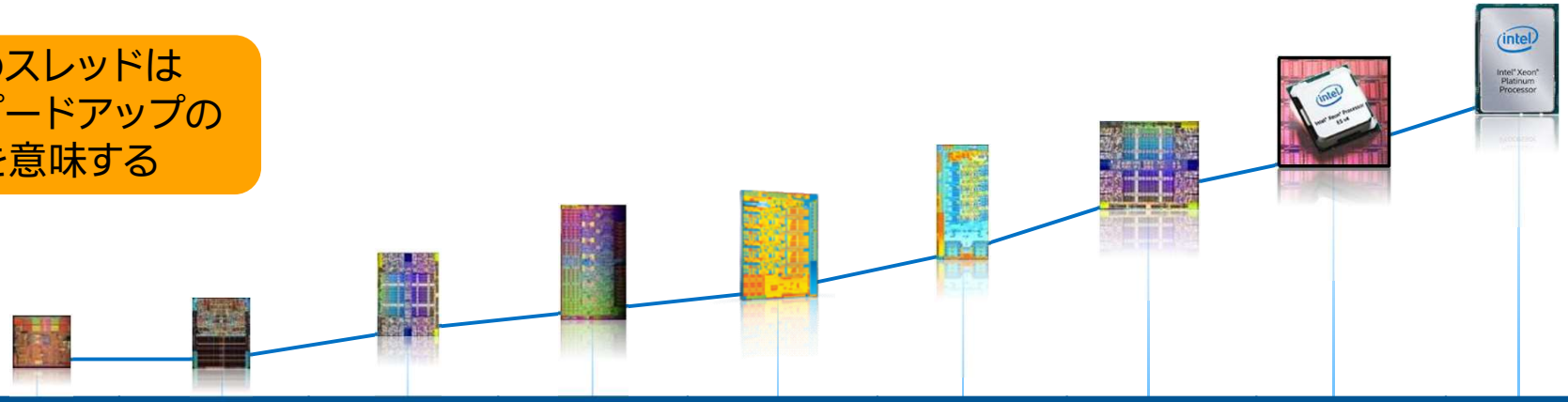
iSUS 編集部

https://software.intel.com/en-us/videos/increase-performance-for-demanding-workloads-on-xeon-processors

ハードウェアの変化はソフトウェア開発に影響する

コア数の増加とベクトルレジスター幅の拡大は、より多くのスレッドとさらなるパフォーマンスを意味する!
… しかし、それらのコアとレジスターを利用するようにソフトウェアを記述する必要がある

より多くのスレッドは
さらなるスピードアップの
可能性を意味する



インテル® Xeon® プロセッサー	64 ビット	5100 番台	5500 番台	5600 番台	E5-2600	E5-2600 v2	E5-2600 v3	E5-2600 v4	Platinum 8180
コア	1	2	4	6	8	12	18	22	28
スレッド	2	2	8	12	16	24	36	44	56
SIMD 幅	128	128	128	128	256	256	256	256	512

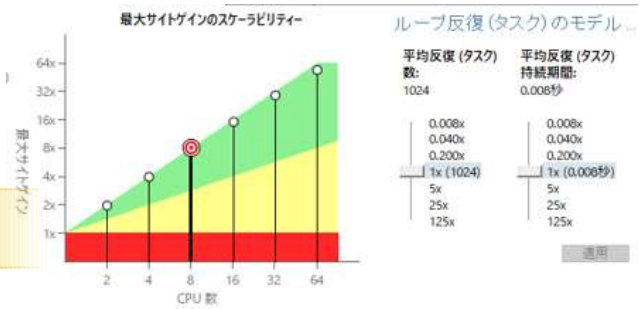
© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

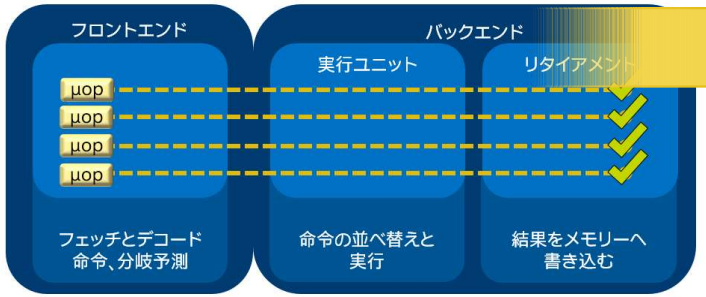
本日の内容

最適化 101

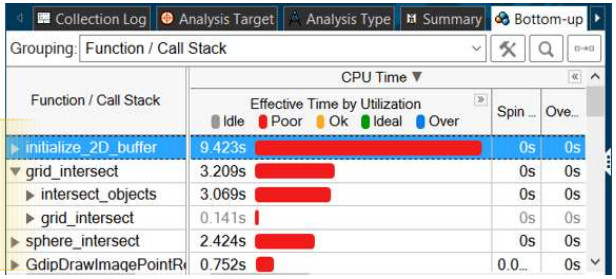
スレッド化



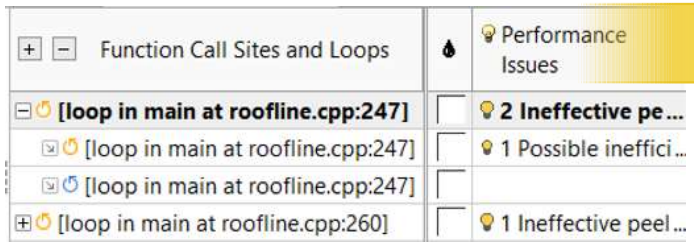
パイプライン



アーキテクチャー・チューニング



ベクトル化



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

最適化 101

- 適切なオプションを指定してコンパイラーによる最適化を利用

Linux*	Windows*	説明
-xCORE-AVX512	/QxCORE-AVX512	インテル® Xeon® スケーラブル・プロセッサー向けに最適化 (インテル® AVX-512 を含む)
-xCOMMON-AVX512	/QxCOMMON-AVX512	上記のオプションで期待したスピードアップが得られない場合に使用するオプション
-fma	/Qfma	FMA (Fused Multiply-Add) 命令を有効にする (注: 丸めに影響!)
-O2	/O2	速度を最適化 (デフォルトで有効)
-g	/Zi	パフォーマンス・プロファイル・ツールで使用するデバッグ情報を生成

- インテル® マス・カーネル・ライブラリー (インテル® MKL) などの最適化されたライブラリーを使用

線形代数	高速フーリエ変換	ベクトル演算	サマリー統計	ディープ・ニューラル・ネットワーク	その他
• BLAS • LAPACK • ScaLAPACK • スパース BLAS • スパースソルバー • 反復法 • PARDISO • クラスター・スパース・ソルバー	• 多次元 • FFTW インターフェイス • クラスター FFT	• 三角関数 • 双曲線 • 指数 • 対数 • 累乗 • 累乗根 • ベクトル RNG	• 尖度 • 変化係数 • 順序統計量 • 最小/最大 • 分散/共分散	• 畳み込み • プーリング • 正規化 • ReLU • ソフトマックス	• スプライン • 補間 • 信頼領域 • 高速ポアソンソルバー

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

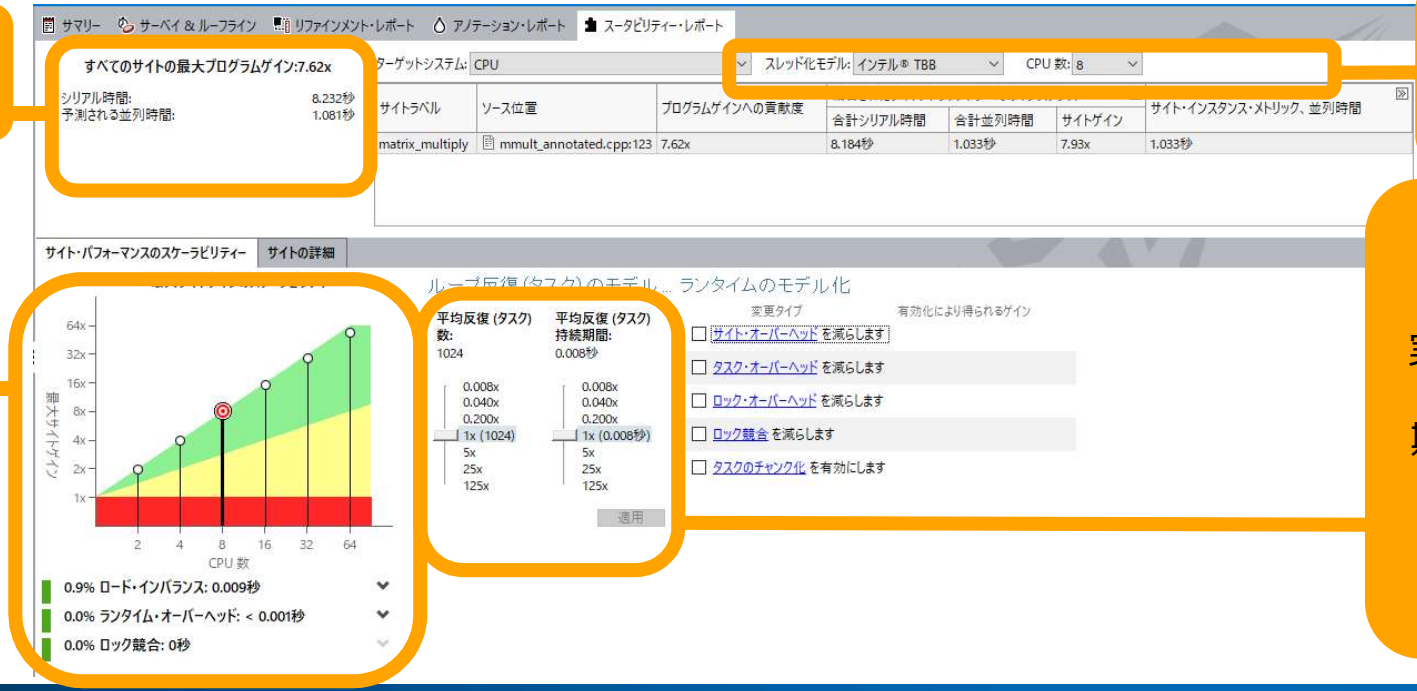
intel Software

インテル® Advisor によるスレッド化

- [サーベイ] で合計時間が大きいループ/関数に注目してスレッド化により大きな利点が得られる領域を見つける
- コードにアノテーションを追加して、インテル® Advisor にスレッド化とロックのシミュレーションを指示する
- スータビリティー解析 (適合性解析) でスレッド化のパフォーマンスを予測して、依存性解析でスレッド化により生じる可能性がある正当性の問題を特定する

期待される
プログラムのス
ピードアップ

仮想環境の
詳細を設定



各 CPU 数での
並列領域の
スケーリング

再度解析を
実行せずに並列
タスクの数や
期間を変更して
その影響を
検証可能

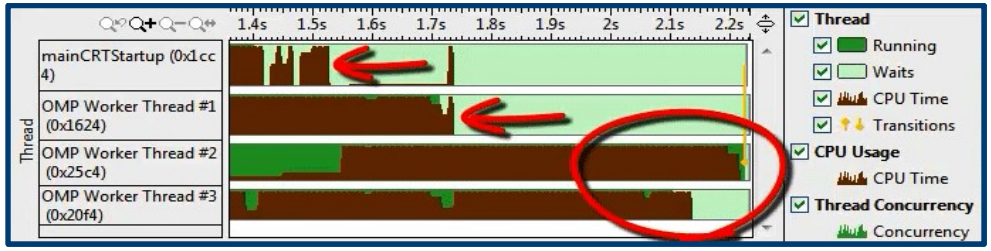
© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier によるスレッド化の最適化

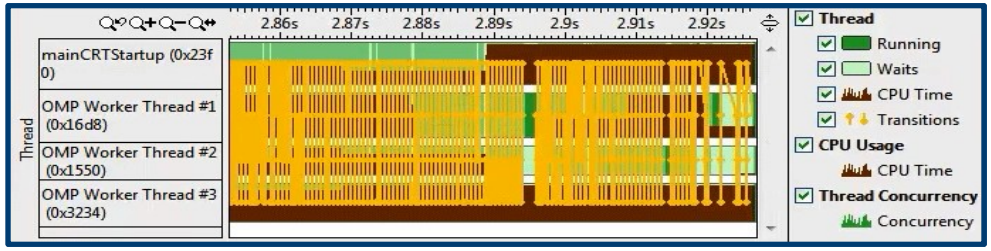
- インテル® VTune™ Amplifier のコンカレンシー解析でプログラムがスレッドを効率良く使用しているか確認する
- 特にタイムラインでは、各スレッドがアクティビティー別に色分けして表示される
- 粗粒度のロックは、2 つのスレッドが同時に実行していないため、効率良いシングルスレッド・プログラムであることを示している
- スレッド・インバランスは、常にすべてのスレッドを使用していない状況を指す
- ロック競合は、スレッドが実際の作業ではなくスワッピングに多くの時間を費やしていることを意味する
  - ロックと待機の解析によりさらに詳しく調査することができる

粗粒度のロック

スレッド・インバランス



ロック競合が頻繁に発生



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

µop パイプラインとは?

- 命令の実行は複数のステップから成る

- 近年の CPU は 1 つの命令のすべてのステップを実行してから次の命令を開始する代わりに、複数の命令を**パイプライン**で処理する

命令 1	フェッチ	デコード	実行	メモリーアクセス	ライトバック	
命令 2		フェッチ	デコード	実行	メモリーアクセス	ライトバック
命令 3			フェッチ	デコード	実行	メモリーアクセス
命令 4				フェッチ	デコード	実行
命令 5					フェッチ	デコード
命令 6						フェッチ
	サイクル 1	サイクル 2	サイクル 3	サイクル 4	サイクル 5	サイクル 6

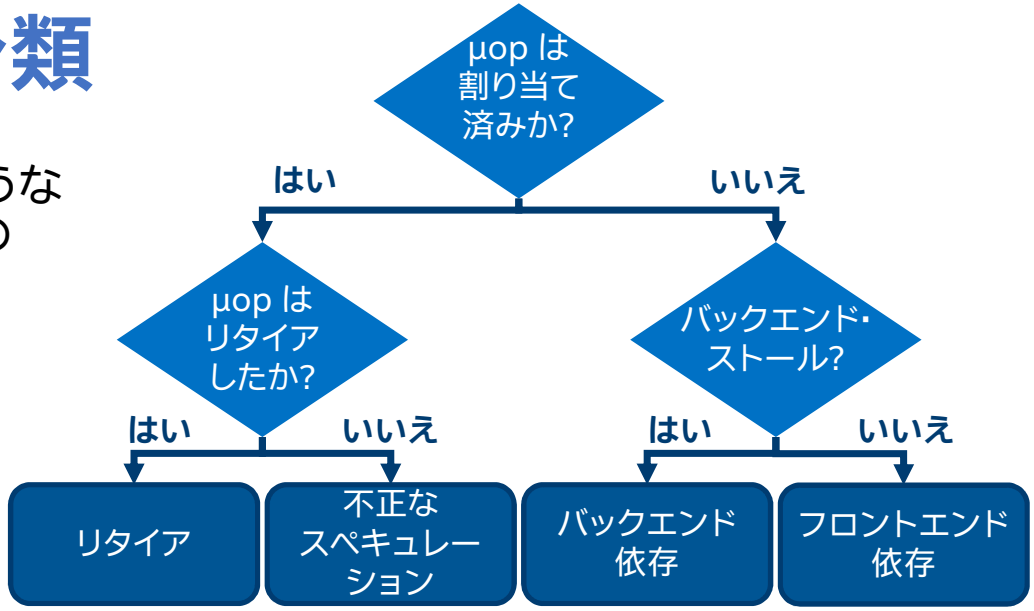
- パイプラインは 2 つのセクションに分割することができる
  - **フロントエンド**は命令のフェッチ、デコード、割り当てを行う
  - **バックエンド**は µop を実行して、完了したらその µop は “リタイアした” と見なされる
- **パイプライン・スロット**は µop の処理に必要なハードウェアの抽象的表現
- 1 サイクルごとにフロントエンドが割り当て可能な µop とバックエンドがリタイアできる µop は限られており、これによりパイプライン・スロットの数が決まる (一般に 4 つ)

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

パイプライン・スロットの分類

- パイプライン・スロットは µop に対してどのような処理を行うかに基づいてサイクルごとに 4 つのカテゴリーに分類される
  - リタイア
  - 不正なスペキュレーション
  - バックエンド依存
  - フロントエンド依存
- 各カテゴリーには適切にチューニングされたアプリケーションにおいて想定される値の範囲がある

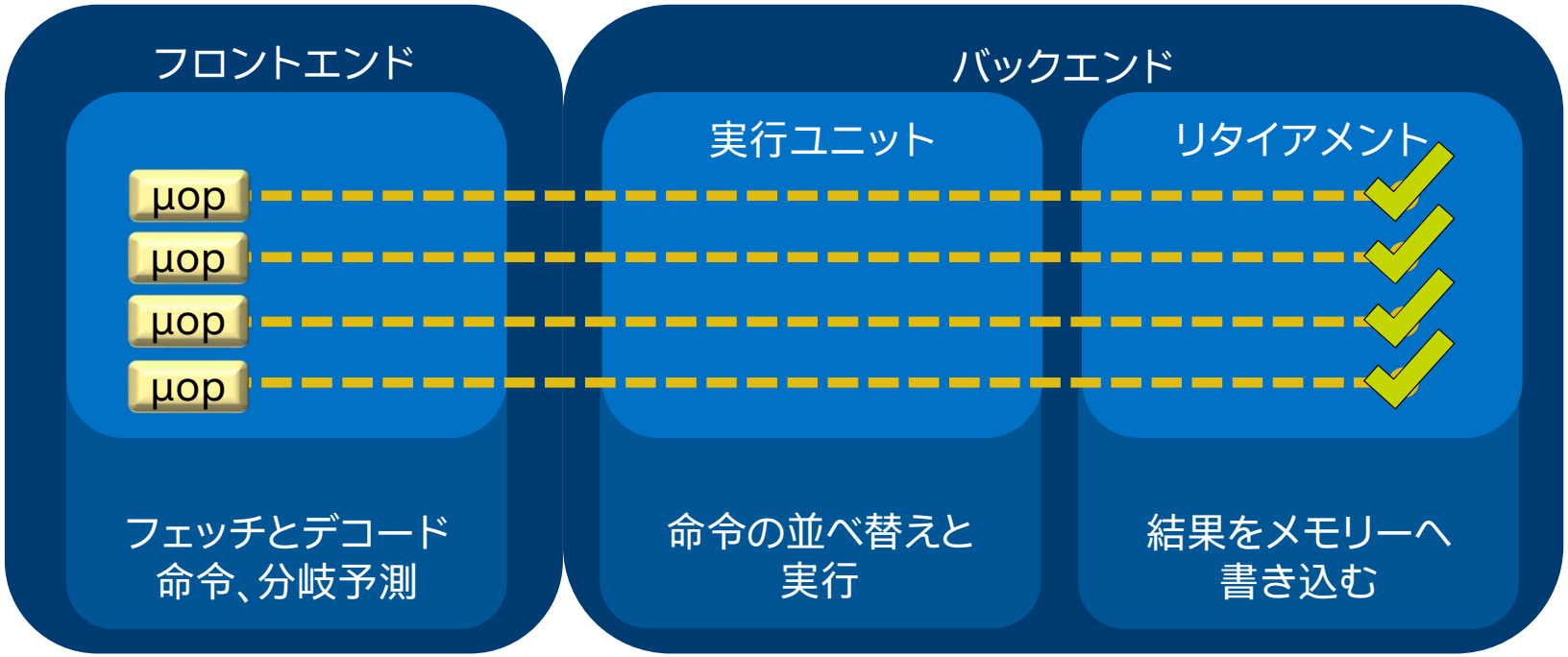


カテゴリー ＼ アプリケーション・タイプ	クライアント/デスクトップ	サーバー/データベース/分散	ハイパフォーマンス・コンピューティング
↑ リタイア	20-50%	10-30%	30-70%
↓ 不正なスペキュレーション	5-10%	5-10%	1-5%
↓ フロントエンド依存	5-10%	10-25%	5-10%
↓ バックエンド依存	20-40%	20-60%	20-40%

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

パイプライン・スロットの分類: リタイア

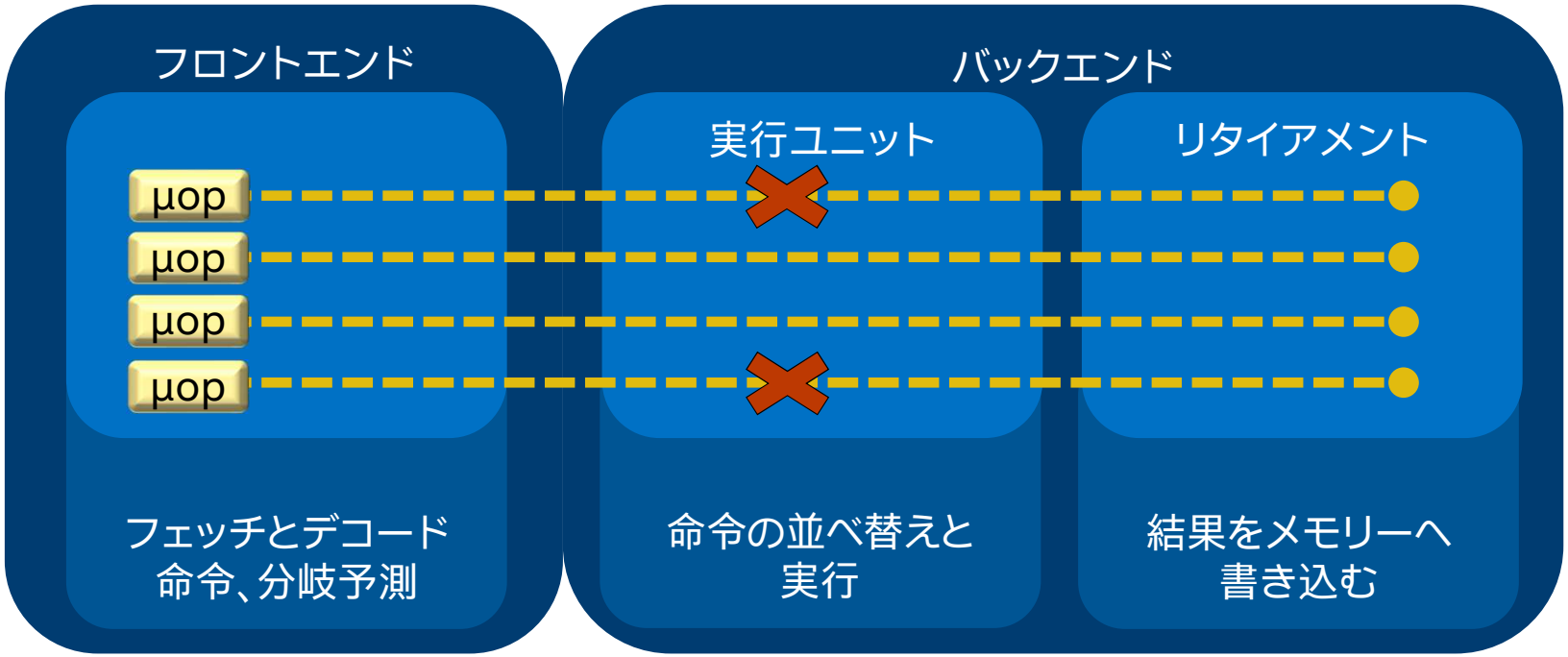
- できるだけ多くのスロットがこのカテゴリーになるようにする (ただし、このカテゴリーであってもさらに最適化できることがある)



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

パイプライン・スロットの分類: 不正なスペキュレーション

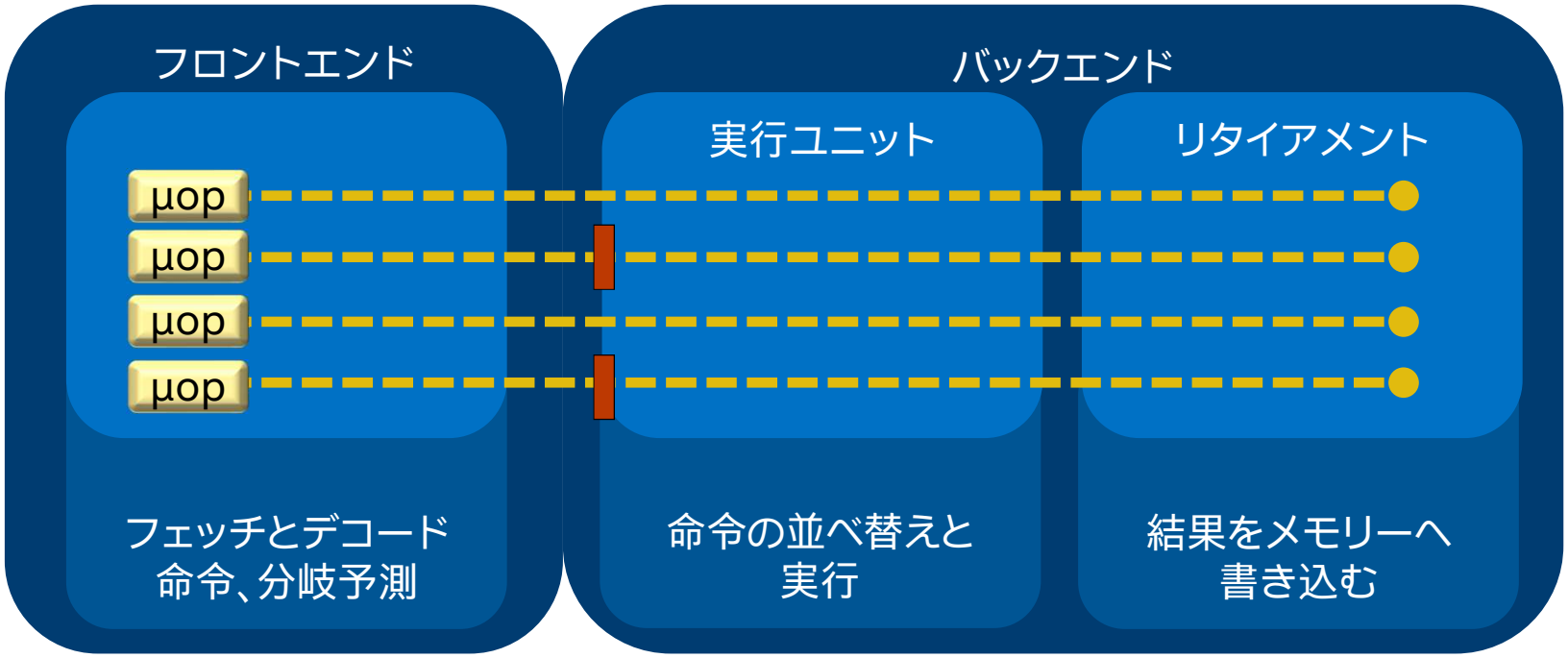
- 分岐予測ミスによるキャンセルなどにより、μop がリタイアせずにバックエンドから削除 (キャンセル) された場合



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

パイプライン・スロットの分類: バックエンド依存

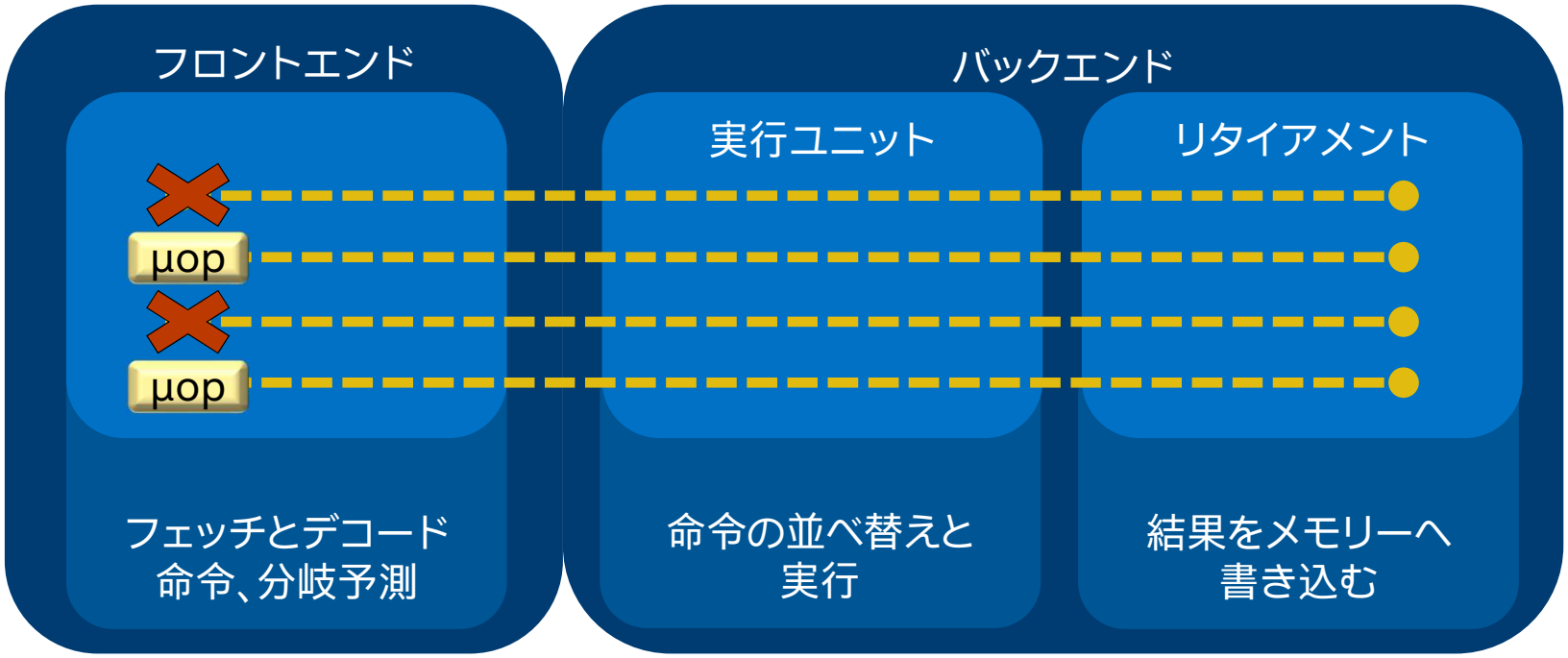
- バックエンドにデータや長い実行を待機中の µop が含まれているため、フロントエンドが µop を供給しても、バックエンドがそれを受け取ることができない場合



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

パイプライン・スロットの分類: フロントエンド依存

- バックエンドは µop を受け取る準備ができているが、コードのフェッチや命令のデーコードの遅延によりフロントエンドが µop を供給できない場合



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

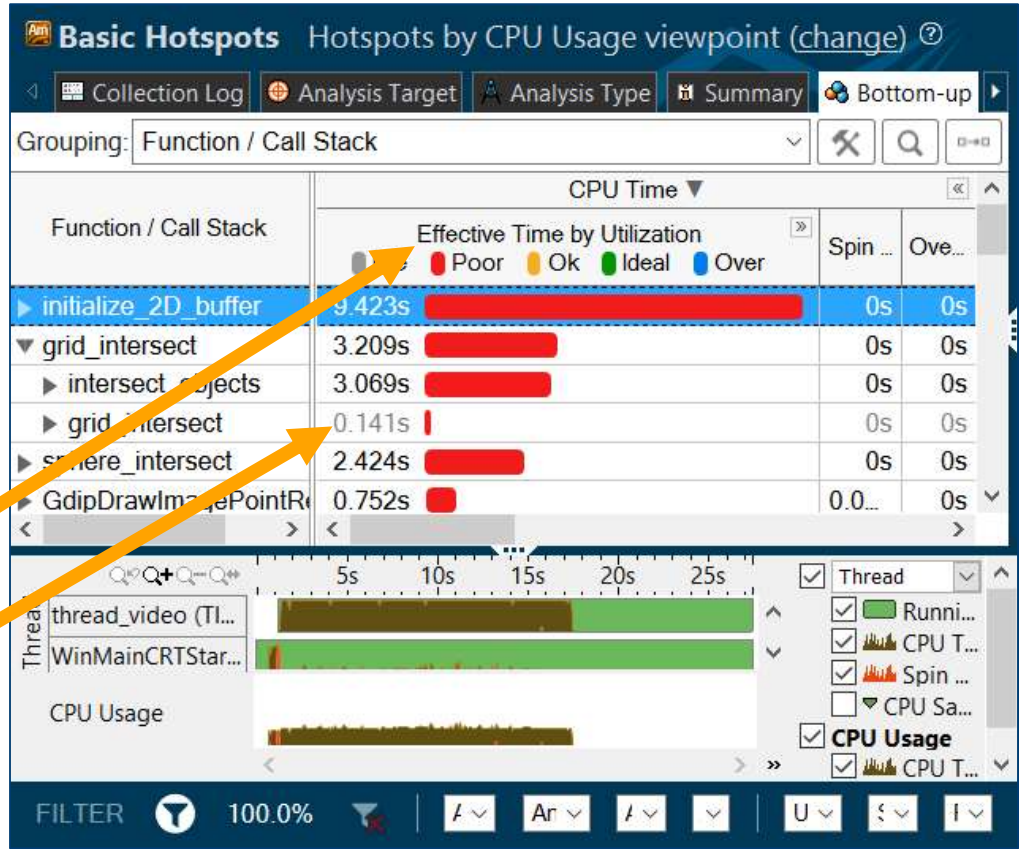
チューニング・プロセス

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

Hotspot を特定

Hotspot を特定 → 効率を特定 → ボトルネックを診断 → ソリューションを実装

- **hotspot** 解析または**高度な hotspot** 解析を使用する
  - 高度な hotspot 解析は hotspot 解析に似ているが、ハードウェア・イベントを使用し、システム全体を対象にすることができる
- 最適化により大きな効果が得られるようにプログラムが多くの時間を費やしている場所を特定する
- [Summary] タブでは重要なデータの高レベルの概要を確認できる
- [Bottom-up] タブでは解析結果の詳細を確認できる
  - 関数で費やされた合計時間は、関数が実行中にアクティブだった CPU の数で割られる
  - 確実性が低いメトリックはグレーで表示される: インテル® VTune™ Amplifier は統計サンプリングを使用しており、プログラムの非常に小さく高速な領域を適切に測定できない可能性がある



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

効率を特定

Hotspot を特定 → 効率を特定 → ボトルネックを診断 → ソリューションを実装

- **全般**解析を使用する
  - アーキテクチャーの適切なイベントをサンプリングして、メトリックを計算するように事前に設定されている
  - ビルトインのアーキテクチャー固有のしきい値により潜在的な問題を特定できる (潜在的な問題はピンクでハイライト表示される!)
  - ここでも不確実なものはグレーで表示される

- 必要な命令のリタイアが少なすぎることから非効率性を見つける
  - リタイアの数がそのアプリケーション・タイプの期待値よりも低い場合は非効率である可能性がある
  - リタイアの数が高い hotspot も非効率である可能性がある…

Bad Speculation	Back-End Bound	Retiring
0.0%	0.0%	100.0%
15.1%	46.4%	33.9%
1.6%	47.5%	48.8%
2.2%	52.3%	32.5%
20.2%	39.3%	40.5%

- 不必要な命令のリタイアが多すぎることから非効率性を見つける
  - アセンブリー・コードでインテル® AVX 命令が十分に活用されていないループ (zmm、ymm、xmm レジスターの使用状況から判断できる)、または (X*Y)+Z 形式の計算を実行する FMA (Fused-Multiply-Add) 命令 (名前の先頭が VFM または VFNM のもの) を探す

Address	Source Line	Assembly
0x1400010f5	58	`xor eax, eax`
0x1400010f7	63	`vmovd xmm0, edx`
0x1400010fb	63	`vpbroadcastd ymm1, xmm0`
0x140001100	63	`vmovdqu ymm0, ymmword p`

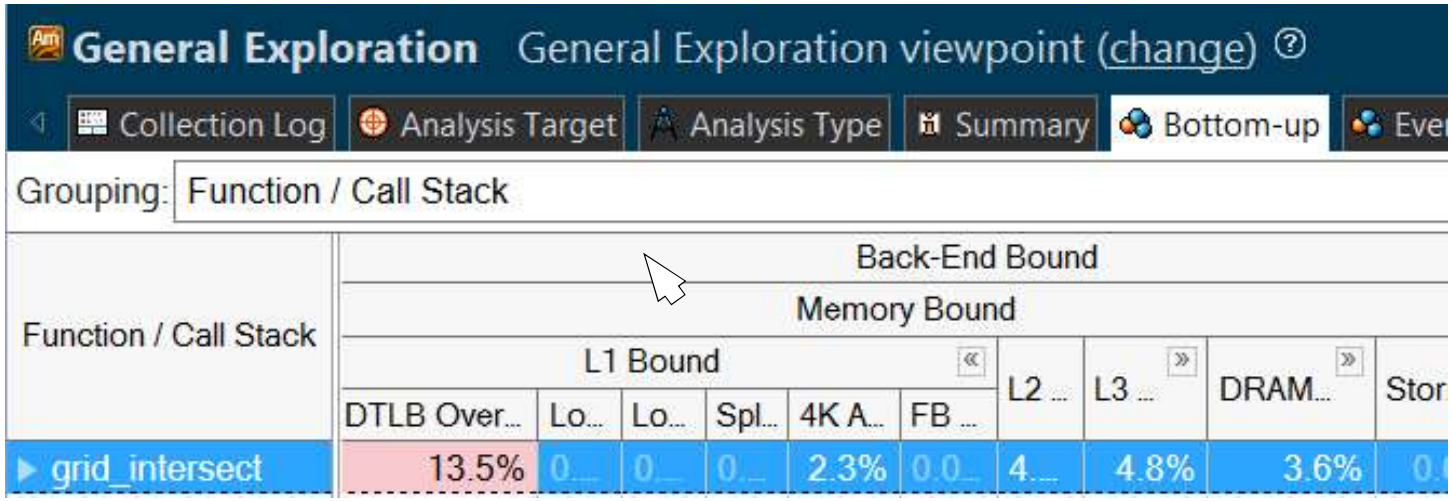
© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

ボトルネックを診断

Hotspot を特定 → 効率を特定 → ボトルネックを診断 → ソリューションを実装

- インテル® VTune™ Amplifier には 4 つのスロットタイプに分類された階層展開メトリックがある
- 下の階層へ展開して hotspot のサブカテゴリーを絞り込むことで非効率性の原因を特定できる
  - 各レベルにおいてそのレベルのメトリックはピンクまたはグレーで表示される
  - 列見出しをポイントすると説明とインテル® VTune™ Amplifier によって使用された式が表示される



各サブカテゴリーの詳細はチューニング・ガイドを参照:
https://www.isus.jp/products/vtune/processor-specific-performance-analysis-papers/

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

ソリューション・サンプラー

Hotspot を特定 → 効率を特定 → ボトルネックを診断 → ソリューションを実装

フロントエンド依存

フロントエンド・レイテンシー

- /O1 や /Os などのコードサイズを小さくするオプションを使用
- コンパイラーによるプロファイルに基づく最適化 (PGO) を使用
- 動的に生成されるコードでは、ホットなコードを共有ロケーションに配置し、コードサイズを軽減し、間接呼び出しを回避

不正なスペキュレーション

分岐予測ミス

- 不必要な分岐を回避
- よく使用される分岐ターゲットをホイスト
- コンパイラーによる PGO を使用

マシンクリア

- ロック競合または 4K エイリアシングをチェック

リタイア

必要以上の作業を行っている

- FMA を使用。-fma または /Qfma と適切な -x または /Qx オプションでコンパイル
- インテル® アドバンスト・ベクトル・エクステンション 512 (インテル® AVX-512) によるベクトル化を利用!

バックエンド依存

メモリー依存

メモリーアクセス解析

リモート・メモリー・アクセス

- アフィニティー/ピニングによりスレッドをコアに関連付け
- インテル® TBB またはインテル® Cilk™ Plus などの NUMA で効率良く動作するスレッド・スケジューラーを使用
- Sub-NUMA クラスターモードでパフォーマンスが向上するかテスト

キャッシュミス

- キャッシュに収まるようにデータをブロック化
- ソフトウェア・プリフェッチを使用

アクセス競合/データ共有

- パディングにより変数をキャッシュライン境界でアライメントしてフォルス・シェアリングを解決
- 実際の共有要件を軽減

コア依存

除算器

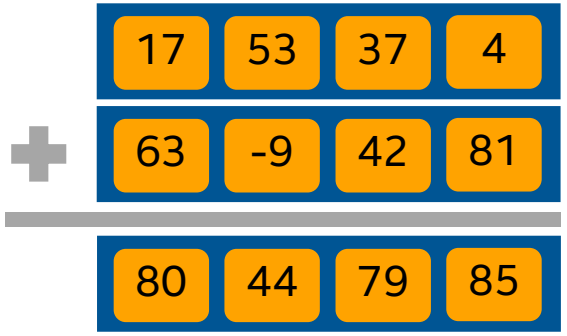
- 可能な場合は逆数の乗算を使用

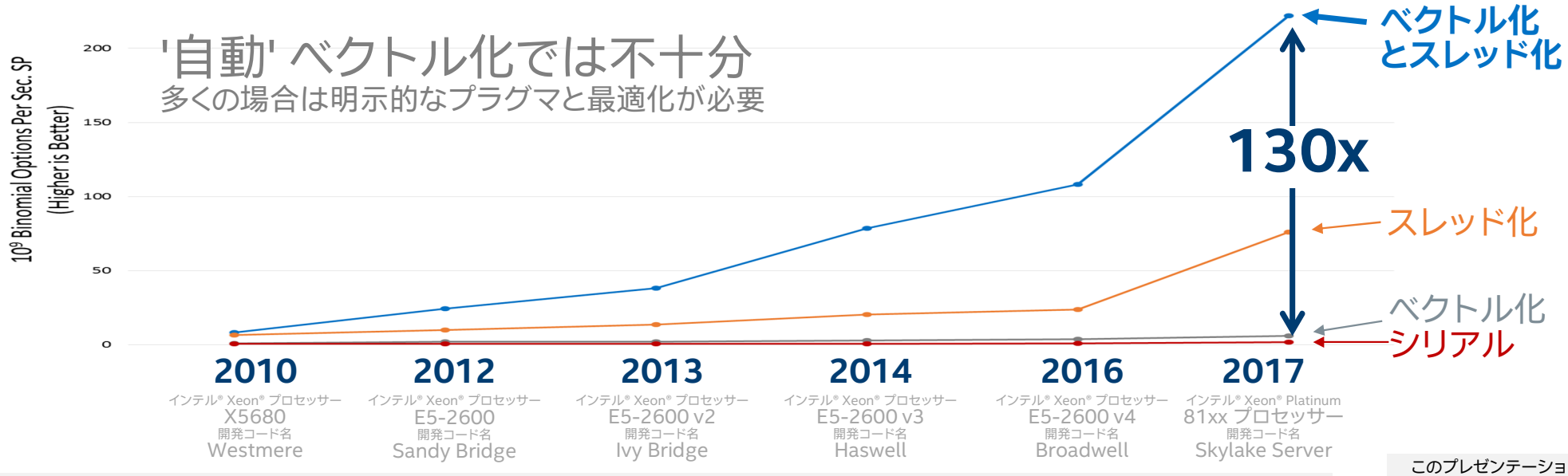
© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

ベクトル化 101

- 最近のコンピューターにはベクトルレジスターと SIMD (Single Instruction Multiple Data) 命令が備わっているため、1 つの CPU で同じ種類の複数の計算を同時に実行できる
- `/QxCORE-AVX512` または `-xCORE-AVX512` コンパイラー・オプションを使用する
  - パフォーマンスが向上しない場合は、`CORE-AVX512` の代わりに `COMMON-AVX512` を使用することでパフォーマンスが向上することがある





性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。結果はこれらの要因によって異なります。製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。詳細については、http://www.intel.co.jp/jp/performance/resources/benchmark_limitations.htm を参照してください。

このプレゼンテーションの最後にある 2010 年 ~ 2017 年のベンチマークのシステム構成 を参照

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® Advisor

- インテル® Advisor はスレッドのプロトタイプ生成およびベクトル化の最適化を支援するツール
- 一部の情報はインテル® コンパイラーによって提供されるが、ほかのコンパイラーとも互換性がある
- **サーベイ (Survey)** 解析から開始する

ループがベクトル化されているか?
ベクトル化されたループ
ベクトル化されなかったループ

パフォーマンスを妨げているものは?
次にすべきことは?

ループに費やされた時間

最新の命令セットを利用しているか?

ベクトル化を妨げているものは?

ベクトル化の効率

Summary | Survey & Roofline | Refinement Report

ROOFLINE

Function Call Sites and Loops	Performance Issues	Self Time	Total Time	Type	Why No Vectorization?	Vectorized Loops: Vect...	Efficien...	Gain E...
[loop in main at roofline.cpp:247]	**2 Ineffective pe...**	**7.594s**	**7.594s**	**Vectorized (Bod...**		**AVX2**	**31%**	**1.22x**
[loop in main at roofline.cpp:247]	1 Possible ineffici...	7.516s	7.516s	Vectorized (Body)		AVX2		
[loop in main at roofline.cpp:247]		0.078s	0.078s	Remainder				
[loop in main at roofline.cpp:260]	1 Ineffective peel...	3.016s	3.016s	Vectorized (Body...		AVX2	99%	3.98x
[loop in main at roofline.cpp:273]	1 Ineffective peel...	2.484s	2.484s	Vectorized (Body...		AVX2	99%	3.98x
[loop in main at roofline.cpp:256]		0.016s	3.031s	Scalar	inner loop ...			

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

トリップカウント…

- **トリップカウント (Trip Counts)** 解析はループのトリップカウントとコールカウントを示す
  - スカラー・トリップ・カウントがベクトル長の倍数の場合に最も効率良くベクトル化され、そうでない場合はリマインダー・ループが生成される
  - コールカウントは、そのループのチューニングの重要性を示す

ピール/リマインダーを含むループは展開可能

このループのスカラー・トリップ・カウント 1326 は 4 の倍数ではない
1326/4=331.5

Function Call Sites and Loops	Perfo... Issues	Self Time	Total Time	Type	Vectorized Loops				Trip Counts	
					Vect...	Efficien...	Gain E...	L...	Average	Call Count
[loop in main at roofline.cpp:247]	**2 Ine...**	**7.594s**	**7.594s**	**Vectorized (Bo...**	**AVX2**	**31%**	**1.22x**	**4**	**331; 2**	**10000000;...**
[loop in main at roofline.cpp:247]	1 Poss...	7.516s	7.516s	Vectorized (Body)	AVX2			4	331	10000000
[loop in main at roofline.cpp:247]		0.078s	0.078s	Remainder					2	10000000

各コンポーネント・ループの種類

非効率 + コールカウントが高い = 大きなパフォーマンス・ペナルティー!

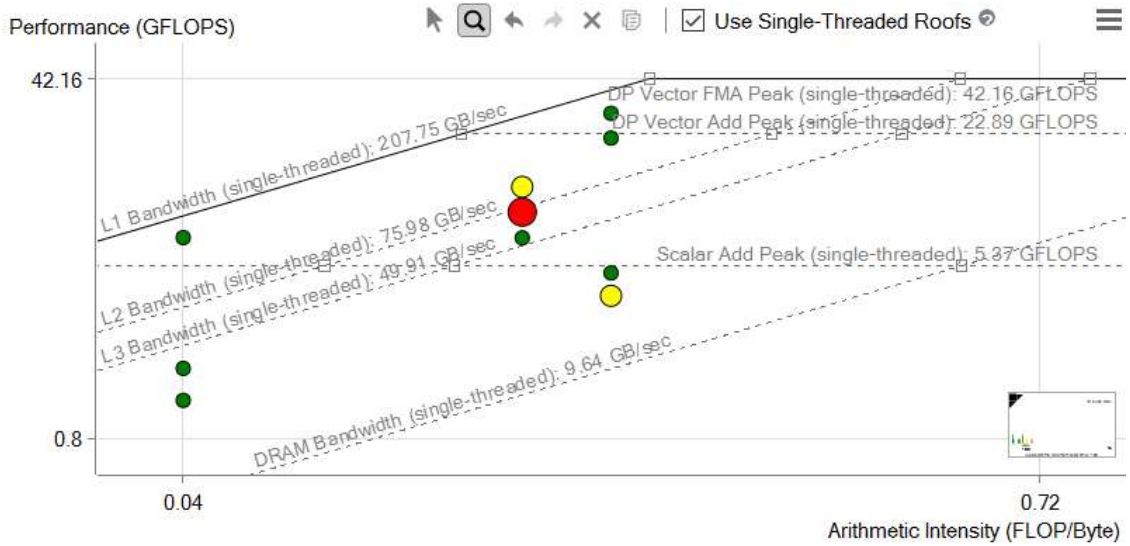
- これは、インテル® AVX-512 の幅広いベクトルレジスターではさらに重要!
  - スカラー・リマインダーはベクトル化したほうが高速になることがある一方、非常に非効率なベクトル・リマインダーはスカラーのほうが高速なことがある
  - アライメントおよびパディングされていない配列 (特に 2 次元) は大きなピール/リマインダー・ループ (通常トリップカウントのシフトを伴う) につながる
  - 非効率なベクトル・リマインダーは多くの場合マスキングを過剰に使用する

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

… FLOPS

- トリップカウント解析で FLOP とマスクの使用状況を収集できる
  - FLOP は FLOPS (**FL**oating-point **O**perations **P**er **S**econd) の計算に使用された浮動小数点演算
- FLOPS は 1 命令あたりのサイクル数や 1 秒あたりの命令数に類似したパフォーマンス・メトリックで、浮動小数点演算固有のものである。アプリケーションで使用するデータが浮動小数点のみ、またはほどんどが浮動小数点である場合にほかのメトリックよりも役立つ可能性がある
- FLOPS を収集することでルーフライン・グラフを描画できる
  - ルーフライン・グラフは、メモリー帯域幅や計算ピークを含むハードウェアの制限とアプリケーション・パフォーマンスの関係を視覚的に示す
  - 横軸は演算強度 (1 バイト・アクセスあたりの FLOPS) で、キャッシュを考慮したルーフラインではアルゴリズムの特性を示す。縦軸はパフォーマンス
  - 点はループ、線はハードウェアの制限を示す。水平線は計算の制限、斜めの線はメモリーの制限を示す

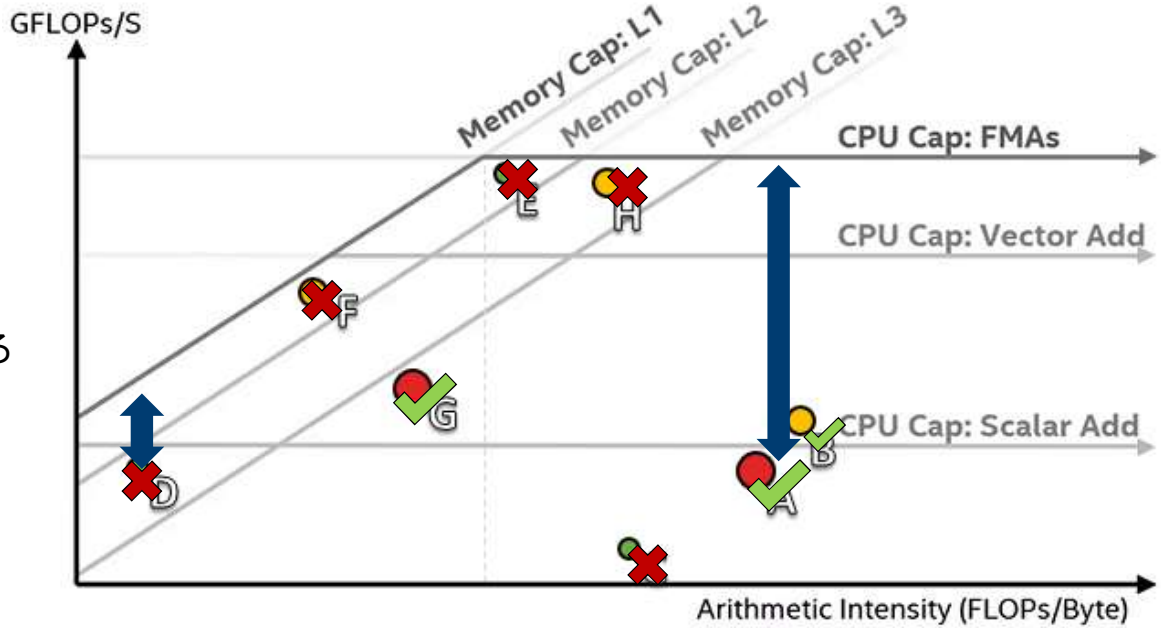


© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

ルーフライン

ルーフラインに関するビデオ:
https://www.isus.jp/products/advisor/roofline_webinar/
ルーフラインに関する記事:
https://www.isus.jp/products/advisor/pu27-05-intel-advisor-roofline-analysis/

- ルーフライン・グラフは hotspot やボトルネックを特定して、最適なパフォーマンスを得るため、どこを、どのように最適化すべきか判断するのに効果的
- ただし、ルーフライン・グラフで次のことはできない…
  - インテル® VTune™ Amplifier またはインテル® Advisor のその他の部分の代わりに使用すること
  - 単純な I/O グラフとして使用すること
  - 問題を解決するための特効薬として使用すること
- ルーフライン・グラフは次のことを判断する良い指標
  - パフォーマンス向上の可能性はどれくらいか?
    - スペースが大きい = 向上の可能性が高い
  - 最も時間のかかるループは?
    - 大きく赤い点 = より多くの時間がかかっている
  - 最適化すべきループは?
    - 時間がかかっている + 向上の可能性が高い = 最適化の候補
  - パフォーマンス・ボトルネックの原因は?
  - 次に何を調査すべきか?



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

メモリー・アクセス・パターンと依存関係

- **メモリー・アクセス・パターン** (MAP) と**依存関係**は、特定の種類の問題に特化した解析で、インテル® Advisor は該当する問題を検出するとこれらの使用を推奨する
  - MAP 解析は非効率なストライドを特定する場合に推奨され、インテル® AVX-512 対応マシンでは、非効率なリマインダー・ループの最適化に役立つマスクの使用状況に関する情報も生成する
  - 依存関係解析はベクトル依存性の存在が推定されるためベクトル化されなかったループで、実際に依存性が存在するかどうか結論付けるために推奨される。依存性が存在しない場合、プラグマを使用してコンパイラーにループのベクトル化を強制できる

Summary | Survey & Roofline | Refinement Reports

Site Location	Loop-Carried Dependencies	Strides Distribution	Access Pattern	Max. Site...	Site Name	Recommendations
[loop in main at example.cpp:..	No information available	100% / 0% / 0%	All unit strides	288KB	loop_site_2	
[loop in main at example.cpp:..	RAW:1	No information ava...	No informatio...	No infor...	loop_site_3	1 Proven (real) de...
[loop in main at example.cpp:..	No information available	0% / 100% / 0%	All const strides	288KB	loop_site_5	1 Inefficient memo...
[loop in main at example.cpp:..	No dependencies found	0% / 100% / 0%	All const strides	584KB	loop_site_7	1 Inefficient memo...

Memory Access Patterns Report | Dependencies Report | Recommendations

ID		Stride	Type	Source	Nested Func...	Variable references	Max. Site...	Modules	Site Name	Access Type
P2		16	Constant stride	example.cpp:88		arrayB	288KB	vectorization...	loop_site_5	Write
P4			Parallel site information	example.cpp:86				vectorization...	loop_site_5	

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

まとめ

- インテル® Xeon® スケーラブル・プロセッサーはこれまでにないパフォーマンスを提供
  - 優れたスレッド処理能力
  - 幅広いベクトルレジスターとインテル® AVX-512 命令セットのサポート
- これらは自動的に提供されないため、利点が得られるようにコードを記述する必要がある
- 適切な基盤の構築
  - 適切なコンパイラー・オプションとライブラリーを使用する
  - アプリケーションをマルチスレッド化する
    - インテル® Advisor を使用してスレッド化する
    - インテル® VTune™ Amplifier のコンカレンシー解析とロックと待機の解析でスレッド化を最適化する
- パフォーマンス・プロファイル・ツールでアーキテクチャー向けにチューニングする
  - インテル® VTune™ Amplifier の基本 hotspot 解析と高度な hotspot 解析で hotspot を特定する
  - 全般解析でボトルネックを診断する
    - メモリーアクセス解析またはインテル® Advisor で詳細を確認する
  - 解析結果を基にソリューションを実装する

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

法務上の注意書きと最適化に関する注意事項

本資料の情報は、現状のまま提供され、本資料は、明示されているか否かにかかわらず、また禁反言によるとよらずにかかわらず、いかなる知的財産権のライセンスも許諾するものではありません。製品に付属の売買契約書『Intel's Terms and Conditions of Sale』に規定されている場合を除き、インテルはいかなる責任を負うものではなく、またインテル製品の販売や使用に関する明示または黙示の保証 (特定目的への適合性、商品性に関する保証、第三者の特許権、著作権、その他、知的財産権の侵害への保証を含む) をするものではありません。

性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。 SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。 結果はこれらの要因によって異なります。 製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴ、Intel Core、Xeon、Intel Xeon Phi、Cilk、VTune は、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。

最適化に関する注意事項

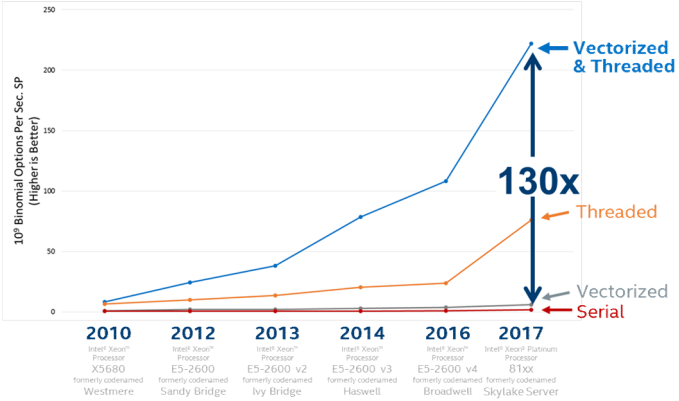
インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。

注意事項の改訂 #20110804

2010 年 ~ 2017 年のベンチマークのシステム構成

最適化に関する注意事項
インテル® コンパイラーでは、インテル® マイクロプロセッサーに限定されない最適化に関して、他社製マイクロプロセッサー用に同等の最適化を行えないことがあります。これには、インテル® ストリーミング SIMD 拡張命令 2、インテル® ストリーミング SIMD 拡張命令 3、インテル® ストリーミング SIMD 拡張命令 3 補足命令などの最適化が該当します。インテルは、他社製マイクロプロセッサーに関して、いかなる最適化の利用、機能、または効果も保証いたしません。本製品のマイクロプロセッサー依存の最適化は、インテル® マイクロプロセッサーでの使用を前提としています。インテル® マイクロアーキテクチャーに限定されない最適化のなかにも、インテル® マイクロプロセッサー用のものがあります。この注意事項で言及した命令セットの詳細については、該当する製品のユーザー・リファレンス・ガイドを参照してください。
注意事項の改訂 #20110804

インテル社内での測定値。



システム構成

	プラットフォーム	スケーリングされていないコアクロックの周波数	コア/ソケット	ソケット数	L1 データキャッシュ	L2 キャッシュ	L3 キャッシュ	メモリー	メモリー周波数	メモリーアクセス	H/W プリフェッチ有効	HT 有効	ターボ有効	C ステート	OS	カーネル	コンパイラー
WSM †	インテル® Xeon™ プロセッサー X5680	3.33GHz	6	2	32K	256K	12MB	48MB	1333MHz	NUMA	Y	Y	Y	無効	Fedora* 20	3.11.10-301.fc20	icc 17.0.2
SNB †	インテル® Xeon® プロセッサー E5 2690	2.90GHz	8	2	32K	256K	20MB	64GB	1600MHz	NUMA	Y	Y	Y	無効	Fedora* 20	3.11.10-301.fc20	icc 17.0.2
IVB †	インテル® Xeon® プロセッサー E5 2697 v2	2.70GHz	12	2	32K	256K	30MB	64GB	1867MHz	NUMA	Y	Y	Y	無効	RHEL 7.1	3.10.0-229.el7.x86_64	icc 17.0.2
HSW †	インテル® Xeon® プロセッサー E5 2600 v3	2.20GHz	18	2	32K	256K	46MB	128GB	2133MHz	NUMA	Y	Y	Y	無効	Fedora* 20	3.15.10-200.fc20.x86_64	icc 17.0.2
BDW †	インテル® Xeon® プロセッサー E5 2600 v4	2.30GHz	18	2	32K	256K	46MB	256GB	2400MHz	NUMA	Y	Y	Y	無効	RHEL 7.0	3.10.0-123. el7.x86_64	icc 17.0.2
BDW †	インテル® Xeon® プロセッサー E5 2600 v4	2.20GHz	22	2	32K	256K	56MB	128GB	2133MHz	NUMA	Y	Y	Y	無効	CentOS* 7.2	3.10.0-327. el7.x86_64	icc 17.0.2
SKX †	インテル® Xeon® Platinum 81xx プロセッサー	2.50GHz	28	2	32K	1024K	40MB	192GB	2666MHz	NUMA	Y	Y	Y	無効	CentOS* 7.3	3.10.0-514.10.2.el7.x86_64	icc 17.0.2

性能に関するテストに使用されるソフトウェアとワークロードは、性能がインテル® マイクロプロセッサー用に最適化されていることがあります。SYSmark* や MobileMark* などの性能テストは、特定のコンピューター・システム、コンポーネント、ソフトウェア、操作、機能に基づいて行ったものです。結果はこれらの要因によって異なります。製品の購入を検討される場合は、他の製品と組み合わせた場合の本製品の性能など、ほかの情報や性能テストも参考にして、パフォーマンスを総合的に評価することをお勧めします。詳細については、http://www.intel.co.jp/jp/performance/resources/benchmark_limitations.htm を参照してください。

† 開発コード名

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

intel
Software

参考資料

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

開発者の次の問いに答えるメトリックと OpenMP* 解析の強化:

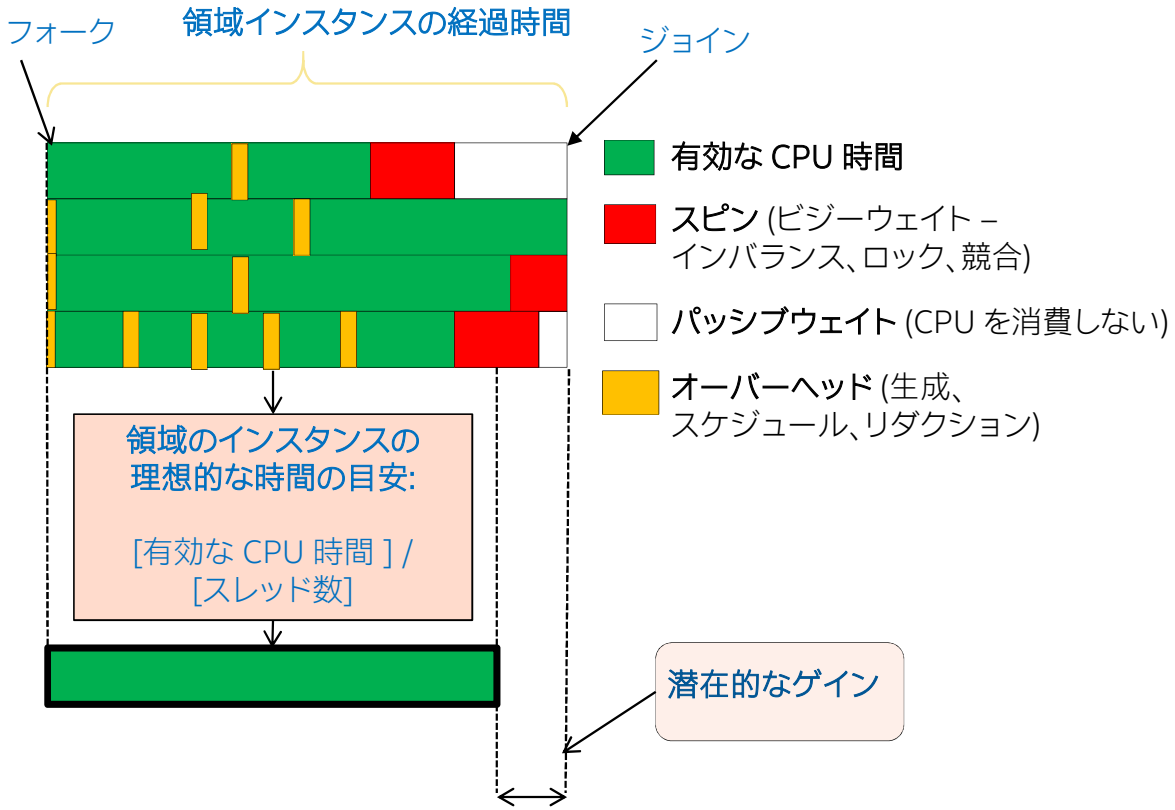
- アプリケーションのシリアル時間はスケーリングに影響するほど長いか?
- OpenMP* 並列領域の効率は?
- ロード･インバランスとオーバーヘッドを軽減したらどれくらいのゲインを得られるか?
- 投資効果がより見込める領域は?

メトリックは経過時間に基づく時間に直結する改善の可能性 → アプリケーション･ウォールクロック

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier パフォーマンス解析

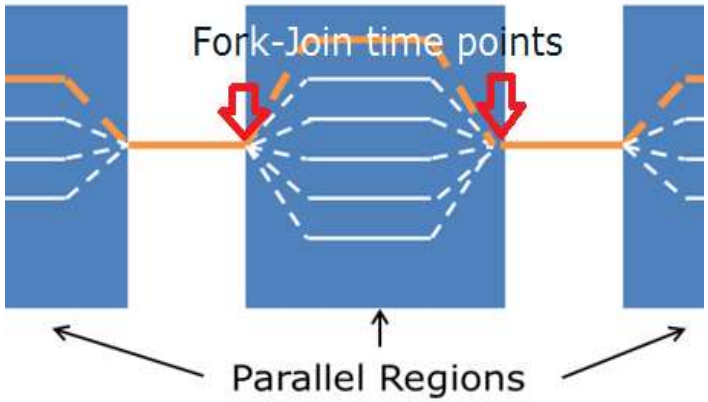
- シリアル時間: パフォーマンス･データの収集中にマスタースレッドが OpenMP* 並列領域外でアプリケーションによって費やされた時間:
  経過時間 - ∑ [すべての並列領域の経過時間]
- 並列領域のインスタンスの有効な CPU 時間:
  ([CPU 時間] – [スピン時間] – [オーバーヘッド時間])
  領域のインスタンスのスレッドで集約された、CPU、スピン、およびオーバーヘッド時間
- 領域のインスタンスの理想的な時間の目安:
  [有効な CPU 時間] / [スレッド数]
- 並列領域のインスタンスの潜在的なゲイン:
  [領域インスタンスの経過時間] – [領域インスタンスの理想的な時間の目安]
- 領域の潜在的なゲイン: ∑ [領域の全インスタンスの潜在的なゲイン]
- プログラムの潜在的なゲイン: ∑ [全領域の潜在的なゲイン]



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

- OpenMP* のトレースは領域/ワークシェア･コンテキストの解析に使用される
  - インテル® OpenMP* ランタイムからインテル® VTune™ Amplifier に提供される:
    - 並列領域とワークスレッドのフォークジョイン時間ポイント
  - トレースのオーバーヘッドは、領域のフォークジョイン･ポイントで領域のインスタンスごとに生じる



- サンプリングはオーバーヘッド、同期スピンなどの種類を特定

インテル® VTune™ Amplifier の解析タイプは、CPU 時間の計算をサポート (hotspot、スタックトレースあり/なしの高度な hotspot)

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

メトリックのサマリー

Advanced Hotspots Hotspots viewpoint (change) Intel VTune Amplifier XE 2015

Analysis Target | Analysis Type | Collection Log | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

CPU Frequency Ratio:	1.111
Paused Time:	0s
Overhead Time:	0.005s
Spin Time:	371.709s

A significant portion of CPU time is spent waiting. Use this metric to discover which synchronizations are spinning. Consider adjusting spin wait parameters, changing the lock implementation (for example, by backing off then descheduling), or adjusting the synchronization granularity.

アプリケーションのシリアル時間はスケーリングを制限するか?

OpenMP Analysis. Application Elapsed Time: 69.073

Serial Time (outside any parallel region):	0.038s
Parallel Region Elapsed Time:	**69.035s**
Estimated Ideal Time:	53.116s
Potential Gain (Elapsed Time):	15.919s

理想的な並列実行に対してアプリケーションはどれくらい効率的か?

インバランス/オーバーヘッドのチューニングへの投資からどれくらい潜在的なゲインを得られるか?

Top OpenMP Regions by Potential Gain

This section lists OpenMP regions with the highest potential for performance improvement. The Potential Gain metric shows the elapsed time that could be saved if the region was optimized to have no load imbalance assuming no runtime overhead.

OpenMP Region	Potential Gain (Elapsed Time)	Elapsed Time	Instance Count
y_solve_ompparallel:24@unknown:42:395	4.584s	16.885s	201
z_solve_ompparallel:24@unknown:42:408	4.385s	17.333s	201
x_solve_ompparallel:24@unknown:44:396	4.050s	14.723s	201
compute_rhs_ompparallel:24@unknown:17:426	2.675s	18.278s	202
add_ompparallel:24@unknown:18:27	0.147s	1.558s	201
[Others]	0.079s	0.257s	6

どの領域が投資に対してよりゲインがあるか？

リンクをクリックしてグリッドビューでさらに詳しい情報を表示

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

インテル® VTune™ Amplifier /OpenMP* 解析

メトリックのグリッド

CPU 時間階層の改善

Advanced Hotspots Hotspots viewpoint (change)

Collection Log | Analysis Target | Analysis Type | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

Grouping: OpenMP Region / Function / Call Stack

OpenMP Region / Function / Call Stack	Potential Gain	Potential Gain (% of Collection Time)	Elaps... Time	Number of OpenMP threads	Inst... Cou.	CPU Time: Effective Time by Utilizati... (Idle, Poor, Ok, Ideal)	Spin Time: Imbalance...	Spin Time: Lock Cont...	Spin Time: Other	Overhead Time: Creation ...	Overhead Time: Scheduling...	Overhead Time: Red.	Overhead Time: Other	Instructions Retired	CPI Rate
_mainompparallel:4@unknown:89:96	5.649s	31.2%	7.139s	4	1	5.961s	5.400s	6.220s	2.338s	0s	0s	0s	0.027s	29,302,460,000	1.90
_mainompparallel:4@unknown:53:56	1.268s	7.0%	5.950s	4	1	18.729s	0.787s	0s	0.152s	0s	0s	0s	0.030s	45,147,850,000	1.21
_mainompparallel:4@unknown:36:39	0.276s	1.5%	1.674s	4	1	5.591s	0.012s	0s	0.005s	0s	0s	0s	0.013s	12,156,650,000	1.28
[Serial - outside any region]		0.0%	2.647s			3.915s	0.614s	0s	0.287s	0s	0s	0s	0.003s	12,989,020,000	1.05
_mainompparallel:4@unknown:71:74	0.164s	0.9%	0.690s	4	1	2.106s	0s	0s	0s	0s	0.513s	0s	0s	5,135,900,000	1.42

potential gain (潜在的なゲイン) メトリックは、時間を消費する領域の上位に焦点を当てず、チューニングから最大限の結果を得られる領域に焦点を当てているため、CPU や経過時間よりも重要

OpenMP* 領域はタイムライン・ペインに示される

Selected 1 row(s): 0.0% 7.139s 1 5.961s 6.220s 2.338s 0s 0s 0.027s 29,302,460,000 1.90

Thread: OMP Worker Thre, OMP Worker Thre, OMP Master Threa, OMP Worker Thre

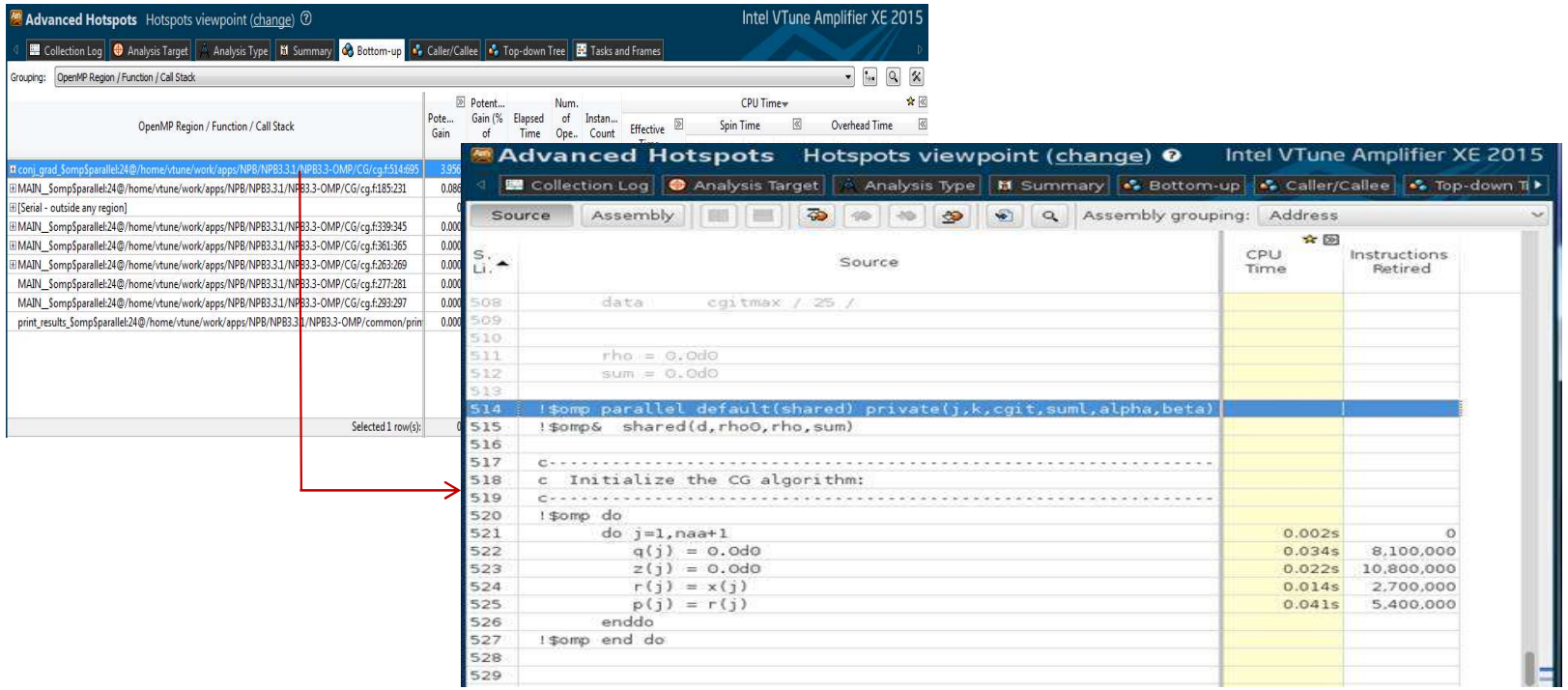
Region Instance
Start: 3.679s Duration: 5.95s
OpenMP Region: _mainompparallel:4@unknown:53:56
OpenMP Region Type: Good

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

intel Software

インテル® VTune™ Amplifier /OpenMP* 解析

「Grouping」グリッドの各行から領域のソースへドリルダウン



© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

OpenMP* 解析データの解釈

シリアルコードのシナリオ

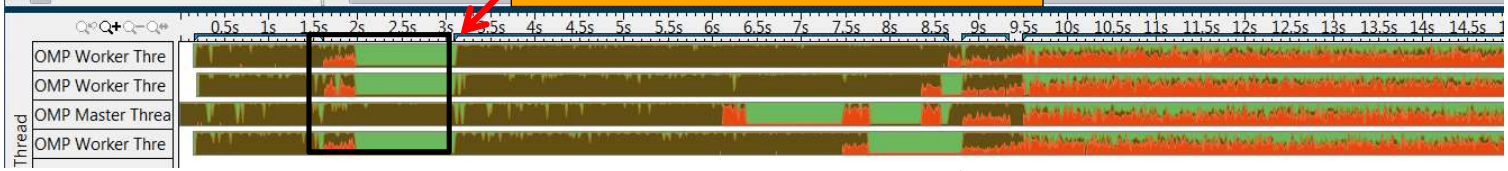
Advanced Hotspots Hotspots viewpoint (change)

Collection Log | Analysis Target | Analysis Type | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

Grouping: OpenMP Region / Thread / Function / Call Stack

OpenMP Region / Thread / Function / Call Stack	Potential Gain	Potential Gain (% of Collection Time)	Elapsed Time	Number of OpenMP threads	Instance Count	CPU Time: Effective Time	Spin Time: Imbalance...	Spin Time: Lock Contention...	Spin Time: Other	Overhead Time: Creation ...	Overhead Time: Scheduling...	Overhead Time: Red.	Overhead Time: Ot.
_mainompparallel:4@unknown:89:96	5.461s	33.1%	6.809s	4	1	5.389s	5.044s	5.835s	2.188s	0s	0s	0s	0.0.
_mainompparallel:4@unknown:71:74	0.150s	0.9%	0.538s	4	1	1.551s	0s	0s	0s	0s	0.523s	0s	0s
_mainompparallel:4@unknown:53:56	1.061s	6.4%	5.561s	4	1	18.003s	0.628s	0s	0.117s	0s	0s	0s	0.0.
_mainompparallel:4@unknown:36:39	0.121s	0.7%	1.445s	4	1	5.299s	0s	0s	0.001s	0s	0s	0s	0.0.
[Serial - outside any region]		0.0%	2.144s			3.292s	0.554s	0s	0.239s	0s	0s	0s	0s
OMP Worker Thread #3 (TID: 4892)		0.0%				0.482s	0.216s	0s	0.080s	0s	0s	0s	0s
OMP Worker Thread #2 (TID: 7508)		0.0%				0.374s	0.160s	0s	0.075s	0s	0s	0s	0s
OMP Worker Thread #1 (TID: 5332)		0.0%				0.393s	0.178s	0s	0.084s	0s	0s	0s	0s
OMP Master Thread #0 (TID: 5212)		0.0%						0s	0s	0s	0s	0s	0s
Wow64SystemServiceEx		0.0%						0s	0s	0s	0s	0s	0s
RtlSetEnvironmentVar		0.0%						0s	0s	0s	0s	0s	0s
RtlCompareUnicodeStrings		0.0%						0s	0s	0s	0s	0s	0s
Selected 1 row(s):		0.0%						0s	0.239s	0s	0s	0s	0s

マスタースレッドが計算中に、ほかの OMP ワーカースレッドはスピンして待機



- より並列性を高める、またはシリアル実行が避けられないように見えるアルゴリズムやマイクロアーキテクチャーをチューニングすることで、シリアル実行領域を最小化する方法を探す
- コア数の多いマシンのシリアル領域は、潜在的なスケーリングに多大な影響を与えるため、可能な限り最小化すべき

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

OpenMP* 解析データの解釈

同期オブジェクトと待機時間のシナリオ

omptest.cpp | r002ah

Advanced Hotspots Hotspots viewpoint (change) — Intel VTune Amplifier XE 2015

Collection Log | Analysis Target | Analysis Type | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

Grouping: OpenMP Region / Thread / Function / Call Stack

OpenMP Region / Thread / Function / Call Stack	Potential Gain	Potential Gain (% of Collection Time)	Elaps... Time	Number of OpenMP threads	Instance Count	CPU Time: Effective Time	Spin Time: Imbalance or Serial Spinning (OpenMP)	Spin Time: Lock Contention (OpenMP)	Spin Time: Other	Overhead Time: Creation ...	Overhead Time: Scheduling ...	Overhead Time: Red.
_mainompparallel:4@unknown:53:56	1.061s	6.4%	5.561s	4	1	18.003s	0.628s	0s	0.117s	0s	0s	0s
_mainompparallel:4@unknown:89:96	5.461s	33.1%	6.809s	4	1	5.389s	5.044s	5.835s	2.188s	0s	0s	0s
_mainompparallel:4@unknown:36:39	0.121s	0.7%	1.445s	4	1	5.299s	0s	0s	0.001s	0s	0s	0s
[Serial - outside any region]		0.0%	2.144s			3.292s	0.554s	0s	0.239s	0s	0s	0s
_mainompparallel:4@unknown:71:74	0.150s	0.9%	0.538s	4	1	1.551s	0s	0s	0s	0s	0.523s	0s
Selected 1 row(s):		0.0%	6.809s		1	5.389s	5.044s	5.835s	2.188s	0s	0s	0s

大きな潜在的なゲイン

スピン時間: ロード･インバランスとロック競合の両方

OMP Worker Thread #3 (TID: 4892)
OMP Worker Thread #2 (TID: 7508)
OMP Master Thread #0 (TID: 5212)
OMP Worker Thread #1 (TID: 5332)

Region Instance
Start: 9.498s Duration: 6.809s
OpenMP Region: _mainompparallel:4@unknown:89:96
OpenMP Region Type: Good

Ruler Area | Region In... | Thread | Running | CPU Time

- 可能であれば OpenMP* のリダクション、omp atomic 構文、またはスレッド･ローカル･ストレージを使用して、領域内での同期を排除することを検討する
- 問題の原因となる特定の同期オブジェクトを検出するには、“Locks and Waits (ロックとウェイト)” 解析を行う

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

OpenMP* 解析データの解釈

ロード･インバランスのシナリオ

Advanced Hotspots　Hotspots viewpoint (change)

Collection Log | Analysis Target | Analysis Type | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

Grouping: OpenMP Region / Thread / Function / Call Stack

OpenMP Region / Thread / Function / Call Stack	Potential Gain	Potential Gain (% of Collection Time)	Elapsed Time	Number of OpenMP threads	Instance Count	CPU Time: Effective Time	CPU Time: Spin Time: Imbalance...	CPU Time: Spin Time: Lock Contention...	CPU Time: Spin Time: Other	CPU Time: Overhead Time: Creation ...	CPU Time: Overhead Time: Scheduling...	CPU Time: Overhead Time: Red.	CPU Time: Overhead Time: Ot.	Instructions Retired
_mainompparallel:4@unknown:89:96	5.461s	33.1%	6.809s	4	1	5.389s	5.044s	5.835s	2.188s	0s	0s	0s	0.0.	27,367,010,000
_mainompparallel:4@unknown:71:74	0.150s	0.9%	0.538s	4	1	1.551s	0s	0s	0s	0s	0.523s	0s	0s	3,726,690,000
_mainompparallel:4@unknown:53:56	1.061s	6.4%	5.561s	4	1	18.003s	0.628s	0s	0.117s	0s	0s	0s	0.0.	28,115,890,000
_mainompparallel:4@unknown:36:39	0.121s	0.7%	1.445s	4	1	5.299s	0s	0s	0.001s	0s	0s	0s	0.0.	7,253,510,000
[Serial - outside any region]		0.0%	2.144s			3.292s	0.554s	0s	0.239s	0s	0s	0s	0s	8,903,070,000
Selected 1 row(s):		0.0%	5.561s		1	18.003s	0.628s	0s	0.117s	0s	0s	0s	0.0.	28,115,890,000

重要な潜在的ゲインに注目 - 全体で 5.561 秒から 1.061 秒のゲイン!!
改善の余地があることを意味する

Thread: OMP Worker Thre / OMP Worker Thre / OMP Master Threa / OMP Worker Thre

Region Instance
Start: 3.092s Duration: 5.561s
OpenMP Region: _mainompparallel:4@unknown:53:56
OpenMP Region Type: Good

CPU Time

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。

インテル® VTune™ Amplifier /OpenMP* 解析

OpenMP* 解析データの解釈

バランスのとれた並列領域のシナリオ

Advanced Hotspots Hotspots viewpoint (change)

Collection Log | Analysis Target | Analysis Type | Summary | Bottom-up | Caller/Callee | Top-down Tree | Tasks and Frames

Grouping: OpenMP Region / Thread / Function / Call Stack

OpenMP Region / Thread / Function / Call Stack	Potential Gain	Potential Gain (% of Collection Time)	Elaps... Time	Number of OpenMP threads	Instance Count	CPU Time: Effective Time	Spin Time: Imbalance...	Spin Time: Lock Contention...	Spin Time: Other	Overhead Time: Creation ...	Overhead Time: Scheduling...	Overhead Time: Red.	Overhead Time: Ot.	Instructions Retired	CPI Rate	CPU Freq Rati
_mainompparallel:4@unknown:53:56	1.061s	6.4%	5.561s	4	1	18.003s	0.628s	0s	0.117s	0s	0s	0s	0.0.	28,115,890,000	1.863	1.10
_mainompparallel:4@unknown:89:96	5.461s	33.1%	6.809s	4	1	5.389s	5.044s	5.835s	2.188s	0s	0s	0s	0.0.	27,367,010,000	1.874	1.09
_mainompparallel:4@unknown:36:39	0.121s	0.7%	1.445s	4	1	5.299s	0s	0s	0.001s	0s	0s	0s	0.0.	7,253,510,000	2.047	1.10
[Serial - outside any region]		0.0%	2.144s			3.292s	0.554s	0s	0.239s	0s	0s	0s	0s	8,903,070,000	1.304	1.12
_mainompparallel:4@unknown:71:74	0.150s	0.9%	0.538s	4	1	1.551s	0s	0s	0s	0s	0.523s	0s	0s	3,726,690,000	1.555	1.10
(s):		0.0%	1.445s		1	5.299s	0s	0s	0.001s	0s	0s	0s	0.0.	7,253,510,000	2.047	1.10

すべてのスレッドがビジーで、オーバーヘッドやスピンがない(赤色以外)

潜在的なゲインは小さい

CPU 時間のほとんどは効果的

OMP Worker Thread #3 (TID: 4892)
OMP Worker Thread #2 (TID: 7508)
OMP Master Thread #0 (TID: 5212)
OMP Worker Thread #1 (TID: 5332)

Region Instance
Start: 0.171s Duration: 1.445s
OpenMP Region: _mainompparallel:4@unknown:36:39
OpenMP Region Type: Good

これはすべてが完璧であることを意味するものではない。OpenMP* スレッドベースの並列処理とロードバランスに問題はないが、マイクロアーキテクチャーの問題などは潜在する可能性がある

© 2017 Intel Corporation. 無断での引用、転載を禁じます。Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴは、アメリカ合衆国および / またはその他の国における Intel Corporation の商標です。* その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。
コンパイラーの最適化に関する詳細は、最適化に関する注意事項を参照してください。